

09.11.2004

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application: 2004年10月 1日

出願番号 Application Number: 特願2004-290441

[ST. 10/C]: [JP2004-290441]

REC'D 04 JAN 2005
WIPO PCT

出願人 Applicant(s): 松下電器産業株式会社

PRIORITY DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH
RULE 17.1(a) OR (b)

2004年12月17日

特許庁長官
Commissioner,
Japan Patent Office

小川

洋

【書類名】 特許願
【整理番号】 7047960009
【提出日】 平成16年10月 1日
【あて先】 特許庁長官殿
【国際特許分類】 H04L 27/32
【発明者】
 【住所又は居所】 大阪府門真市大字門真 1006番地 松下電器産業株式会社内
 【氏名】 村上 豊
【発明者】
 【住所又は居所】 大阪府門真市大字門真 1006番地 松下電器産業株式会社内
 【氏名】 小林 聖峰
【発明者】
 【住所又は居所】 大阪府門真市大字門真 1006番地 松下電器産業株式会社内
 【氏名】 折橋 雅之
【発明者】
 【住所又は居所】 大阪府門真市大字門真 1006番地 松下電器産業株式会社内
 【氏名】 松岡 昭彦
【特許出願人】
 【識別番号】 000005821
 【氏名又は名称】 松下電器産業株式会社
【代理人】
 【識別番号】 100105050
 【弁理士】
 【氏名又は名称】 鷲田 公一
【先の出願に基づく優先権主張】
 【出願番号】 特願2003-395219
 【出願日】 平成15年11月26日
【手数料の表示】
 【予納台帳番号】 041243
 【納付金額】 16,000円
【提出物件の目録】
 【物件名】 特許請求の範囲 1
 【物件名】 明細書 1
 【物件名】 図面 1
 【物件名】 要約書 1
 【包括委任状番号】 9700376

【書類名】特許請求の範囲

【請求項 1】

複数のアンテナからそれぞれ異なる変調信号を送信する送信装置から送信された変調信号を受信する受信装置であって、

各変調信号のチャネル推定値を求めるチャネル変動推定部と、

尤度検波とは異なる検波方法を用いて前記変調信号の一部のビットのみを復調する部分ビット復調部と、

復調された部分ビット及び前記チャネル推定値を用いて候補信号点を削減する信号点削減部と、

削減された前記候補信号点と受信ベースバンド信号とを用いて尤度検波を行う尤度検波部と

を具備する受信装置。

【請求項 2】

各変調信号の受信品質に基づいて、前記信号点削減部での候補信号点削減に、どの変調信号の部分ビットを用いるかを制御する制御部をさらに具備する、

請求項 1 に記載の受信装置。

【請求項 3】

各変調信号の受信品質に基づいて、前記信号点削減部での信号点削減に、各変調信号の部分ビットを何ビット用いるかを制御する制御部をさらに具備する、

請求項 1 に記載の受信装置。

【請求項 4】

前記部分ビット復調部は、

受信信号を各変調信号に分離する分離部と、

分離された変調信号の受信点とのユークリッド距離が最小となる候補信号点を求め、求めた候補信号点に対応するビット列に含まれるビットを1つずつ反転し、各反転ビット毎に、反転ビットを含む複数の候補信号点を探索し、各反転ビット毎に、受信点と前記複数の候補信号点との最小ユークリッド距離を検出し、前記各反転ビット毎の最小ユークリッド距離の中で最大のユークリッド距離を検出し、検出した最大ユークリッド距離に対応する1ビットを前記復調部分ビットとする部分ビット判定部と

を具備する請求項 1 に記載の受信装置。

【請求項 5】

前記部分ビット復調部は、

前記チャネル推定値を用いたチャネル推定行列の逆行列演算によって各変調信号を分離する分離部と、

分離された変調信号の部分ビットを判定する部分ビット判定部と

を具備する請求項 1 に記載の受信装置。

【請求項 6】

前記部分ビット判定部は、

MMSE (Minimum Mean Square Error) 演算を行うことにより各変調信号を分離する分離部と、

分離された変調信号の部分ビットを判定する部分ビット判定部と

を具備する請求項 1 に記載の受信装置。

【請求項 7】

変調信号の受信点とのユークリッド距離が最小となる候補信号点を検出する最小距離候補点検出ステップと、

検出した候補信号点に対応するビット列に含まれるビットを1つずつ反転するビット反転ステップと、

各反転ビット毎に、反転ビットを含む複数の候補信号点を探索するステップと、

各反転ビット毎に、受信点と前記探索した複数の候補信号点との最小ユークリッド距離を検出するステップと、

前記各反転ビット毎の最小ユークリッド距離の中で最大のユークリッド距離を検出するステップと、

検出した最大ユークリッド距離に対応するビットを部分ビットとして決定するステップと

を含む部分ビット判定方法。

【請求項8】

複数のアンテナからそれぞれ異なる変調信号を送信する送信装置であって、

I Q平面上で、複数の信号点セットに分割され、かつ信号点セット内の最小信号点間距離が信号点セット間の最小信号点距離よりも小さくされている信号点配置を用いて、送信ビットを信号点マッピングすることにより変調信号を得る変調部と、

前記変調部により得られた変調信号を送信するアンテナと
を具備する送信装置。

【請求項9】

同一の信号点セット内にマッピングされる送信ビットをまとめて符号化する符号化部を
さらに具備する

請求項8に記載の送信装置。

【請求項10】

前記符号化部は、前記同一の信号点セット内にマッピングされる送信ビットについては
、他の送信ビットよりも誤り訂正能力の高い符号化を施す

請求項9に記載の送信装置。

【書類名】明細書

【発明の名称】受信装置及び送信装置

【技術分野】

【0001】

本発明は、複数のアンテナから同時に送信された変調信号を受信して復調する受信装置、及び複数のアンテナから同時に変調信号を送信する送信装置に関する。

【背景技術】

【0002】

従来、複数アンテナを用いた復調方法として、非特許文献1に開示された技術が知られている。以下、この非特許文献1に開示された内容について図面を用いて簡単に説明する。

【0003】

図36において、送信装置30は、送信信号Aのデジタル信号1及び送信信号Bのデジタル信号2を変調信号生成部3に入力する。変調信号生成部3は、送信信号Aのデジタル信号1及び送信信号Bのデジタル信号2に対してBPSK(Binariphase Shift Keying)やQPSK(Quadrature Phase Shift Keying)、16QAM(Quadrature Amplitude Modulation)等の変調を施すことにより、送信信号Aのベースバンド信号4及び送信信号Bのベースバンド信号5を得、これらを無線部6に送出する。

【0004】

無線部6は、送信信号Aのベースバンド信号4及び送信信号Bのベースバンド信号5に対して周波数変換及び増幅等の所定の無線処理を施すことにより、送信信号Aの変調信号7及び送信信号Bの変調信号8を得、これらをそれぞれアンテナ9及びアンテナ10に供給する。これにより、アンテナ9からは送信信号Aの変調信号7が電波として輻射されると共にアンテナ10からは送信信号Bの変調信号8が電波として輻射される。

【0005】

受信装置40は、アンテナ11で受信した受信信号12に対して、無線部13によって周波数変換や増幅等の無線処理を施すことによりベースバンド信号14を得、これを最尤検波部19に送出する。同様に、アンテナ15で受信した受信信号16に対して、無線部17によって周波数変換や増幅等の無線処理を施すことによりベースバンド信号18を得、これを最尤検波部19に送出する。

【0006】

最尤検波部19は、ベースバンド信号14、18を検波することにより、送信信号Aの受信デジタル信号20及び送信信号Bの受信デジタル信号21を得る。このとき、最尤検波部19は、非特許文献1に示されているように、最尤検波(MLD:Maximum Likelihood Detection)を行う。

【非特許文献1】アイトリップルイー ダブリュ・シー・エヌ・シー 1999、10
38頁、9月号、1999年(IEEE WCNC 1999, pp.1038-1042, Sep. 1999.)

【発明の開示】

【発明が解決しようとする課題】

【0007】

しかしながら、例えば図36の構成において、変調信号生成部3で16QAMを行った場合、最尤検波部19でMLDを行う際に、 $16 \times 16 = 256$ 個の候補信号点と、受信信号とのユークリッド距離を求めなければならない。さらには、変調信号生成部3で64QAMを行った場合には、最尤検波部19でMLDを行う際に、 $64 \times 64 = 4096$ 個の候補信号点と、受信信号とのユークリッド距離を求めなければならない。このような演算を行うことで検波を行うと、確かに受信品質(誤り率特性)は良くなるが、演算回数も非常に多くなるため回路規模が大きくなってしまう問題がある。この問題は上述したように、変調多値数が多くなるほど顕著となる。

【0008】

本発明はかかる点に鑑みてなされたものであり、複数のアンテナから送信された複数の

変調信号を、比較的小さな回路規模で誤り率特性良く復調できる受信装置を提供することを目的とする。また受信側で比較的小さな回路規模で誤り率特性の良い受信信号を得ることができるように送信信号を形成する送信装置を提供することを目的とする。

【課題を解決するための手段】

【0009】

かかる課題を解決するため本発明の受信装置は、複数のアンテナからそれぞれ異なる変調信号を送信する送信装置から送信された変調信号を受信する受信装置であって、各変調信号のチャネル推定値を求めるチャネル変動推定部と、尤度検波とは異なる検波方法を用いて変調信号の一部のビットのみを復調する部分ビット復調部と、復調された部分ビット及びチャネル推定値を用いて候補信号点を削減する信号点削減部と、削減された候補信号点と受信ベースバンド信号とを用いて尤度検波を行なう尤度検波部とを具備する構成を探る。

【0010】

この構成によれば、部分ビット復調部では尤度検波とは異なる検波方法を用いて一部のビットのみを復調するので、少ない演算量で部分ビットを得ることができる。また尤度検波部では、削減された候補信号点を用いて尤度検波を行なうので、少ない演算量で残りのビットを精度良く求めることができる。このように、尤度検波を部分的に行なうようにしているので、ユークリッド距離を求める演算回数を削減しつつ、誤り率特性の良い受信デジタル信号を得ることができるようになる。

【0011】

また本発明の送信装置は、複数のアンテナからそれぞれ異なる変調信号を送信する送信装置であって、IQ平面上で、複数の信号点セットに分割され、かつ信号点セット内の最小信号点間距離が信号点セット間の最小信号点距離よりも小さくされている信号点配置を用いて、送信ビットを信号点マッピングすることにより変調信号を得る変調部と、変調部により得られた変調信号を送信するアンテナとを具備する構成を探る。

【0012】

この構成によれば、受信側で、信号セット内の信号点に共通のビットを容易かつ的確に判定できるようになる。よって、変調信号の一部のビット（部分ビット）のみを復調することが求められる受信装置にとって、非常に都合の良い送信信号を形成できる。

【発明の効果】

【0013】

本発明によれば、複数のアンテナから送信された複数の変調信号を、比較的小さな回路規模で誤り率特性良く復調できる受信装置を実現できる。また受信側で比較的小さな回路規模で誤り率特性の良い受信信号を得ることができるように送信信号を形成する送信装置を実現できる。

【発明を実施するための最良の形態】

【0014】

以下、本発明の実施の形態について図面を参照して詳細に説明する。

【0015】

（実施の形態1）

図1に、本実施の形態の送信装置の構成を示す。送信装置100は、変調部102にデジタル信号101を入力すると共に、変調部110にデジタル信号109を入力する。

【0016】

変調部102は、デジタル信号101、フレーム構成信号118を入力とし、フレーム構成信号118にしたがってデジタル信号101を変調し、これにより得たベースバンド信号103を拡散部104に送出する。拡散部104は、ベースバンド信号103に拡散符号を乗算し、これにより得た拡散されたベースバンド信号105を無線部106へ送出する。無線部106は、拡散されたベースバンド信号105に周波数変換、增幅などを施すことにより、変調信号107を得る。変調信号107は、アンテナ108から電波

として出力される。

【0017】

変調部110は、デジタル信号109、フレーム構成信号118を入力とし、フレーム構成信号118にしたがってデジタル信号109を変調し、これにより得たベースバンド信号111を拡散部112へ送出する。拡散部112は、ベースバンド信号111に拡散符号を乗算し、これにより得た拡散されたベースバンド信号113を無線部114へ送出する。無線部114は、拡散されたベースバンド信号113に周波数変換、增幅などを施すことにより、変調信号115を得る。変調信号115は、アンテナ116から電波として出力される。

【0018】

なお以下の説明では、アンテナ108から送信される信号を変調信号Aと呼び、アンテナ116から送信される信号を変調信号Bと呼ぶ。

【0019】

フレーム構成信号生成部117は、フレーム構成を示す情報、例えば、図2のフレーム構成の情報をフレーム構成信号118として出力する。

【0020】

図2に、送信装置100の各アンテナ108、116から送信される変調信号のフレーム構成例を示す。アンテナ108から送信される変調信号A、アンテナ116から送信される変調信号Bは、チャネル推定のためのチャネル推定シンボル201、203と、データシンボル202、204とを有する。送信装置100は、図2に示すようなフレーム構成の変調信号Aと変調信号Bとをほぼ同時刻に送信する。なおチャネル推定のためのシンボル201及び203は、パイロットシンボル、ユニークワード、プリアンブルと呼ぶこともできる。

【0021】

図3に、本実施の形態の受信装置の構成を示す。受信装置300は、2つのアンテナ301、311で信号を受信する。

【0022】

無線部303は、アンテナ301で受信した受信信号302を入力とし、受信信号302に周波数変換、直交復調などを施し、これにより得たベースバンド信号304を逆拡散部305に送出する。逆拡散部305は、ベースバンド信号304を逆拡散し、これにより得た逆拡散後のベースバンド信号306を出力する。

【0023】

変調信号Aのチャネル変動推定部307は、逆拡散後のベースバンド信号306を入力とし、例えば、図2のフレーム構成における変調信号Aのチャネル推定シンボル201を用いてチャネル変動を推定し、これにより得た変調信号Aのチャネル変動信号308を信号処理部321に送出する。同様に、変調信号Bのチャネル変動推定部309は、逆拡散後のベースバンド信号306を入力とし、例えば、図2のフレーム構成における変調信号Bのチャネル推定シンボル203を用いてチャネル変動を推定し、これにより得た変調信号Bのチャネル変動信号310を信号処理部321に送出する。

【0024】

無線部313は、アンテナ311で受信した受信信号312を入力とし、受信信号312に周波数変換、直交復調などを施し、これにより得たベースバンド信号314を逆拡散部315に送出する。逆拡散部315は、ベースバンド信号314を逆拡散し、これにより得た逆拡散後のベースバンド信号316を出力する。

【0025】

変調信号Aのチャネル変動推定部317は、逆拡散後のベースバンド信号316を入力とし、例えば、図2のフレーム構成における変調信号Aのチャネル推定シンボル201を用いてチャネル変動を推定し、これにより得た変調信号Aのチャネル変動信号318を信号処理部321に送出する。同様に、変調信号Bのチャネル変動推定部319は、逆拡散後のベースバンド信号316を入力とし、例えば、図2のフレーム構成における変調信号

Bのチャネル推定シンボル203を用いてチャネル変動を推定し、これにより得た変調信号Bのチャネル変動信号320を信号処理部321に送出する。

【0026】

信号処理部321は、逆拡散後のベースバンド信号306、316、変調信号Aのチャネル変動信号308、318、変調信号Bのチャネル変動信号310、320を入力とし、これらを用いて変調信号A、Bの検波、復号などを行うことにより、変調信号Aのデジタル信号322、変調信号Bのデジタル信号323を得る。信号処理部321の詳細の構成を、図4に示し、その詳しい動作については後で記述する。

【0027】

図5に、本実施の形態における送受信装置間の関係を示す。送信装置100のアンテナ108から送信される信号をTx a(t)、アンテナ116から送信される信号をTx b(t)とし、受信装置300の受信アンテナ301で受信される信号をRx 1(t)、受信アンテナ311で受信される信号をRx 2(t)とし、各アンテナ間の伝搬変動をそれぞれh11(t)、h12(t)、h21(t)、h22(t)とする。すると、次式の関係式が成立する。ただし、tは時間とする。

【数1】

$$\begin{pmatrix} Rx1(t) \\ Rx2(t) \end{pmatrix} = \begin{pmatrix} h11(t) & h21(t) \\ h12(t) & h22(t) \end{pmatrix} \begin{pmatrix} Tx a(t) \\ Tx b(t) \end{pmatrix} \quad \dots (1)$$

【0028】

図6A、図6Bに、各変調部102、110で16QAM(Quadrature Amplitude Modulation)を行った場合の変調信号Aと変調信号Bの信号点配置及びビット割り当てを示す。図6Aが変調信号Aの信号点配置及びビット割り当てであり、図6Bが変調信号Bの信号点配置及びビット割り当てである。変調信号A、変調信号B共に1シンボルに4ビットが割り当てられる。この実施の形態では、説明上、変調信号Aの1シンボルに割り当たる4ビットを(Sa0, Sa1, Sa2, Sa3)と記述し、変調信号Bの1シンボルに割り当たる4ビットを(Sb0, Sb1, Sb2, Sb3)と記述する。すなわち、(Sa0, Sa1, Sa2, Sa3)、(Sb0, Sb1, Sb2, Sb3)は、それぞれ、(0, 0, 0, 0)から(1, 1, 1, 1)の16種類の値をとる。

【0029】

図6A、図6Bのように変調信号A、変調信号Bが16QAMのとき、多重されて受信された受信信号には、 $16 \times 16 = 256$ 点の信号点が存在することになる。この256点の信号点についてのI-Q平面における推定信号点は、図3の変調信号Aのチャネル変動信号308と、変調信号Bのチャネル変動信号310とから得ることができる。その信号点配置の一例を、図7に示す。

【0030】

図7の黒点は256点の推定信号点を示す。また符号701は、図3の逆拡散後ベースバンド信号306の信号点を示す。このとき、256点の推定信号点と逆拡散後のベースバンド信号の信号点701との信号点距離を求め、最も距離の小さい値をとる推定信号点を探索することで、変調信号A、変調信号Bの復号、検波を行うことができる。例えば、符号702は、(Sa0, Sa1, Sa2, Sa3, Sb0, Sb1, Sb2, Sb3)が(0, 0, 0, 0, 0, 0, 0, 0)の推定信号点であり、図7の場合、受信点701は256点の推定信号点のうち推定信号点702までの距離が最も小さいので、検波結果として(0, 0, 0, 0, 0, 0, 0, 0)を得ることができる。

【0031】

このようにして、検波を行うと、受信点と256点の推定信号点全ての間の信号点距離を求める必要があるため、回路規模が非常に大きくなる欠点がある。ただし、良好な受信品質(誤り率特性が良いデータ)を得ることができる利点がある。一方、(1)式の関係式の逆行列演算を行い、検波する方法においては、回路規模は削減できるが、誤り率特性

が悪くなるという欠点がある。

【0032】

本実施の形態の受信装置300は、この両者の特徴を踏まえて構成されており、小さな回路規模で、品質（誤り率特性）の良い受信データを得ることができるものである。

【0033】

図4に、本実施の形態の受信装置300の特徴である信号処理部321の詳細構成を示す。

【0034】

分離部507は、変調信号Aのチャネル変動信号308、318、変調信号Bのチャネル変動信号310、320、逆拡散後のベースバンド信号306、316を入力とし、(1)式の逆行列演算を行うことで、送信信号Tx a(t)、Tx b(t)の推定信号を得る。分離部507は、このようにして得た変調信号Aの推定ベースバンド信号508を部分ビット判定部509に送出すると共に、変調信号Bの推定ベースバンド信号511を部分ビット判定部512に送出する。

【0035】

ここで分離部507と、部分ビット判定部509、512は、尤度検波とは異なる検波方法を用いて変調信号A、Bの一部のビットのみを復調する部分ビット復調部550を構成する。なお本実施の形態では、分離部507で(1)式の逆行列演算を行う場合について述べるが、例えばMMS E演算を行って複数の変調信号が混ざり合った受信信号を各変調信号A、Bに分離するようにしてもよく、要は尤度検波とは異なる検波方法を用いて変調信号A、Bの一部のビットのみを復調すればよい。

【0036】

部分ビット判定部509、512の動作について説明する。部分ビット判定部509と部分ビット判定部512は、処理対象の信号が異なるだけで同様の動作を行うので、ここでは変調信号Aについての部分ビット判定部509の動作について説明する。図8Aは、16QAMの16個の信号点（シンボル）の座標の配置を示している。これからも分かるように、変調信号Aの1シンボルを構成する4ビット(Sa0, Sa1, Sa2, Sa3)は、信号点位置によって(0, 0, 0, 0)から(1, 1, 1, 1)のいずれかの値をとる。

【0037】

部分ビット判定部509は、変調信号Aの推定ベースバンド信号508を入力とし、変調信号Aの推定ベースバンド信号508が、図8Bに示す領域1に存在していた場合Sa0=1、領域2に存在していた場合Sa0=0、領域3に存在していた場合Sa2=1、領域4に存在していた場合Sa2=0、領域5に存在していた場合Sa3=1と決定し、この情報を変調信号Aの決定された部分ビット情報510として出力する。部分ビット判定部512は、変調信号Bの推定ベースバンド信号511を入力とし、上述と同様の動作を行うことで、変調信号Bの決定された部分ビット情報513を出力する。

【0038】

ここで、1ビットを決定する領域を図8Bのように定めた理由は、Sa0、Sb1、Sa2、Sa3のうち図8Bのように定めた1ビットは残り3ビットと比較し、正しい可能性が高いからである。したがって、この1ビットを決定しても、後の検波で、受信品質の劣化につながる可能性が低いからである。

【0039】

次に、信号点削減部514、516の動作について説明する。信号点削減部514は、変調信号Aのチャネル変動推定信号318、変調信号Bのチャネル変動推定信号320、変調信号Aの決定された部分ビット情報510、変調信号Bの決定された部分ビット情報513を入力とする。ここで信号点削減を行わない場合には、変調信号Aのチャネル変動推定信号318、変調信号Bのチャネル変動推定信号320から、図7のように、256個の信号点の候補点を求めることがある。しかし、本実施の形態では、変調信号Aの決定された部分ビット情報510及び変調信号Bの決定された部分ビット情報513を用いる

ことで、前述のように、1ビットずつの決定情報（計2ビット）から、8ビット（256点の信号点）のうち $8 - 2 = 6$ ビット（64個の信号点）のみが未決定となる。

【0040】

例えば、変調信号Aの決定された部分ビット情報510として $S_a = 1$ の情報が、変調信号Bの決定された部分ビット情報513として $S_b = 0$ の情報が、信号点削減部514に入力されたものとする。すると、信号点削減部514は、256個の信号点（図7）のうち、 $S_a = 1$ かつ $S_b = 0$ の値を取らない信号点を削除する。このことにより候補信号点を64個に削減でき、信号点削減部514は、この64個に信号点の情報を削減後の信号点情報515として出力する。信号点削減部516は、変調信号Aのチャネル変動信号308、変調信号Bのチャネル変動信号310、変調信号Aの決定された部分ビット情報510、変調信号Bの決定された部分ビット情報513を入力とし、上述と同様の動作を行い、削減後の信号点情報517を出力する。

【0041】

尤度検波部518は、逆拡散後のベースバンド信号306、316、削減後の信号点情報515、517を入力とする。そして、削減後の信号点情報515及び逆拡散後のベースバンド信号316から、図9の状態を得る。図9において、逆拡散後のベースバンド信号316が符号701で示す信号点であり、削減後の信号点情報515が黒点で示す64個の信号点である。そして、尤度検波部518は、64点の候補信号点と逆拡散後のベースバンド信号の信号点701との信号点距離を求める。つまり、ブランチメトリックを求める。これをブランチメトリックXと名付ける。同様に、尤度検波部518は、削減後の信号点情報517及び逆拡散後のベースバンド信号306から、64点の候補信号点と逆拡散後のベースバンド信号の信号点701との信号点距離を求める。つまり、ブランチメトリックを求める。これをブランチメトリックYと名付ける。

【0042】

そして、尤度検波部518は、ブランチメトリックXとブランチメトリックYを用いて、尤度の最も高い系列8ビットを求め、これを変調信号Aのデジタル信号322及び変調信号Bのデジタル信号323として出力する。因みに、図4の例では、尤度検波部518が、変調信号A、変調信号Bのデジタル信号322、323を分離して（並列に）出力しているが、変調信号A、変調信号Bのデジタル信号を束ねて（直列に）一系統のデジタル信号として出力するようにしてもよい。

【0043】

かくして本実施の形態によれば、尤度検波とは異なる検波方法を用いて各変調信号の1シンボルを構成する複数ビットのうちの部分ビットを判定する部分ビット復調部550と、判定された部分ビットを用いて候補信号点を削減する信号点削減部514、516と、削減された候補信号点と受信点とのユークリッド距離に基づいて最尤検波を行うことで受信デジタル信号322、323を得る尤度検波部518とを設けるようにしたことにより、比較的小さな回路規模で誤り率特性を効果的に向上し得る受信装置300を実現できる。すなわち、尤度検波部518では、削減された候補信号点を用いるので、ユークリッド距離を求める演算回数が減少するため、回路規模を削減することができる。また逆行列演算結果に基づいて求める部分ビットは、誤り難いビットのみであるため、全てのビットを逆行列演算結果に基づいて尤度復号する場合と比較して、逆行列演算による誤り率特性の劣化を格段に抑制することができる。

【0044】

(i) 部分ビット判定部の他の構成例

上述した実施の形態では、部分ビット判定部509、512によって1ビットずつビット判定を行うことで、信号点削減部514、516でそれぞれ計2ビットの候補信号点数の削減を行う場合について説明した。ここでは、部分ビット判定部509、512によって2ビットずつビット判定を行うことで、信号点削減部514、516でそれぞれ計4ビットの候補信号点数の削減を行う方法及び構成を説明する。

【0045】

図10A、図10Bに、図7の部分ビット判定部509、512において、2ビットを決定する際の決定方法の一例を示す。部分ビット判定部509と部分ビット判定部512は、処理対象の信号が異なるだけで同様の動作を行うので、ここでは変調信号Aについての部分ビット判定部509の動作について説明する。図10Aは、16QAMの16個の信号点（シンボル）の座標の配置を示している。これからも分かるように、変調信号Aの1シンボルを構成する4ビット（Sa0, Sa1, Sa2, Sa3）は、信号点位置によって（0, 0, 0, 0）から（1, 1, 1, 1）のいずれかの値をとる。

【0046】

部分ビット判定部509は、変調信号Aの推定ベースバンド信号508を入力とし、変調信号Aの推定ベースバンド信号508が、図10Bの点線で囲まれた領域1に存在する場合、Sa0=0, Sa2=1と決定し、領域2に存在する場合、Sa1=1, Sa2=1、領域3に存在する場合、Sa0=1, Sa2=1、領域4に存在する場合、Sa0=0, Sa3=1、領域5に存在する場合、Sa1=1, Sa3=1、領域6に存在する場合、Sa0=1, Sa3=1、領域7に存在する場合、Sa0=0, Sa2=0、領域8に存在する場合、Sa1=1, Sa2=0、領域9に存在する場合、Sa0=1, Sa2=0と決定する。そして部分ビット判定部509は、この情報を変調信号Aの決定された部分ビット情報510として出力する。部分ビット判定部512は、変調信号Bの推定ベースバンド信号511を入力とし、上述と同様の動作を行うことで、変調信号Bの決定された部分ビット情報513を出力する。

【0047】

ここで、2ビットを決定する領域を図10Bのように定めた理由は、Sa0, Sa1, Sa2, Sa3のうち図10Bのように定めた2ビットは残り2ビットと比較し、正しい可能性が高いからである。したがって、この2ビットを決定しても、後の検波で、受信品質の劣化につながる可能性が低いからである。

【0048】

信号点削減部514では、上述と同様の動作を行うことで候補信号点削減を行う。このとき、変調信号Aの決定された部分ビット情報510は2ビット、変調信号Bの決定された部分ビット情報513は2ビットで構成されているため、8ビット（256点の信号点）のうち8-4=4ビット（16個の信号点）のみが未決定となる。これにより、候補信号点を16個に削減できる。この16個に信号点の情報が削減後の信号点情報となる。したがって、尤度検波部518では、ブランチメトリックの計算がさらに削減できるので、回路規模をさらに削減できる。ただし、部分ビット判定部509、512で決定するビット数が増えると、受信品質が劣化することになる。

【0049】

(ii) マルチキャリア方式への適用

ここでは、本発明を、マルチキャリア方式に適用する場合の構成例を説明する。マルチキャリア方式としてOFDM(Orthogonal Frequency Division Multiplexing)方式を用いた場合を例に説明する。

【0050】

図11に、送信装置の構成を示す。送信装置1100は、変調部1102にデジタル信号1101を入力すると共に、変調部1112にデジタル信号1111を入力する。

【0051】

変調部1102、1112は、それぞれ、デジタル信号1101、1111、フレーム構成信号1122を入力とし、フレーム構成信号1122にしたがってデジタル信号1101、1111を変調し、これにより得たベースバンド信号1103、1113をシリアルパラレル変換部（S/P）1104、1114に送出する。シリアルパラレル変換部1104、1114は、それぞれ、ベースバンド信号1103、1113をシリアルパラレル変換し、これにより得たパラレル信号1105、1115を逆フーリエ変換部（i.d.f.t.）1106、1116に送出する。逆フーリエ変換部1106、1116は、それぞれ、パラレル信号1105、1115に逆フーリエ変換を施し、これにより得た逆フー

リエ変換後の信号1107、1117を無線部1108、1118に送出する。無線部1108、1118は、それぞれ、逆フーリエ変換後の信号1107、1117に周波数変換、信号増幅などを施すことにより、変調信号1109、1119を得る。変調信号1109、1119は、それぞれ、アンテナ1110、1120から電波として出力される。

【0052】

これにより、各アンテナ1110、1120からは、それぞれ、OFDM信号である変調信号1109（変調信号A）と変調信号1119（変調信号B）が送信される。

【0053】

ここでフレーム構成信号生成部1121は、フレーム構成の情報をフレーム構成信号1122として出力する。フレーム構成例を、図12A、図12Bに示す。図12A、図12Bは、フレーム構成を時間一周波数軸で表したものである。図12Aは変調信号Aのフレーム構成を示し、図12Bは変調信号Bのフレーム構成を示す。一例としてキャリア1からキャリア5で構成されて場合を示した。同一時刻のシンボルは同時に送信されているものとする。なお斜線で示したパイロットシンボル1201は、受信側でチャネル推定を行うためのシンボルである。ここではパイロットシンボルと呼んでいるが、プリアンブルなど別の呼び方をしてもよく、チャネル推定を行うことができるシンボルであればよい。なお空白で示した1202はデータシンボルを示す。

【0054】

図13に、受信装置の構成を示す。受信装置300は、2つのアンテナ1301、1311で信号を受信する。

【0055】

無線部1303は、アンテナ1301で受信した受信信号1302を入力とし、受信信号1302に周波数変換などを施し、これにより得たベースバンド信号1304をフーリエ変換部（dft）1305に送出する。フーリエ変換部1305は、ベースバンド信号1304をフーリエ変換し、これにより得たフーリエ変換後の信号1306を出力する。

【0056】

変調信号Aのチャネル変動推定部1307は、フーリエ変換後の信号1306を入力とし、図12Aの変調信号Aのパイロットシンボル1201を用いて、変調信号Aのチャネル変動をキャリア1からキャリア5まで、それぞれ求め、変調信号Aのチャネル変動信号群1308（キャリア1からキャリア5のそれぞれの推定信号で構成されている）を出力する。同様に、変調信号Bのチャネル変動推定部1309は、フーリエ変換後の信号1306を入力とし、図12Bの変調信号Bのパイロットシンボル1201を用いて、変調信号Bのチャネル変動をキャリア1からキャリア5まで、それぞれ求め、変調信号Bのチャネル変動信号群1310（キャリア1からキャリア5のそれぞれの推定信号で構成されている）を出力する。

【0057】

同様に、無線部1313は、アンテナ1311で受信した受信信号1312を入力とし、受信信号1312に周波数変換などを施し、これにより得たベースバンド信号1314をフーリエ変換部（dft）1315に送出する。フーリエ変換部1315は、ベースバンド信号1314をフーリエ変換し、これにより得たフーリエ変換後の信号1316を出力する。

【0058】

変調信号Aのチャネル変動推定部1317は、フーリエ変換後の信号1316を入力とし、図12Aの変調信号Aのパイロットシンボル1201を用いて、変調信号Aのチャネル変動をキャリア1からキャリア5まで、それぞれ求め、変調信号Aのチャネル変動信号群1318（キャリア1からキャリア5のそれぞれの推定信号で構成されている）を出力する。同様に、変調信号Bのチャネル変動推定部1319は、フーリエ変換後の信号1316を入力とし、図12Bの変調信号Bのパイロットシンボル1201を用いて、変調信号Bのチャネル変動をキャリア1からキャリア5まで、それぞれ求め、変調信号Bのチャネル変動信号群1320（キャリア1からキャリア5のそれぞれの推定信号で構成されて

いる) を出力する。

【0059】

信号処理部1321は、フーリエ変換後の信号1306、1316、変調信号Aのチャネル変動信号群1308、1318、変調信号Bのチャネル変動信号群1310、1320を入力とし、これらを用いて変調信号A、Bの復号、検波などを行うことにより、変調信号Aのデジタル信号1322、変調信号Bのデジタル信号1323を得る。

【0060】

信号処理部1321は、図4に示した信号処理部321と同様の構成とすればよい。すなわち、図4の変調信号Aのチャネル変動信号308に代えて変調信号Aのチャネル変動推定群1308を入力し、変調信号Bのチャネル変動信号310に代えて変調信号Bのチャネル変動推定群1310を入力し、逆拡散後のベースバンド信号306に代えてフーリエ変換後の信号1306を入力し、変調信号Aのチャネル変動信号318に代えて変調信号Aのチャネル変動推定群1318を入力し、変調信号Bのチャネル変動信号320に代えて変調信号Bのチャネル変動推定群1320を入力し、逆拡散後のベースバンド信号316に代えてフーリエ変換後の信号1316を入力すればよい。

【0061】

例えば、分離部507は、変調信号Aのチャネル変動推定群501、504、変調信号Bのチャネル変動推定群502、505、フーリエ変換後の信号503、506を入力とし、(1)式に基づいてキャリアごとに逆行列演算を施し、図12A、図12Bの周波数-時間軸におけるフレーム構成にしたがって、変調信号Aの推定ベースバンド信号508、変調信号Bの推定ベースバンド信号511を出力する。

【0062】

そして、部分ビット判定部509、512は、キャリアごとに、上述と同様に部分ビットを判定する。また信号点削減部514、516についても、キャリアごとに、上述と同様に信号点削減を行い、尤度検波部518も、キャリアごとに尤度検波を行う。これにより、OFDM信号でなる変調信号A、Bのデジタル信号1322、1323を得ることができる。

【0063】

このようにして、OFDM方式等のマルチキャリア方式についても、本発明を実施することができる。

【0064】

(実施の形態2)

本実施の形態では、実施の形態1と比較して、2ビットの部分判定の場合分けをより単純化し、受信品質の改善効果が大きいI-Q平面における信号点配置の仕方について説明する。因みに、ここでは、主に変調信号Aについて説明するが、変調信号Bについても同様の処理を行えばよい。

【0065】

送信装置と受信装置の概略構成は、実施の形態1と同様である。実施の形態1と異なるのは、送信装置の変調部の構成と、受信装置の部分ビット判定部、信号点削減部の構成である。

【0066】

図14Aに、本実施の形態の送信装置による信号点配置例を示す。また図14Bに、本実施の形態の受信装置による部分ビット判定方法を示す。すなわち、図1の変調部102、110、図11の変調部1102、1112によって、図14Aのような信号点マッピングを行う。また図4の部分ビット判定部509、512によって、図14Bのような領域分けを行って部分ビットを判定する。

【0067】

図14Aに示すように、本実施の形態の変調部は、信号点4点を1セットとし、1セット内の4点の信号点間の距離は小さいが、セット間の距離を大きくする変調処理(マッピング)を行うようになっている。また変調部は、1セット内の4点の信号点間距離を等し

くすると共に、各セット間の距離も等しくする。変調部は、このようにして、領域を第1から第4象限に簡単分割できるように信号点を配置する。

【0068】

これにより、受信側では、信号点4点で構成されているセット内で共通となる2ビットを簡単に復調することができるようになる。つまり、セット内の信号点間距離は小さくセット間の信号点距離は大きいので、受信点がどのセット（象限）に含まれるかを容易かつ的確に判定できるので、2ビットの部分判定を容易かつ的確に行うことができる。

【0069】

具体的には、受信ベースバンド信号が、図14Bに示すI-Q平面において、領域1に存在する場合には、領域1の信号点4点で共通の2ビット、Sa0=1、Sa2=1を部分ビットとして決定する。また受信ベースバンド信号が、領域2に存在する場合には、領域2の信号点4点で共通の2ビット、Sa0=0、Sa2=1を部分ビットとして決定する。また受信ベースバンド信号が、領域3に存在する場合には、領域2の信号点4点で共通の2ビット、Sa0=0、Sa2=0を部分ビットとして決定する。また受信ベースバンド信号が、領域4に存在する場合には、領域4の信号点4点で共通の2ビット、Sa0=1、Sa2=0を部分ビットとして決定する。

【0070】

図4の部分ビット判定部509は、これらの決定された2ビットの情報を変調信号Aの決定された部分ビット情報510として出力する。またビット判定部512においても、変調信号Bについて同様の処理を行う。

【0071】

図4の信号点削減部514、516は、部分ビット判定部509、512によって決定された4ビットの情報を用いて、実施の形態1で上述したように256点の候補信号点を16点の候補信号点に削減する。

【0072】

かくして本実施の形態によれば、送信装置100、1100の変調部102、110、1102、1112において、I Q平面上で、複数の信号点セットに分割され、かつ信号点セット内の最小信号点間距離が信号点セット間の最小信号点距離よりも小さくされている信号点配置を用いて、送信ビットを信号点マッピングするようにしたことにより、受信側で部分ビットの判定を容易かつ的確に行うことができるといった効果を得ることができる。

【0073】

加えて、1セット内の4点の信号点間距離を等しくすると共に、セット間の距離も等しくするようにしたことにより、送信最大電力対送信平均電力比が小さくなる。これにより、送信系電力増幅器の線形増幅の要求が軽減されるため、消費電力を小さくできるという効果も得られる。これは、以降説明する64値の変調方式に適用する場合も同様である。

【0074】

なお実施の形態1や本実施の形態では、変調信号Aと変調信号Bの信号点配置を同じにする場合について説明したが、変調信号Aと変調信号Bの信号点配置を異なるようにした場合でも、同様の効果を得ることができる。

【0075】

例えば、送信側では、変調信号Aの信号点配置を図14Aのようにし、変調信号Bの信号点配置を図8Aのようとする。そして受信側では、図4の変調信号Aのための部分ビット判定部509によって2ビットを決定し、変調信号Bのための部分ビット判定部512によって1ビットを決定することで、計3ビットを決定する。そして信号点削減部514、516では、この決定された3ビットの部分ビット情報を用いて256点の候補信号点を32点の信号点に削減する。

【0076】

また受信側で、変調信号Aのみ部分ビットを判定する方法も考えられる。この方法を実現するための信号処理部321の構成を図15に示す。因みに、この例では、変調信号A

の信号点は、部分ビットを決定し易いように、図14Aのように配置されているものとする。図15の部分ビット判定部509は、図14Bの判定基準に基づいて変調信号Aの2ビットを部分判定する。信号点削減部514、516は、決定された2ビットを用いて、256点の候補信号点を64点の候補信号点に削減する。尤度検波部518は、64点の信号点と受信ベースバンド信号とのユークリッド距離を求ることで、尤度検波を行う。

【0077】

このように、一方の変調信号についての部分ビットのみ判定すれば、部分ビット判定部の構成を簡単化できるので、その分だけ回路規模を削減することができる。このような構成は、一方の変調信号が、他方の変調信号よりも部分ビット判定が容易な信号点配置とされている場合に、特に有効である。

【0078】

(実施の形態3)

本実施の形態では、変調方式を64値の多値変調としたときの具体的な信号点配置の仕方及び部分ビットの判定の仕方について説明する。送信装置及び受信装置の概略構成は、変調方式を16値の多値変調から64値の多値変調に換えることを除いて、実施の形態1や実施の形態2と同様である。

【0079】

図16に、I-Q平面における64QAMの信号点配置を示す。本実施の形態の受信装置は、図4の部分ビット判定部509、511によって、それぞれ、6ビット中のうち最も誤る可能性が低い1ビットを決定するような領域分割を行って1ビットを決定する。そして信号点削減部514、516によって $64 \times 64 = 4096$ 点の候補信号点から2ビット分の信号点を削減することで、候補信号点を1024点に削減する。尤度検波部518は、1024点の各候補信号点と受信点とのユークリッド距離を求ることで尤度検波を行う。

【0080】

また受信装置において、部分ビット判定部509、511によって2ビットを決定するような領域分割を行い、それぞれ2ビットの部分ビットを決定すると、候補信号点数を256点に削減できる。また3ビットを決定するような領域分割を行い、それぞれ3ビットの部分ビットを決定すると、候補信号点数を64点に削減できる。また4ビットを決定するような領域分割を行い、それぞれ4ビットの部分ビットを決定すると、候補信号点数を16点に削減できる。このように部分ビット判定部509、511で決定するビット数を多くするほど、尤度検波を行う際の候補信号点数を少なくできるので、演算量を減らすことができるようになる。ただし、部分ビット判定部509、511で決定するビット数を多くするほど、誤り率特性が劣化すると同時に、実施の形態1の16QAMのときと同様に、領域分割が複雑になるという欠点がある。

【0081】

そこで本実施の形態では、さらに好ましい64値の多値変調の信号点配置として、図17のような信号点配置を提案する。図17の信号点配置は、基本概念としては、実施の形態2で説明したものと同じである。すなわち、信号点を複数のセットに分け、セット内の信号点の最小ユークリッド距離よりもセット間の最小ユークリッド距離を大きくするような変調（マッピング）処理を行う。

【0082】

具体的には、信号点16点を1セットとし、1セット内の16点の信号点間の距離は小さいが、セット間の距離を大きくする変調処理（マッピング）を行う。また変調部は、1セット内の16点の信号点間距離を等しくすると共に、各セット間の距離も等しくする。変調部は、このようにして、領域を第1から第4象限に簡単分割できるように信号点を配置する。

【0083】

これにより、受信側では、信号点16点で構成されているセット内で共通となる2ビットを簡単に復調することができるようになる。つまり、セット内の信号点間距離は小さく

セット間の信号点距離は大きいので、受信点がどのセット（象限）に含まれるかを容易かつ的確に判定できるので、2ビットの部分判定を容易かつ的確に行うことができる。

【0084】

本実施の形態では、64値の多値変調の別の好ましい信号点配置として、図18に示すような信号点配置を提案する。図18は、各変調信号につき4ビットの部分ビットを決定するのに適した64値の多値変調の信号点配置である。この信号点配置の基本概念は、上述したのと同様に、信号点を複数のセットに分け、セット内の信号点の最小ユークリッド距離よりもセット間の最小ユークリッド距離を大きくするような変調（マッピング）処理を行うことである。

【0085】

具体的には、信号点4点を1セットとし、1セット内の4点の信号点間の距離は小さいが、セット間の距離を大きくする変調処理（マッピング）を行う。このように、領域を1～16に簡単分割できるように信号点を配置する。

【0086】

これにより、受信側では、信号点16点で構成されているセット内で共通となる4ビットを簡単に復調することができるようになる。つまり、セット内の信号点間距離は小さくセット間の信号点距離は大きいので、受信点がどのセット（領域1～16）に含まれるかを容易かつ的確に判定できるので、4ビットの部分判定を容易かつ的確に行うことができる。

【0087】

かくして本実施の形態によれば、それぞれ異なる64値変調信号を複数のアンテナから送信するにあたって、64値の信号点を複数のセットに分け、セット内の信号点の最小ユークリッド距離よりもセット間の最小ユークリッド距離を大きくするような変調（マッピング）処理を行うようにしたことにより、受信側で容易かつ的確な部分ビット判定処理及び信号点削減処理を行うことができるので、受信側で比較的小さな回路規模で誤り率特性の良い受信信号を得ることができるようになる。

【0088】

なお本実施の形態の方法は、実施の形態2でも説明したように、変調信号Aと変調信号Bの信号点配置を同じにする場合に限らず、変調信号Aと変調信号Bの信号点配置を異なるように配置し、変調信号Aと変調信号Bとで判定する部分ビットのビット数を異なるようにした場合でも、実施することができる。

【0089】

（実施の形態4）

本実施の形態では、実施の形態1～3の構成に加えて、送信側で畳み込み符号やターボ符号を行い、受信側で軟判定復号を行う場合における、好適な軟判定値計算方法を説明する。本実施の形態は、基本的には上述した実施の形態で説明したどの信号点配置を採用した場合でも適用できるものであるが、ここでは一例として送信側で図14Aに示した信号点配置を行った場合を例にとって説明する。

【0090】

図1との対応部分に同一符号を付して示す図19に、本実施の形態の送信装置の構成を示す。送信装置1900は、符号化部1902に送信デジタル信号1901を入力する。符号化部1902は、送信デジタル信号1901に畳み込み符号化を施すことにより、符号化後のデジタル信号101及び符号化後のデジタル信号102を得、これらを変調部102、110に送出する。

【0091】

受信装置の全体構成は、図3のとおりである。本実施の形態では、図3の信号処理部321を、図20の信号処理部2000のように構成する。なお図20では、図4との対応部分には同一符号を付した。

【0092】

本実施の形態の信号処理部2000は、軟判定値計算部2001を有する。軟判定値計

算部2001は、削減後の信号点情報515、517、逆拡散後のベースバンド信号503、506を入力とし、これらを用いて軟判定値信号2002を得、これを判定部2003に送出する。判定部2003は、軟判定値信号2002を復号することでデジタル信号2004を得る。

【0093】

この軟判定値計算部2001及び判定部2003の処理について、図21を用いて詳述する。

【0094】

例えば、図19の送信装置1900が図14Aのような信号点配置で変調信号を送信したものとする。そして、図3の受信装置300がこの変調信号を受信したものとする。

【0095】

すると、図20の信号処理部2000においては、部分ビット判定部509が、図14Bの信号点配置における領域分割に基づき、変調信号AのSa0、Sa2の2ビットを決定し、これを部分ビット情報510として出力する。同様に、部分ビット判定部512が、図14Bの信号点配置における領域分割に基づき、変調信号BのSb0、Sb2の2ビットを決定し、これを部分ビット情報513として出力する。

【0096】

信号点削減部514は、部分ビット判定部509、512からの4ビットの情報を用いて、 $16 \times 16 = 256$ 点の信号点から16点の信号点を求め、これを削減後の信号点情報515として軟判定値計算部2001に送出する。同様に、信号点削減部516も、16点の信号点情報を削減後の信号点情報517として軟判定値計算部2001に送出する。

【0097】

ここでは、一例として、部分ビット判定部509で決定された変調信号Aの部分ビットをSa0=0、Sa2=0、部分ビット判定部512で決定された変調信号Bの部分ビットをSb0=0、Sb2=0とする。

【0098】

このとき軟判定値計算部2001は、削減後の信号点情報515と逆拡散後のベースバンド信号316を用いて、図21の計算を行う。

【0099】

(ステップST1)

はじめに、削減後の信号点情報515の16個の信号点と逆拡散後のベースバンド信号のユークリッド距離の例えば2乗を求める。ここで、ユークリッド距離の2乗を、D(Sa0, Sa2, Sb0, Sb2, Sa1, Sa3, Sb1, Sb3)という関数で表現する。すると、この例では、Sa0=0、Sa2=0、Sb0=0、Sb2=0なので、D(0, 0, 0, 0, Sa1, Sa3, Sb1, Sb3)においてSa1, Sa3, Sb1, Sb3が0または1の16個の値が求まることになる。

【0100】

(ステップST2)

次に、D(0, 0, 0, 0, Sa1, Sa3, Sb1, Sb3)の16個の値から最大値を求める。このときの最大値をDmaxとする。

【0101】

(ステップST3)

最後に、実際にユークリッド距離の2乗を求めた16個の信号点以外の240個の信号点のユークリッド距離の2乗の値を、全てDmaxとする。この例では、D(0, 0, 0, 1, 0, 0, 0, 0)からD(1, 1, 1, 1, 1, 1, 1, 1)の値を、全てDmaxとする。すなわち、実際にユークリッド距離の2乗を求めた16個の信号点以外の240個の信号点までのユークリッド距離は、16個の信号点のユークリッド距離の2乗値の最大値Dmaxよりも大きいと見なせるので、これらの信号点のユークリッド距離の2乗値を一律にDmaxに設定する。これにより、16点の信号点のユークリッド距離の2乗

値を有効に活用して、256点のユークリッド距離の2乗値を容易に得ることができる。

【0102】

そして、軟判定値計算部2001は、これらの256点のユークリッド距離の2乗の値(プランチメトリック)を軟判定値信号2002として出力する。

【0103】

判定部2003は、軟判定値信号2002を入力とし、プランチメトリックから、パスメトリックを求め、復号し、デジタル信号2004を出力する。

【0104】

このように信号処理部2000によれば、削減された各候補信号点と受信点とのユークリッド距離のみを計算すると共に、それ以外の各信号点と受信点とのユークリッド距離を全て前記求めたユークリッド距離の最大値 D_{max} と定めることで全ての候補信号点の軟判定値を得るようにしたことにより、全ての候補信号点についての軟判定値を容易に得ることができるようになる。

【0105】

図20との対応部分に同一符号を付して示す図22に、本実施の形態の信号処理部の別の構成を示す。信号処理部2200は、重み付け係数計算部2201を有する。

【0106】

重み付け係数計算部2201は、変調信号Aのチャネル変動信号308、318、変調信号Bのチャネル変動信号310、320を入力とし、プランチメトリックに乗算する信頼度に相当する重み付け係数を求める。ここで、分離部507が例えば(1)式の演算を行って信号を分離する場合、重み付け計算部2201は信号の分離精度に相当する重み付け係数を求めるとい。具体的には、重み付け計算部2201は、文献“Soft-decision decoder employing eigenvalue of channel matrix in MIMO systems” IEEE PIMRC2003, pp. 1703-1707, Sep. 2003.に示されているように、例えば(1)式の行列の固有値の最小パワーを求め、これを重み付け係数信号2202として出力すればよい。

【0107】

軟判定値計算部2001は、削減後の信号点情報515、517、逆拡散後のベースバンド信号306、316、重み付け係数信号2202を入力とし、求めたプランチメトリックに重み付け係数を乗算することより軟判定値信号2002を求める。

【0108】

このように信号処理部2200においては、プランチメトリックに重み付け係数を乗算することにより、一段と誤り率特性を向上させることができる。なお、上記説明では、重み付け係数として固有値の最小パワーを用いた場合について述べたが、重み係数はこれに限ったものではない。

【0109】

また本実施の形態では、畳み込み符号を用いた場合について説明したが、これに限ったものではなく、ターボ符号、低密度パリティ符号などを用いた場合でも同様に実施することができる。また信号の順番を入れ替えるインターリーブ、信号の一部を削除して冗長度を下げるパンクチャーリングの機能などを設けても同様に実施することができる。これは、他の実施の形態についても同様である。

【0110】

また本実施の形態では、ユークリッド距離の2乗を求め、それに基づいて軟判定値を求める例を説明したが、ユークリッド距離の2乗に限らず、他の尤度を基準に軟判定値を求める場合にも適用することができる。これは、他の実施の形態についても同様である。

【0111】

(実施の形態5)

本実施の形態では、上述した実施の形態で説明したように受信側で部分ビットを削減して候補信号点を削減する処理を行うにあたって、より好適な符号化(畳み込み符号、ターボ符号)の仕方を説明する。

【0112】

送信装置の概略構成は、図19のとおりである。この実施の形態では、一例として、変調部102、110が、図14Aに示すような信号点配置を採用した16値の多値変調を行うものとする。また受信装置の概略構成は、図3のとおりである。

【0113】

図23に、本実施の形態の符号化部の構成を示す。すなわち、図23の符号化部2300は、図19の符号化部1902として用いられる。

【0114】

符号化部2300は、(Sa0, Sa2)符号化部2302、(Sa1, Sa3, Sb1, Sb3)符号化部2304、(Sb0, Sb2)符号化部2306を有する。各符号化部2302、2304、2306は、デジタル信号1901を入力し、それぞれ特定のビットに対する符号化処理を行う。

【0115】

すなわち、(Sa0, Sa2)符号化部2302は、デジタル信号1901に含まれるビットSa0、Sa2を符号化し、このビットSa0、Sa2の符号化情報2303を出力する。(Sa1, Sa3, Sb1, Sb3)符号化部2304は、デジタル信号1901に含まれるビットSa1, Sa3, Sb1, Sb3を符号化し、このビットSa1, Sa3, Sb1, Sb3の符号化情報2305を出力する。(Sb0, Sb2)符号化部2306は、デジタル信号1901に含まれるビットSb0, Sb2を符号化し、Sb0、Sb2の符号化情報2307を出力する。

【0116】

このように、所定のビット単位で符号化処理を施すようにしたことにより、受信側ではそのビット単位で誤り訂正復号処理を行うことができるようになる。特に、本実施の形態では、受信側で部分ビット判定されるビット単位で符号化処理を施すようにしたことにより、部分ビット単位で誤り訂正復号処理を行うことができるようになるので好適である。

【0117】

(Sa0, Sa1, Sa2, Sa3)信号生成部2308は、Sa0、Sa2の符号化情報2303と、Sa1, Sa3, Sb1, Sb3の符号化情報2305とを入力とし、Sa0、Sa1、Sa2、Sa3の信号を生成し、これを符号化後のデジタル信号101として出力する。

【0118】

同様に、(Sb0, Sb1, Sb2, Sb3)信号生成部2310は、Sa1, Sa3, Sb1, Sb3の符号化情報2305と、Sb0、Sb2の符号化情報2307とを入力とし、Sb0、Sb1、Sb2、Sb3の信号を生成し、これを符号化後のデジタル信号109として出力する。

【0119】

次に、このような送信信号を受信する受信装置の構成を説明する。本実施の形態の受信装置の概略構成は、図3のとおりである。受信装置300の信号処理部321の構成は、図4のとおりである。本実施の形態では、信号処理部321の部分ビット判定部509を図24Aのように構成し、部分ビット判定部512を図24Bのように構成し、尤度検波部518を図24Cのように構成する。

【0120】

図24Aの(Sa0, Sa2)復号化部2402は、変調信号Aの推定ベースバンド信号508を入力とし、これを復号することで復号ビットSa0、Sa2を得、これを変調信号Aの決定された部分ビット情報510として出力する。

【0121】

図24Bの(Sb0, Sb2)復号化部2405は、変調信号Bの推定ベースバンド信号511を入力とし、これを復号することで復号ビットSb0、Sb2を得、これを変調信号Bの決定された部分ビット情報513として出力する。

【0122】

このように、部分ビット単位で誤り訂正符号を導入することで、一段と受信品質を向上

させることができる。つまり、部分ビットの判定に誤りがあると、信号点削減の際に誤った信号点を選択することになるため、残りのビットの決定で誤りが生じる可能性が非常に高くなる。これに対して、本実施の形態のように、部分ビット単位で誤り訂正符号を導入すると、部分ビットを正しく復号できる可能性を高くできるので、信号点削減の際に誤った信号点を選択する可能性を低くできる。

【0123】

加えて、(S_a0, S_a2) 符号化部2302及び(S_b0, S_b2) 符号化部2306によって、(S_a1, S_a3, S_b1, S_b3) 符号化部2305よりも誤り訂正能力の高い符号化を行うようにすると、より好ましい。このようにすれば、部分ビットS_a0, S_a2, S_b0, S_b2を誤り無く復号できる可能性を一段と高くできるので、誤った信号点削減を行う可能性を一段と低くでき、結果として誤り率特性を一段と向上させることができるようになる。

【0124】

また、16値の多値変調の信号点配置としては、16QAMよりも、図14A、図14Bに示したような信号点配置の方が、本実施の形態のような誤り訂正符号の導入に適している。これは、16QAMでは、判定される部分ビットが領域によって異なるのに対し、図14A、図14Bの場合、領域によらず部分ビットが(S_a0, S_a2)、(S_b0, S_b2)と固定であるため、簡単に誤り訂正符号が導入できるからである。因みに、本実施の形態では、16値多値変調に対し誤り訂正符号を導入する例を説明したが、64値多値変調に対しても本実施の形態と同様の誤り訂正符号化処理を行えば、本実施の形態と同様の効果を得ることができる。この場合にも、上述の説明と同様の理由で、64QAMよりも、図17、図18に示したような信号点配置を採用した方が、簡単に誤り訂正符号を導入することができるので適している。

【0125】

図24Cの(S_a1, S_a3, S_b1, S_b3) 復号化部2411は、削減後の信号点情報515、517、逆拡散後のベースバンド信号316、306を入力とし、候補信号点と受信ベースバンド信号の例えばユーフリッド距離の2乗を求めて、プランチメトリックを求める、プランチメトリックからパスメトリックを求める、復号することで、変調信号Aの受信デジタル信号322及び変調信号Bの受信デジタル信号323を得る。

【0126】

かくして本実施の形態によれば、実施の形態1～4の構成に加えて、部分ビットを符号化単位とした符号化処理を施す、つまり同一の信号点セット内にマッピングされる送信ビットをまとめて符号化するようにしたことにより、実施の形態1～4の効果に加えて、受信側での誤り率特性を一段と向上させることができるようになる。

【0127】

また部分ビットに対して、他のビットよりも誤り訂正能力の高い符号化処理を施す、つまり同一の信号点セット内にマッピングされる送信ビットをまとめて符号化するようにしたことにより、受信側での誤り率特性をさらに向上させることができるようになる。

【0128】

なお本実施の形態では、送信側の符号化部を図23のように構成すると共に、受信側の信号処理部を図4、図24A、図24B、図24Cのように構成する場合について説明したが、符号化部及び信号処理部の構成はこれに限らない。図25に符号化部の他の構成例を示し、図26に信号処理部の他の構成例を示す。

【0129】

図23との対応部分に同一符号を付して示す図25において、符号化部2500は、(S_a0, S_a2) 符号化部2302、(S_a1, S_a3) 符号化部2501、(S_b0, S_b2) 符号化部2306、(S_b1, S_b3) 符号化部2503を有する。各符号化部2302、2501、2306、2503は、デジタル信号1901を入力し、それぞれ特定のビットに対する符号化処理を行う。

【0130】

すなわち、(Sa0, Sa2) 符号化部2302は、デジタル信号1901に含まれるビットSa0, Sa2を符号化し、このビットSa0, Sa2の符号化情報2303を出力する。(Sa1, Sa3) 符号化部2501は、デジタル信号1901に含まれるビットSa1, Sa3を符号化し、このビットSa1, Sa3の符号化情報2502を出力する。(Sb0, Sb2) 符号化部2306は、デジタル信号1901に含まれるビットSb0, Sb2を符号化し、Sb0, Sb2の符号化情報2307を出力する。(Sb1, Sb3) 符号化部2503は、デジタル信号1901に含まれるビットSb1, Sb3を符号化し、このビットSb1, Sb3の符号化情報2504を出力する。

【0131】

(Sa0, Sa1, Sa2, Sa3) 信号生成部2308は、Sa0, Sa2の符号化情報2303と、Sa1, Sa3の符号化情報2502とを入力とし、Sa0, Sa1, Sa2, Sa3の信号を生成し、これを符号化後のデジタル信号101として出力する。

【0132】

同様に、(Sb0, Sb1, Sb2, Sb3) 信号生成部2310は、Sb1, Sb3の符号化情報2504と、Sb0, Sb2の符号化情報2307とを入力とし、Sb0, Sb1, Sb2, Sb3の信号を生成し、これを符号化後のデジタル信号109として出力する。

【0133】

次に、図26の信号処理部2600の構成を説明する。図26の信号処理部2600は、図4の信号処理部321と比較して、部分ビット判定部509、512として軟判定復号部2601、2602が設けられている(つまり、部分ビット復調部2610が分離部507と軟判定復号部2601、2602とで構成されている)ことと、硬判定復号部2606、2608が設けられていることを除いて、図4の信号処理部321と同様の構成である。

【0134】

軟判定復号部2601は、変調信号Aの推定ベースバンド信号508を入力とし、図25における部分ビットSa0, Sa2について軟判定復号を行い、これにより得た部分ビットSa0, Sa2の情報を変調信号Aの決定された部分ビット情報510として出力する。同様に、軟判定復号部2602は、変調信号Bの推定ベースバンド信号511を入力とし、図25における部分ビットSb0, Sb2について軟判定復号を行い、これにより得た部分ビットSb0, Sb2の情報を変調信号Bの決定された部分ビット情報513として出力する。

【0135】

信号点削減部514、516は、決定された部分ビット情報510、513を用いて候補信号点を削減し、削減後の信号点情報515、516を尤度判定部2603に送出する。

【0136】

尤度判定部2603は、削減後の候補信号点と逆拡散後のベースバンド信号316から、最も尤度の高い候補信号点を探索することで尤度判定を行い、ビットSa1, Sa3, Sb1, Sb3を求める。そして尤度判定部2603は、ビットSa1, Sa3をビット情報2604として硬判定復号部2606に送出すると共に、ビットSb1, Sb3をビット情報2605として硬判定復号部2608に送出する。

【0137】

硬判定復号部2606は、ビット情報2604を硬判定復号することにより、変調信号Aの誤り訂正後のビット情報2607を得る。同様に、硬判定復号部2608は、ビット情報2605を硬判定復号することにより、変調信号Bの誤り訂正後のビット情報2609を得る。

【0138】

ここで、変調信号Aの決定された部分ビット情報510と変調信号Aの誤り訂正後のビ出証特2004-3115805

ット情報2607が最終的な誤り訂正後の変調信号Aのビット情報に相当し、変調信号Bの決定された部分ビット情報513と変調信号Bの誤り訂正後のビット情報2609が最終的な誤り訂正後の変調信号Bのビット情報に相当する。

【0139】

このように、信号処理部2600においては、軟判定復号部2601、2602を設け、信号点削減に用いる部分ビットを軟判定復号処理によって求めるようにしたことにより、例えば硬判定を行う場合と比較して部分ビットの誤る確率を低くできるので、最終的な誤り率特性を向上させることができるようになる。因みに、尤度判定後の信号に対しては、硬判定を行うようにしたが、このようにしたのは、尤度判定を行う際に変調信号Aと変調信号Bは同時に判定するため、原理的に、変調信号Aのみに関する軟判定、変調信号Bのみに関する軟判定を行うことが困難だからである。

【0140】

なお、本実施の形態では、受信側で部分ビット判定を行うビット以外のビット(Sa1, Sa3, Sb1, Sb3)に対しても符号化を行う場合について説明したが、部分ビット判定を行うビット以外のビットについては符号化を行わないようにしてもよい。要は、部分ビット単位で符号化を行うようにすれば、本実施の形態と同様の効果を得ることができる。

【0141】

(実施の形態6)

本実施の形態では、送信側にトレリス符号化変調を導入することを提案する。なおここでは、変調方式として16QAM方式を用いる場合を例に説明する。

【0142】

送信装置の概略構成は図1のとおりであり、送信信号のフレーム構成は図2のとおりである。また受信装置の概略構成は図3のとおりであり、図3の信号処理部321の詳細構成は図4のとおりである。

【0143】

16QAMのトレリス符号化変調実施するためには、図1の送信装置100の変調部102、110を、例えば図27に示すように構成すればよい。

【0144】

図27において、2701, 2702, 2703はシフトレジスタ、2704、2705は排他的論理和回路を示しており、入力a0, a1, a2から、b0, b1, b2, b3が生成される。そして、ベースバンド信号生成部2706は、b0, b1, b2, b3を入力とし、16QAMのマッピングを行うことでベースバンド信号2707を得る。

【0145】

次に、受信装置の動作について説明する。上述したように、本発明の受信装置の特徴的な動作は、部分ビット判定部509、512(図4)にある。部分ビット判定部509と部分ビット判定部512は同様の動作を行うので、ここでは主に部分ビット判定部509の動作を説明する。

【0146】

部分ビット判定部509は、変調信号Aの推定ベースバンド信号508を入力とし、例えばビタビ復号を行うことにより、符号化に関連したビット、つまり、図27におけるb0, b1, b2を決定し、これらの情報を変調信号Aの決定された部分ビット情報510として出力する。同様に、部分ビット判定部512は、変調信号Bの決定された部分ビット情報513(3ビットの情報)を出力する。

【0147】

信号点削減部514、516は、信号点削減を行う。そして、尤度検波部518は、変調信号Aで送信された図27のb3の情報、変調信号Bで送信された図27のb3の情報を決定し、これを変調信号Aのデジタル信号519及び変調信号Bのデジタル信号520として出力する。

【0148】

このように本実施の形態によれば、送信側でトレリス符号化変調を行うようにしたことにより、誤り訂正符号の導入を容易に行うことができ、簡易な送信装置構成で、受信側での誤り率特性を効果的に向上させることができるようになる。

【0149】

(実施の形態7)

本実施の形態では、送信アンテナ数、受信アンテナ数が2本より多い場合の例として、送信アンテナ数3、受信アンテナ数3、送信変調信号数3のときの具体的な構成例について説明する。

【0150】

また本実施の形態では、誤り率特性を効果的に向上させるための部分ビット判定の仕方及び信号点削減の仕方を提案する。

【0151】

図1との対応部分に同一符号を付して示す図29に、本実施の形態における送信装置の構成を示す。送信装置2900は、変調信号A、変調信号Bに加えて、変調信号Cを送信する送信部を有することを除いて、図1の送信装置100と同様の構成である。ここでは、変調信号Cを送信する送信部の構成のみを説明する。

【0152】

変調部2902は、デジタル信号2901、フレーム構成信号118を入力とし、フレーム構成信号118にしたがってデジタル信号2901を変調し、これにより得たベースバンド信号2903を拡散部2904に送出する。拡散部2904は、ベースバンド信号2903に拡散符号を乗算し、これにより得た拡散されたベースバンド信号2905を無線部2906に送出する。無線部2906は、拡散されたベースバンド信号2905に周波数変換、增幅などを施すことにより、変調信号2907(変調信号C)を得る。変調信号2907はアンテナ2908から電波として出力される。

【0153】

フレーム構成信号生成部117は、例えば、図30のフレーム構成の情報をフレーム構成信号118として出力する。

【0154】

図30に、送信装置2900の各アンテナ108、116、2908から送信される変調信号のフレーム構成例を示す。アンテナ108から送信される変調信号A、アンテナ116から送信される変調信号B、アンテナ2908から送信される変調信号Cは、チャネル推定のためのチャネル推定シンボル201、203、3001と、データシンボル202、204、3002とを有する。送信装置2900は、図30に示すようなフレーム構成の変調信号A、変調信号B、変調信号Cをほぼ同時刻に送信する。なおチャネル推定のためのシンボル201、203、3001は、パイロットシンボル、ユニークワード、プリアンブルと呼ぶこともできる。

【0155】

図3との対応部分に同一符号を付して示す図31に、本実施の形態における受信装置の構成を示す。なお以下の説明では、図3と同様に動作する部分についての説明は省略する。

【0156】

ここで、図29の送信装置2900において、アンテナ108から送信される信号をTx_a(t)、アンテナ116から送信される信号をTx_b(t)、アンテナ2908から送信される信号をTx_c(t)とし、図31の受信装置3100において、アンテナ301で受信した信号をRx₁(t)、アンテナ311で受信した信号をRx₂(t)、アンテナ3105で受信した信号をRx₃(t)とし、各送受信アンテナ間での伝搬変動をそれぞれh₁₁(t)、h₁₂(t)、h₁₃(t)、h₂₁(t)、h₂₂(t)、h₂₃(t)、h₃₁(t)、h₃₂(t)、h₃₃(t)とすると、次式の関係式が成立する。ただし、tは時間とする。

【数2】

$$\begin{pmatrix} Rx1(t) \\ Rx2(t) \\ Rx3(t) \end{pmatrix} = \begin{pmatrix} h11(t) & h12(t) & h13(t) \\ h21(t) & h22(t) & h23(t) \\ h31(t) & h32(t) & h33(t) \end{pmatrix} \begin{pmatrix} Txa(t) \\ Txb(t) \\ Txc(t) \end{pmatrix} \quad \dots\dots\dots (2)$$

【0157】

変調信号Cのチャネル変動推定部3101は、逆拡散後のベースバンド信号306を入力とし、例えば、図30のフレーム構成における変調信号Cのチャネル推定シンボル301を用いてチャネル変動を推定し、これにより得た変調信号Cのチャネル変動信号3102を信号処理部3117に送出する。同様に、変調信号Cのチャネル変動推定部3103は、逆拡散後のベースバンド信号3106を入力とし、例えば、図30のフレーム構成における変調信号Cのチャネル推定シンボル3001を用いてチャネル変動を推定し、これにより得た変調信号Cのチャネル変動信号3104を信号処理部3117に送出する。

【0158】

また無線部3107は、アンテナ3105で受信した受信信号3106を入力とし、受信信号3106に周波数変換、直交復調などを施し、これにより得たベースバンド信号3108を逆拡散部3109に送出する。逆拡散部3109は、ベースバンド信号3108を逆拡散し、これにより得た逆拡散後のベースバンド信号3110を出力する。

【0159】

変調信号Aのチャネル変動推定部3111は、逆拡散後のベースバンド信号3110を入力とし、例えば、図30のフレーム構成における変調信号Aのチャネル推定シンボル201を用いてチャネル変動を推定し、これにより得た変調信号Aのチャネル変動信号3112を信号処理部3117に送出する。同様に、変調信号Bのチャネル変動推定部3113は、逆拡散後のベースバンド信号3110を入力とし、例えば、図30のフレーム構成における変調信号Bのチャネル推定シンボル203を用いてチャネル変動を推定し、これにより得た変調信号Bのチャネル変動信号3114を信号処理部3117に送出する。同様に、変調信号Cのチャネル変動推定部3115は、逆拡散後のベースバンド信号3110を入力とし、例えば、図30のフレーム構成における変調信号Cのチャネル推定シンボル3001を用いてチャネル変動を推定し、これにより得た変調信号Cのチャネル変動信号3116を信号処理部3117に送出する。

【0160】

信号処理部3117は、逆拡散後のベースバンド信号306、316、3110、変調信号Aのチャネル変動信号308、318、3112、変調信号Bのチャネル変動信号310、320、3114、変調信号Cのチャネル変動信号3102、3104、3116を入力とし、これらを用いて変調信号A、B、Cの検波、検波などを行うことにより、変調信号Aのデジタル信号322、変調信号Bのデジタル信号323、変調信号Cのデジタル信号3118を得る。

【0161】

信号処理部3117の一つの構成例を図32に示す。また信号処理部3117の別の構成例を図33に示す。

【0162】

先ず図32の構成について説明する。図4との対応部分に同一符号を付して示す図32において、信号処理部3117の部分ビット復調部3230の分離部3201は、変調信号Aのチャネル変動信号308、318、3112、変調信号Bのチャネル変動信号310、320、3114、変調信号Cのチャネル変動信号3102、3104、3116、逆拡散後のベースバンド信号306、316、3110を入力とし、(2)式について、例えば逆行列演算やMMSE (Minimum Mean Square Error) 演算を行うことで、送信信号Txa(t)、Txb(t)、Txc(t)の推定信号を得る。分離部3201は、このようにして得た変調信号Aの推定ベースバンド信号508を部分ビット判定部509に

、変調信号Bの推定ベースバンド信号511を部分ビット判定部512に、変調信号Cの推定ベースバンド信号3207を部分ビット判定部3208に送出する。部分ビット判定部509、512、3208は、求めた部分ビット情報510、512、3209を送出する。

【0163】

部分ビット判定部509、512、3208の部分ビットの判定は、例えば、変調方式が16QAMの場合、上述した図8Bや図10Bの方法を採用することで実現できる。因みに、QPSKの場合は、例えば図28のような領域分けを行うことで実現できる。ここでは、変調方式を16QAMとし、図10Bのように、4ビットのうち2ビットを判定する場合を例に、アンテナ数3の場合の実施方法について説明する。

【0164】

異なるアンテナから同時に送信された3つの16QAM信号を受信した場合、 $16 \times 16 \times 16 = 4096$ 個の候補信号点が存在することになる。部分ビット判定部509、512、3208では変調信号A、B、Cそれぞれについて2ビットを判定するため、信号点削減部514、516、3210では4096個の候補信号点が $4096 / 4 / 4 = 64$ 個の候補信号点に削減される。よって、尤度判定部3212では、64個の候補信号点と逆拡散後のベースバンド信号とのプランチメトリックを求め、1個の候補信号点に絞り、検波を行うことで、変調信号A、変調信号B、変調信号Cの受信デジタル信号322、323、3213を得ることになる。

【0165】

このようにして、送信アンテナ数2、受信アンテナ数2、送信変調信号数2のときと同様に、送信アンテナ数3、受信アンテナ数3、送信変調信号数3のときにおいても、部分ビット判定を行い、決定した部分ビットを用いて候補信号点を削減し、削減した候補信号点を用いて尤度判定を行うことにより、比較的少ない演算量で受信品質の良い受信デジタル信号322、323、3213を得ることができる。

【0166】

次に、図33の構成について説明する。図33との対応部分に同一符号を付して示す図33の信号処理部3117は、制御部3301を有する。

【0167】

制御部3301は、変調信号Aのチャネル変動信号308、318、3112、変調信号Bのチャネル変動信号310、320、3114、変調信号Cのチャネル変動信号3102、3104、3116を入力とし、例えば、変調信号Aの受信電界強度、変調信号Bの受信電界強度、変調信号Cの電界強度を推定する。そして、電界強度が最も小さい変調信号のみ部分ビット判定を行わないようというような、制御情報3302を出力する。

【0168】

例えば、変調信号Aの受信電界強度が最も小さかったものとする。すると、変調信号Aの部分ビット判定部509は、ビット判定を行わないように制御される。つまり決定したビットは0ビットということになる。一方、変調信号Bの部分ビット判定部512、変調信号Cの部分ビット判定部3208は、それぞれ2ビット判定するように制御される。そして、信号点削減部514、516、3210は、変調信号Aの決定された0ビット（つまりどのビットも決定されていない）、変調信号Bの決定された2ビット、変調信号Cの決定された2ビットを用いて、 $4096 / 4 = 256$ 個の候補信号点に削減する。尤度判定部3212では、256個の候補信号点と逆拡散後のベースバンド信号とのプランチメトリックを求め、1個の候補信号点に絞り、検波を行うことで、変調信号A、変調信号B、変調信号Cの受信デジタル信号322、323、3213を得る。

【0169】

このように、各変調信号の受信品質に基づいて、どの変調信号の部分ビットを信号点削減に用いるかを選択するようにしたことにより、単純に全ての変調信号の部分ビットを信号点削減に用いる場合と比較して（例えば図32のような構成と比較して）、一段と誤り

率特性の良い受信デジタル信号を得ることができるようになる。

【0170】

つまり、単純に全ての変調信号の部分ビット判定結果を用いて、候補信号点を削減すると、受信品質（この実施の形態の場合には受信電界強度）の低い変調信号の部分ビット判定結果の誤る確率が高くなり、これに伴って的確な候補信号点の削減もできなくなる確率も高くなる。この結果、最終的な受信デジタル信号の誤り率特性の劣化を招くおそれがある。本実施の形態では、これを考慮して、受信品質の良い変調信号の部分ビット判定結果のみ用いて信号点削減を行うようになされている。

【0171】

かくして本実施の形態によれば、各変調信号の受信品質に基づいて、信号点削減部514、516、3210での候補信号点削減に、どの変調信号の部分ビットを用いるかを制御する制御部3301を設けたことにより、一段と誤り率特性の良い受信デジタル信号322、323、3213を得ることができるようになる。

【0172】

なお本実施の形態では、受信品質のパラメータとして、受信電界強度を用いる場合を例に説明したが、これに限ったものではなく、例えば、逆行列演算やMMSE演算後の各変調信号のキャリアパワー帯雑音電力比を求め、これを各変調信号の受信品質のパラメータとしてもよい。

【0173】

また本実施の形態では、2つの変調信号のみ部分ビットを判定する例について説明したが、1つの変調信号のみ部分ビットを判定しても同様に実施することができる。

【0174】

さらに、部分ビットとして判定するビット数を受信品質の優先順位により異なるようにしてもよい。例えば、「変調信号Aの受信電界強度>変調信号Bの受信電界強度>変調信号Cの受信電界強度」の関係が成立していた場合、変調信号Aの部分ビット判定部では2ビットを決定し、変調信号Bの部分ビット判定部では1ビットを決定し、変調信号Cの部分ビット判定部では0ビットを決定するというような、部分ビット判定を行っても、良好な誤り率特性と低演算規模との両立を図ることができる。

【0175】

つまり、各変調信号の受信品質に基づいて、制御部3301によって、信号点削減部514、516、3210での信号点削減に、各変調信号の部分ビットを何ビット用いるかを制御すると、一段と誤り率特性の良い受信デジタル信号322、323、3213を得ることができるようになる。

【0176】

また本実施の形態では、変調方式として16QAMを用いた場合について説明したが、他の変調方式を用いた場合でも同様の効果を得ることができる。

【0177】

また本実施の形態では、送信アンテナ数3、受信アンテナ数3、送信変調信号数3のときを例に説明したが、送信アンテナ数n、受信アンテナ数n、送信信号数n、(n≥2)の場合に広く適用することができる。例えば、送信アンテナ数2、受信アンテナ数2、送信変調信号数2の場合には、変調信号Aの受信電界強度>変調信号Bの受信電界強度のとき、変調信号Aに対しては2ビットの部分ビットを判定し、変調信号Bに対しては1ビットあるいは0ビットの部分判定を行い、その後、尤度判定を行うことで残りのビットを含め判定するようにすればよい。

【0178】

さらに本実施の形態では、符号化を行わない場合を例に説明したが、誤り訂正符号化を適用した際に、本実施の形態の判定方法を利用しても同様の効果を得ることができる。

【0179】

因みに、変調信号A、変調信号Bの部分ビットを決定し、この部分ビットを用いて削減した候補信号点からブランチメトリックBMA_Bを得、変調信号A、変調信号Cの部分ビ

ットを決定し、この部分ビットを用いて削減した候補信号点からプランチメトリック $B_{M_{A_C}}$ を得、変調信号 B 、変調信号 C を決定し、この部分ビットを用いて削減した候補信号点からプランチメトリック $B_{M_{B_C}}$ を得て、これらのプランチメトリック $B_{M_{A_B}}$ 、 $B_{M_{A_C}}$ 、 $B_{M_{B_C}}$ を用いて判定を行うことで、変調信号 A 、変調信号 B 、変調信号 C の受信デジタル信号 322、323、3213 を得るよう用いてよい。

【0180】

さらにシミュレーションを行った結果、本実施の形態で説明した、各変調信号の受信品質に応じて、信号点削減部での候補信号点削減に用いる部分ビットを制御する方法は、特に分離部 3201（図 33）で MMSE を行うようにすると、非常に優れた誤り率特性の受信デジタル信号 322、323、3213 を得ることができることが分かった。

【0181】

（実施の形態 8）

上述した実施の形態 1 では変調方式が 16QAM のときの 1 ビット部分判定方法（図 8B）について説明したが、本実施の形態では、一段と良好な誤り率特性を得ることができ 1 ビット部分判定方法について説明する。

【0182】

図 34 に、16QAM の信号点配置と受信信号の信号点の一例を示す。図中、3401 から 3416 は 16QAM の信号点（候補信号点）を示しており、3417 は受信信号の信号点（受信点）を示している。また図 34 では、信号点 3401 から 3416 の 4 ビットの関係（S0, S1, S2, S3）も同時に示している。

【0183】

本実施の形態の 1 ビットの部分ビット判定方法では、はじめに、受信信号の信号点 3417 と 16QAM の信号点 3401 から 3416 とのユークリッド距離を求め、最小のユークリッド距離となる 16QAM の信号点を求め、その信号点で示される 4 ビットを求める。図 34 の例では、受信点 3417 との最小ユークリッド距離の信号点として信号点 3407 が検出され、その信号点 3407 で示される 4 ビットのビット列として（S0, S1, S2, S3）=（1, 1, 1, 1）が求まる。

【0184】

次に、4 ビット（S0, S1, S2, S3）のそれぞれに対し、以下のようなユークリッド距離を求める。

【0185】

ビット S0 として “1” が求まったので、ビット列（S0, S1, S2, S3）の S0 の位置に “0” をとる信号点を探索する。探索結果として、信号点 3401, 3402, 3405, 3406, 3409, 3410, 3413, 3414 が得られる。そして、これら 8 つの信号点と受信点 3417 とのユークリッド距離を求め、最も小さいユークリッド距離 $D_{min, S0}$ の値を求める。

【0186】

同様に、S1 として “1” が求まったので、ビット列（S0, S1, S2, S3）の S1 の位置に “0” をとる信号点を探索する。探索結果として、信号点 3401, 3404, 3405, 3408, 3409, 3412, 3413, 3416 が得られる。そして、これら 8 つの信号点と受信点 3417 とのユークリッド距離を求め、最も小さいユークリッド距離 $D_{min, S1}$ の値を求める。

【0187】

同様に、S2 として “1” が求まったので、ビット列（S0, S1, S2, S3）の S2 の位置に “0” をとる信号点を探索する。探索結果として、信号点 3409, 3410, 3411, 3412, 3413, 3414, 3415, 3416 が得られる。そして、これら 8 つの信号点と受信点 3417 とのユークリッド距離を求め、最も小さいユークリッド距離 $D_{min, S2}$ の値を求める。

【0188】

同様に、S3 として “1” が求まったので、ビット列（S0, S1, S2, S3）の S3 の

3の位置に“0”をとる信号点を探索する。探索結果として、信号点3401、3402、3403、3404、3413、3414、3415、3416が得られる。そして、これら8つの信号点と受信点3417とのユークリッド距離を求め、最も小さいユークリッド距離 D_{min, S_3} の値を求める。

【0189】

つまり、決定されたビット S_x の否定の値をとる信号点を探索し、それらの信号点と受信点3407とのユークリッド距離を求め、最も小さいユークリッド距離 D_{min, S_x} の値を求める。

【0190】

そして、 D_{min, S_0} 、 D_{min, S_1} 、 D_{min, S_2} 、 D_{min, S_3} の中で、最大値をとるものを探査する。例えば、最大値をとるもののが D_{min, S_0} であった場合、 S_0 を決定する。つまり、最大値をとるもののが D_{min, S_y} であった場合、 S_y を決定する。これにより、ビット列(S_0, S_1, S_2, S_3)の中で、最も確からしいビットを選ぶことができるようになる。

【0191】

以上の処理をまとめると、図35のようになる。

【0192】

先ず、ステップST0で処理を開始すると、ステップST1で受信点3417とのユークリッド距離が最小の候補信号点3407を検出する。

【0193】

ステップST2では、候補信号点3407に対応するビット列(1, 1, 1, 1)に含まれるビットを1ビットずつ反転させる。ステップST3では、各反転ビット毎に、反転ビットを含む複数の候補信号点を探査する。ステップST4では、各反転ビット毎に、受信点とステップST3で探査した複数の候補信号点間での最小ユークリッド距離を検出する。ステップST5では、ステップST4で検出した各反転ビット毎の最小ユークリッド距離の中で最大のユークリッド距離を検出する。ステップST6では、ステップST5で検出した最大ユークリッド距離に対応するビットが、ステップST1で検出された候補信号点3407で表されるビット列(1, 1, 1, 1)の中で最も信頼性の高いビットであるとして、これを部分ビットとして採用する。

【0194】

つまり、ステップST2からステップST6では、ステップST1で検出した候補信号点により表されるビット列の中で最も信頼性の高いビットを決定する。そしてステップST7で処理を終了する。

【0195】

かくして本実施の形態によれば、変調信号の受信点とのユークリッド距離が最小となる候補信号点を検出し、検出した候補信号点に対応するビット列に含まれるビットを1つずつ反転し、各反転ビット毎に、反転ビットを含む複数の候補信号点を探査し、各反転ビット毎に、受信点と前記探査した複数の候補信号点との最小ユークリッド距離を検出し、前記各反転ビット毎の最小ユークリッド距離の中で最大のユークリッド距離を検出し、検出した最大ユークリッド距離に対応するビットを部分ビットとして決定するようにしたことにより、誤っている確率が非常に低い1ビットを決定することができる。

【0196】

ここで、このような1ビット判定アルゴリズムを、部分ビット判定部509、512で実行するようにすれば、誤っている確率の非常に低い部分ビット(1ビット)を決定できるので、最終的に得られる受信デジタル信号の誤り率特性も向上させることができるようになる。但し、本実施の形態の1ビット判定アルゴリズムは、上述した実施の形態で説明した構成の受信装置に用いる場合に限らず、信号点で示されるビット列の中で最も誤っている確率の小さいビットを選択したい場合に広く適用できる。

【0197】

なお本実施の形態では、16QAMを例に説明したが、他の変調方式のときも同様にし

て 1 ビットを決定することができる。またユークリッド距離の代わりにユークリッド距離の 2 乗を求めて同様に実施することができる。

【0198】

(他の実施の形態)

なお上述した実施の形態では、主に、本発明を、スペクトル拡散通信方式及び O F D M 方式に適用する場合を例に説明したが、これに限ったものではなく、シングルキャリア方式や、O F D M 方式以外のマルチキャリア方式、さらにはマルチキャリア方式とスペクトル拡散通信方式を併用した方式に対し M I M O 伝送を用いた場合にも同様の効果を得ることができる。

【0199】

また変調方式として主に 16 値の多値変調を用いた場合について説明したが、16 値以外の多値変調を用いた場合にも同様の効果を得ることができる。すなわち、上述した実施の形態では、16 値の多値変調信号を受信したときに、図 8B、図 10B、図 14B に示したようにして部分ビットを求めたが、これに限らない。例えば、1 シンボルで m ビットを送信する m 値変調方式の場合、部分ビット判定により求めた k ($k < m$) ビットに基づいて m ビットを $m - k$ ビットに絞り込み（すなわち候補信号点数を削減し）、削減した候補信号点に対して尤度検波を行えば、上述した実施の形態と同様の効果を得ることができる。また部分ビットを求める場合の領域の分け方は、図 8B、図 10B、図 14B、図 16、図 17、図 18 に限らず、別の領域分けを適用することもできる。

【0200】

また上述した実施の形態では、主に、部分ビットを判定するにあたって逆行列演算を行う場合について述べたが、部分ビットの判定方法はこれに限らず、要は、尤度検波とは異なる検波方法でかつ尤度復号よりも演算量の少ない検波方法によって部分ビットを求めるようにすれば、全てのビットを尤度検波により求める場合と比較して演算量を削減できるので、上述した実施の形態と同様の効果を得ることができる。

【0201】

さらに上述した実施の形態では、主に、送信アンテナ数 2、受信アンテナ数 2、送信信号数 2 の場合を例に説明したが、本発明はこれに限らず、送信アンテナ数 n 、受信アンテナ数 n 、送信信号数 n ($n \geq 3$) の装置にも適用できる。また送信アンテナ数、送信信号数よりも受信アンテナ数を多くし、分離、信号点削減を行う際に、合成又は選択ダイバーシチを行うことで、分離精度や受信品質の向上を狙った装置にも適用することができる。

【0202】

本発明は、上述した実施の形態に限定されずに、種々変更して実施することができる。

【0203】

本発明の受信装置の一つの態様においては、複数のアンテナからそれぞれ異なる変調信号を送信する送信装置から送信された変調信号を受信する受信装置であって、各変調信号のチャネル推定値を求めるチャネル変動推定部と、尤度検波とは異なる検波方法を用いて変調信号の一部のビットのみを復調する部分ビット復調部と、復調された部分ビット及びチャネル推定値を用いて候補信号点を削減する信号点削減部と、削減された候補信号点と受信ベースバンド信号とを用いて尤度検波を行う尤度検波部とを具備する構成を探る。

【0204】

この構成によれば、部分ビット復調部では尤度検波とは異なる検波方法を用いて一部のビットのみを復調するので、少ない演算量で部分ビットを得ることができる。また尤度検波部では、削減された候補信号点を用いて尤度検波を行うので、少ない演算量で残りのビットを精度良く求めることができる。このように、尤度検波を部分的に行うようにしているので、ユークリッド距離を求める演算回数を削減しつつ、誤り率特性の良い受信デジタル信号を得ることができるようになる。

【0205】

本発明の受信装置の一つの態様においては、各変調信号の受信品質に基づいて、信号点削減部での候補信号点削減に、どの変調信号の部分ビットを用いるかを制御する制御部を

さらに具備する構成を探る。

【0206】

この構成によれば、単純に全ての変調信号の部分ビットを用いて信号点削減を行う場合と比較して、誤っている確率が高い部分ビットを信号点削減処理に用いないようにすることができるので、より的確な信号点削減処理を行うことができ、一段と誤り率特性の良い受信ディジタル信号を得ることができるようになる。

【0207】

本発明の受信装置の一つの態様においては、各変調信号の受信品質に基づいて、信号点削減部での信号点削減に、各変調信号の部分ビットを何ビット用いるかを制御する制御部をさらに具備する構成を探る。

【0208】

この構成によれば、単純に全ての変調信号につき同じ数だけ部分ビットを用いて信号点削減を行う場合と比較して、誤っている確率が高い部分ビットを信号点削減処理に用いないようにすることができるので、より的確な信号点削減処理を行うことができ、一段と誤り率特性の良い受信ディジタル信号を得ることができるようにになる。

【0209】

本発明の受信装置の一つの態様においては、部分ビット復調部は、受信信号を各変調信号に分離する分離部と、分離された変調信号の受信点とのユークリッド距離が最小となる候補信号点を求め、求めた候補信号点に対応するビット列に含まれるビットを1つずつ反転し、各反転ビット毎に、反転ビットを含む複数の候補信号点を探索し、各反転ビット毎に、受信点と前記複数の候補信号点との最小ユークリッド距離を検出し、前記各反転ビット毎の最小ユークリッド距離の中で最大のユークリッド距離を検出し、検出した最大ユークリッド距離に対応する1ビットを復調部分ビットとする部分ビット判定部とを具備する構成を探る。

【0210】

この構成によれば、部分ビット判定部によって、誤っている確率の非常に低い1ビットを得ることができるので、より的確な信号点削減処理を行うことができ、一段と誤り率特性の良い受信ディジタル信号を得ることができるようにになる。

【0211】

本発明の受信装置の一つの態様においては、部分ビット復調部は、チャネル推定値を用いたチャネル推定行列の逆行列演算によって各変調信号を分離する分離部と、分離された変調信号の部分ビットを判定する部分ビット判定部とを具備する構成を探る。

【0212】

本発明の受信装置の一つの態様においては、部分ビット判定部は、MMSE (Minimum Mean Square Error) 演算を行うことにより各変調信号を分離する分離部と、分離された変調信号の部分ビットを判定する部分ビット判定部とを具備する構成を探る。

【0213】

これらの構成によれば、尤度検波の場合と比較して、少ない演算量で部分ビットを決定することができる。

【0214】

本発明の部分ビット判定方法の一つの態様においては、変調信号の受信点とのユークリッド距離が最小となる候補信号点を検出する最小距離候補点検出ステップと、検出した候補信号点に対応するビット列に含まれるビットを1つずつ反転するビット反転ステップと、各反転ビット毎に、反転ビットを含む複数の候補信号点を探索するステップと、各反転ビット毎に、受信点と前記探索した複数の候補信号点との最小ユークリッド距離を検出するステップと、各反転ビット毎の最小ユークリッド距離の中で最大のユークリッド距離を検出するステップと、検出した最大ユークリッド距離に対応するビットを部分ビットとして決定するステップとを含むようにする。

【0215】

この方法によれば、最小距離候補点検出ステップで検出した候補信号点により表される

ビット列の中で最も信頼性の高いビットを決定できるので、誤っている確率の非常に低い1ビットを決定することができる。

【0216】

本発明の送信装置の一つの態様においては、複数のアンテナからそれぞれ異なる変調信号を送信する送信装置であって、IQ平面上で、複数の信号点セットに分割され、かつ信号点セット内の最小信号点間距離が信号点セット間の最小信号点距離よりも小さくされている信号点配置を用いて、送信ビットを信号点マッピングすることにより変調信号を得る変調部と、変調部により得られた変調信号を送信するアンテナとを具備する構成を探る。

【0217】

この構成によれば、受信側で、信号セット内の信号点に共通のビットを容易かつ的確に判定できるようになる。よって、変調信号の一部のビット（部分ビット）のみを復調することが求められる受信装置にとって、非常に都合の良い送信信号を形成できる。

【0218】

本発明の送信装置の一つの態様においては、同一の信号点セット内にマッピングされる送信ビットをまとめて符号化する符号化部をさらに具備する構成を探る。

【0219】

この構成によれば、受信側で、信号点セット内で共通の部分ビット単位で誤り訂正処理を行うことができるようになるので、受信側で、一段と簡易な構成で一段と誤っている可能性の低い部分ビットを得ることができるようになる。

【0220】

本発明の送信装置の一つの態様においては、符号化部は、同一の信号点セット内にマッピングされる送信ビットについては、他の送信ビットよりも誤り訂正能力の高い符号化を施す構成を探る。

【0221】

この構成によれば、受信側で、一段と誤っている可能性の低い部分ビットを得ることができるようになる。

【産業上の利用可能性】

【0222】

本発明の受信装置及び送信装置は、例えばMIMO（Multiple-Input Multiple-Output）方式やOFDM-MIMO方式のように、複数のアンテナからそれぞれ異なる変調信号を送信する無線通信システムに広く適用できる。

【図面の簡単な説明】

【0223】

【図1】本発明の実施の形態1に係る送信装置の構成を示すブロック図

【図2】実施の形態1のフレーム構成を示す図

【図3】本発明の実施の形態1に係る受信装置の構成を示すブロック図

【図4】受信装置の信号処理部の構成を示すブロック図

【図5】実施の形態における送受信アンテナの関係を示す図

【図6A】変調信号Aに適用する16QAMのビット配置を示す図

【図6B】変調信号Bに適用する16QAMのビット配置を示す図

【図7】16QAMの変調信号Aと16QAMの変調信号Bを受信したときの推定信号点（候補信号点）の信号点配置例を示す図

【図8A】16QAMのビット配置を示す図

【図8B】実施の形態1における、16QAMの部分ビット判定のための領域分割の仕方を示す図

【図9】実施の形態1における信号点削減後の信号点状態を示す図

【図10A】16QAMのビット配置を示す図

【図10B】16QAMの2ビットを部分ビット判定するための領域分割の仕方を示す図

【図11】実施の形態1の送信装置の構成を示すブロック図

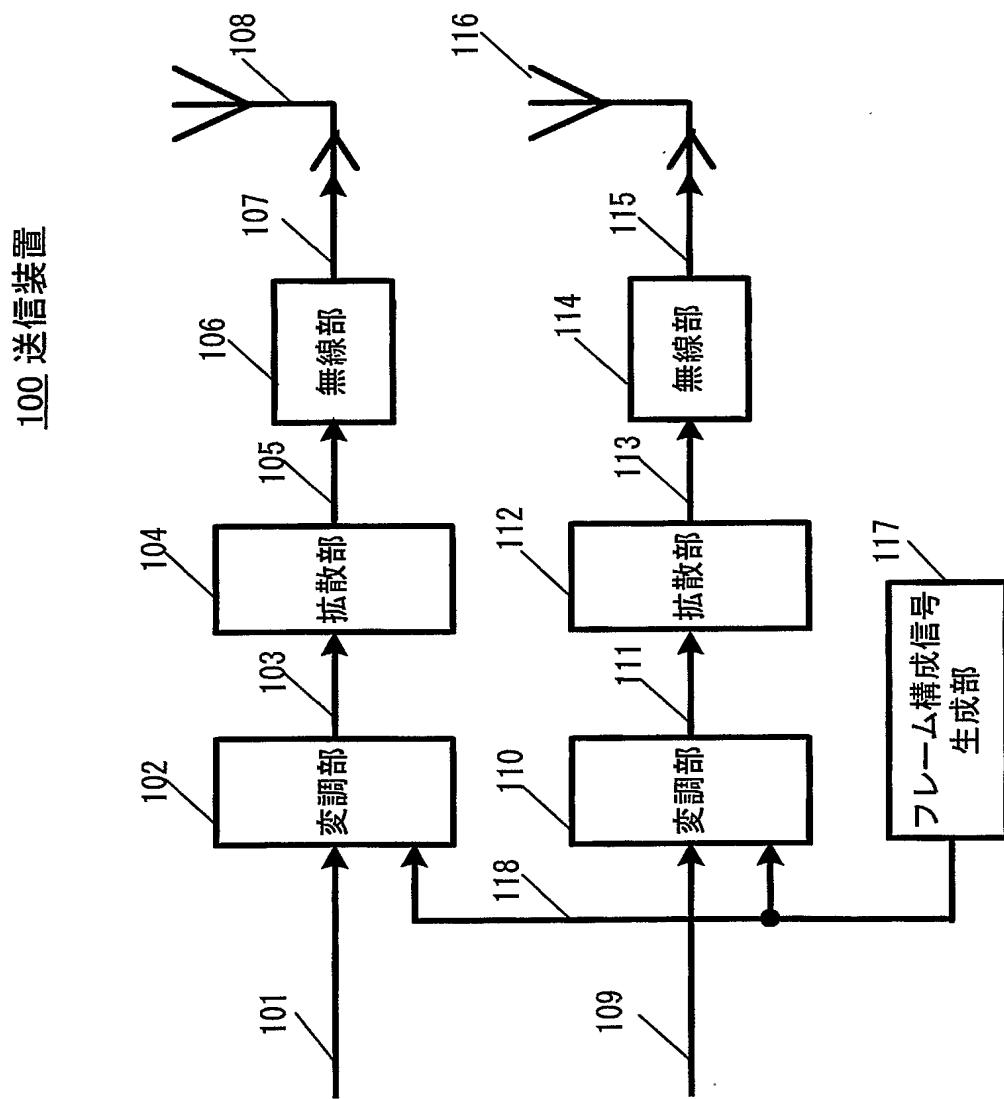
【図12A】図11の送信装置から送信される変調信号Aのフレーム構成を示す図
 【図12B】図11の送信装置から送信される変調信号Bのフレーム構成を示す図
 【図13】図11の送信装置からの信号を受信する受信装置の構成を示すブロック図
 【図14A】実施の形態2の送信装置による信号点配置を示す図
 【図14B】実施の形態2の受信装置による部分ビット判定時の領域分割の仕方を示す図
 【図15】実施の形態2の信号処理部の別の構成例を示すブロック図
 【図16】64QAMの信号点配置を示す図
 【図17】実施の形態3の送信装置による信号点配置、及び受信装置による部分ビット判定のための領域分割の仕方を示す図
 【図18】実施の形態3の送信装置による信号点配置、及び受信装置による部分ビット判定のための領域分割の仕方を示す図
 【図19】実施の形態4の送信装置の構成を示すブロック図
 【図20】実施の形態4の受信装置の信号処理部の構成を示すブロック図
 【図21】図20の軟判定値計算部による演算処理の説明に供する図
 【図22】実施の形態4の信号処理部の別の構成例を示すブロック図
 【図23】実施の形態5の符号化部の構成を示すブロック図
 【図24A】実施の形態5における変調信号Aの部分ビットを判定する部分ビット判定部の構成を示す図
 【図24B】実施の形態5における変調信号Bの部分ビットを判定する部分ビット判定部の構成を示す図
 【図24C】実施の形態5の尤度検波部の構成を示す図
 【図25】実施の形態5の符号化部の別の構成例を示すブロック図
 【図26】実施の形態5における受信装置の信号処理部の別の構成例を示すブロック図
 【図27】実施の形態6においてトレリス符号化変調を行うための変調部の構成を示すブロック図
 【図28】BPSK信号を部分ビット判定するための領域分割の仕方を示す図
 【図29】実施の形態7の送信装置の構成を示すブロック図
 【図30】実施の形態7のフレーム構成を示す図
 【図31】実施の形態7の受信装置の構成を示すブロック図
 【図32】実施の形態7における受信装置の信号処理部の構成を示すブロック図
 【図33】実施の形態7における受信装置の信号処理部の別の構成を示すブロック図
 【図34】実施の形態8の1ビット判定処理の説明に供する図
 【図35】実施の形態8の1ビット判定処理手順を示すフローチャート
 【図36】従来のマルチアンテナ送信装置及び受信装置の概略構成を示すブロック図

【符号の説明】

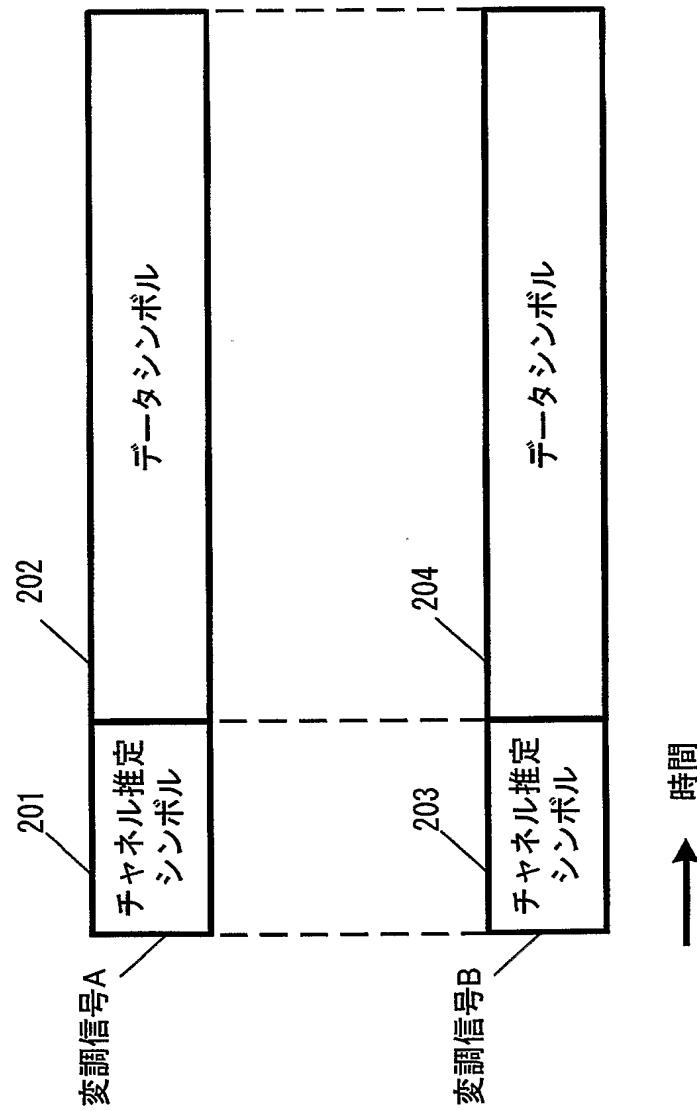
【0224】
 100、1100、1900、2900 送信装置
 102、110、1102、1112、2902 変調部
 108、116、301、311、1110、1120、1301、1311、290
 8、3105 アンテナ
 300、1300、3100 受信装置
 307、309、317、319、1307、1309、1317、1319、310
 1、3103、3111、3113、3115 チャネル変動推定部
 308、310、318、320、1308、1310、1318、1320、310
 2、3104、3112、3114、3116 チャネル変動信号
 321、1321、2000、2200、2600、3117 信号処理部
 322、323、1322、1323、2004、3118、3213 受信デジタル信号

507、3201 分離部
508 変調信号Aの推定ベースバンド信号
509、512、3208 部分ビット判定部
510、513、3209 部分ビット情報
511 変調信号Bの推定ベースバンド信号
514、516、3210 信号点削減部
515、517 削減後の信号点情報
518、3212 尤度検波部
550、2610、3230 部分ビット復調部
1902、2300、2500 符号化部
3207 変調信号Cの推定ベースバンド信号
3301 制御部

【書類名】図面
【図1】

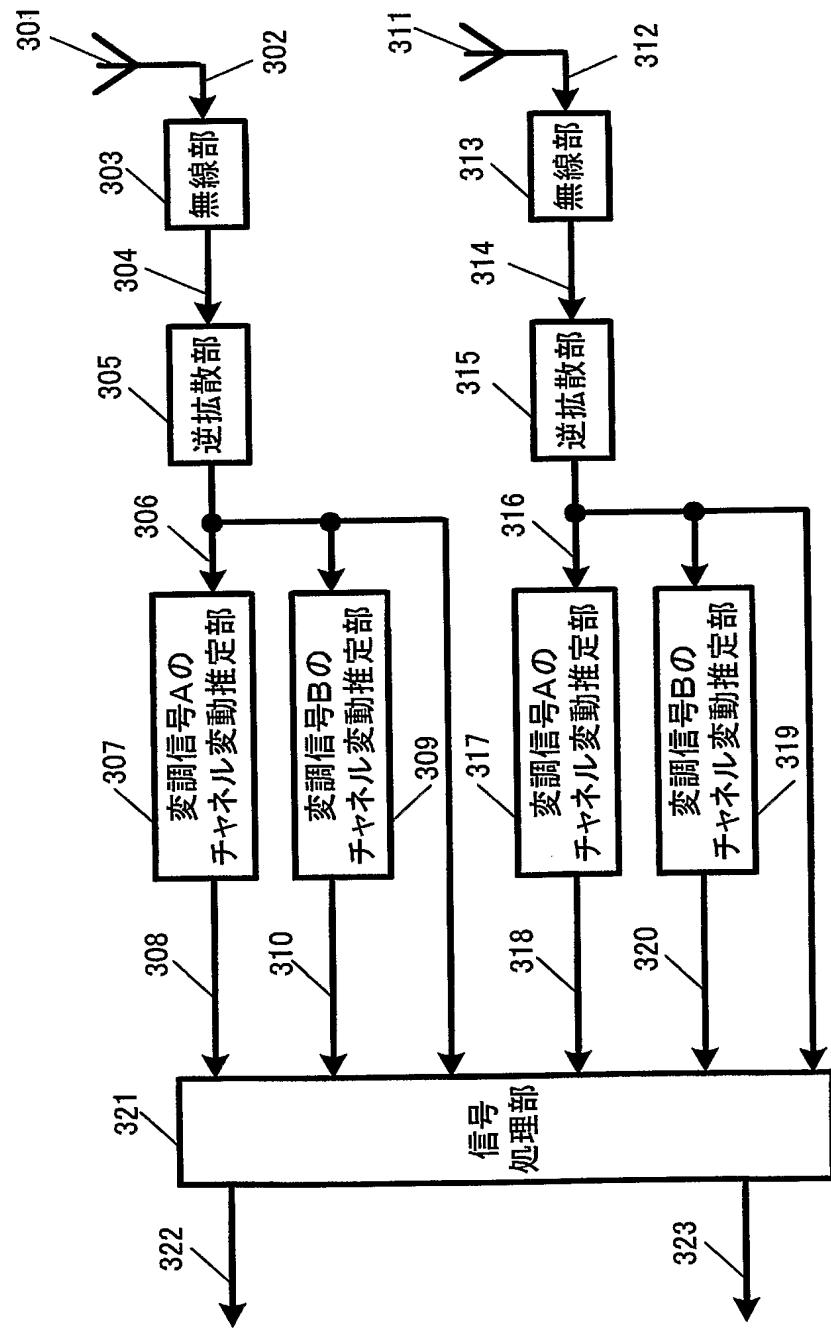


【図2】



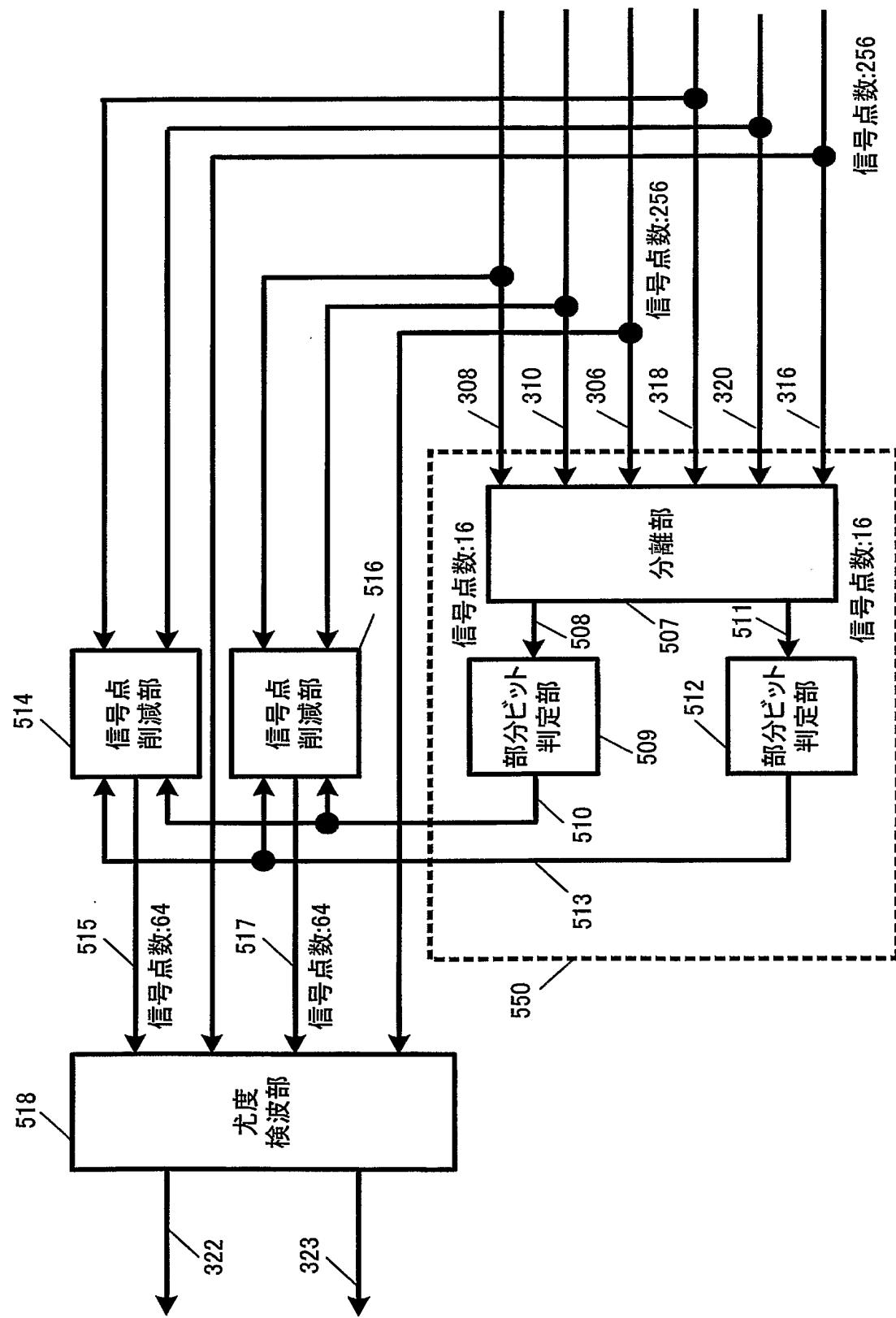
【図3】

300 愛信装置

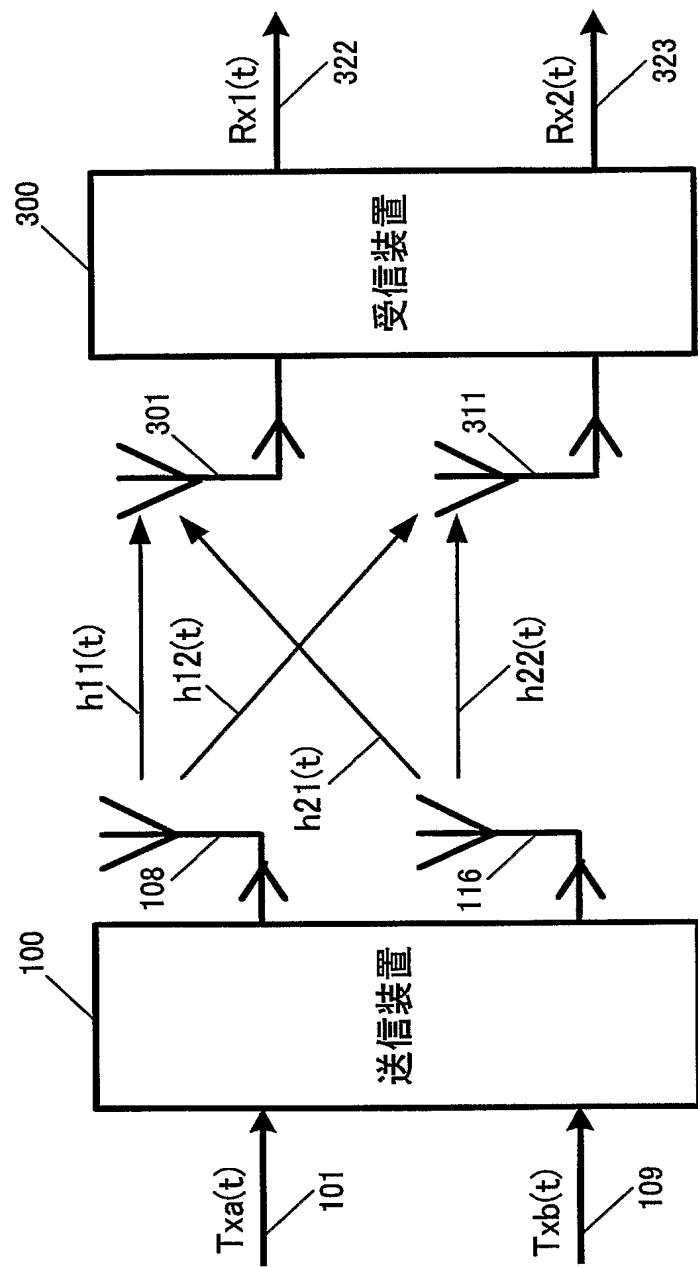


【図4】

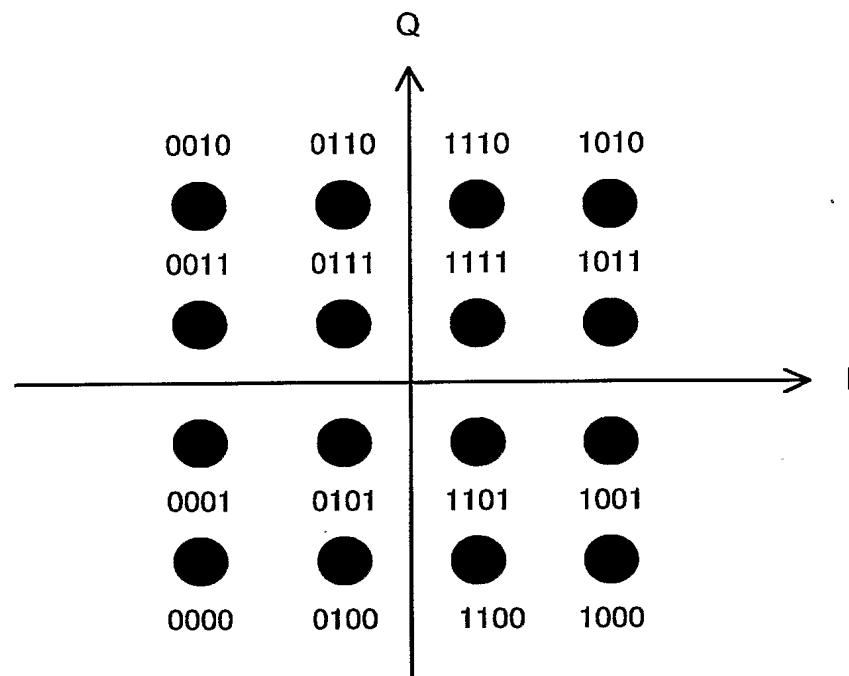
321 信号処理部



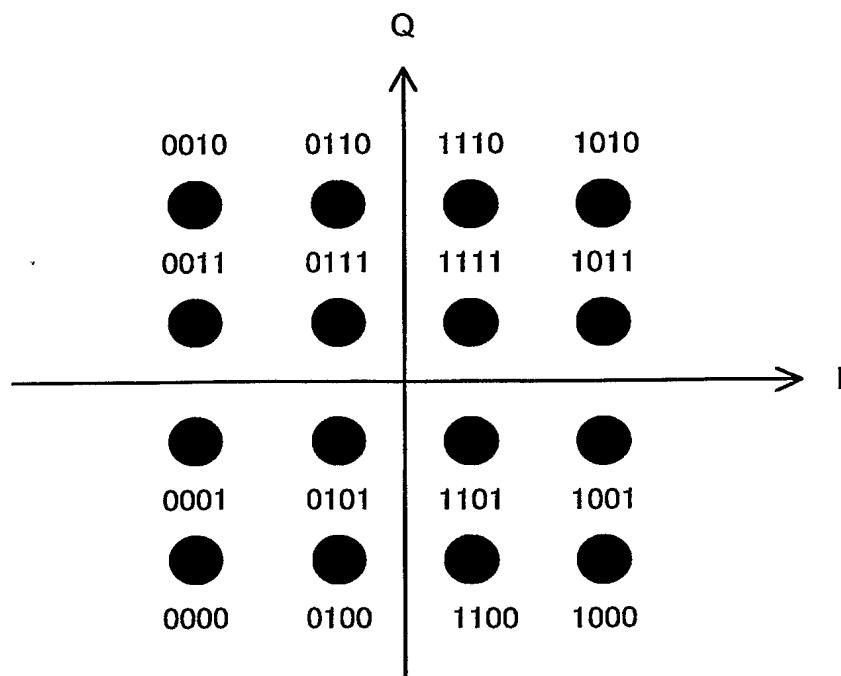
【図5】



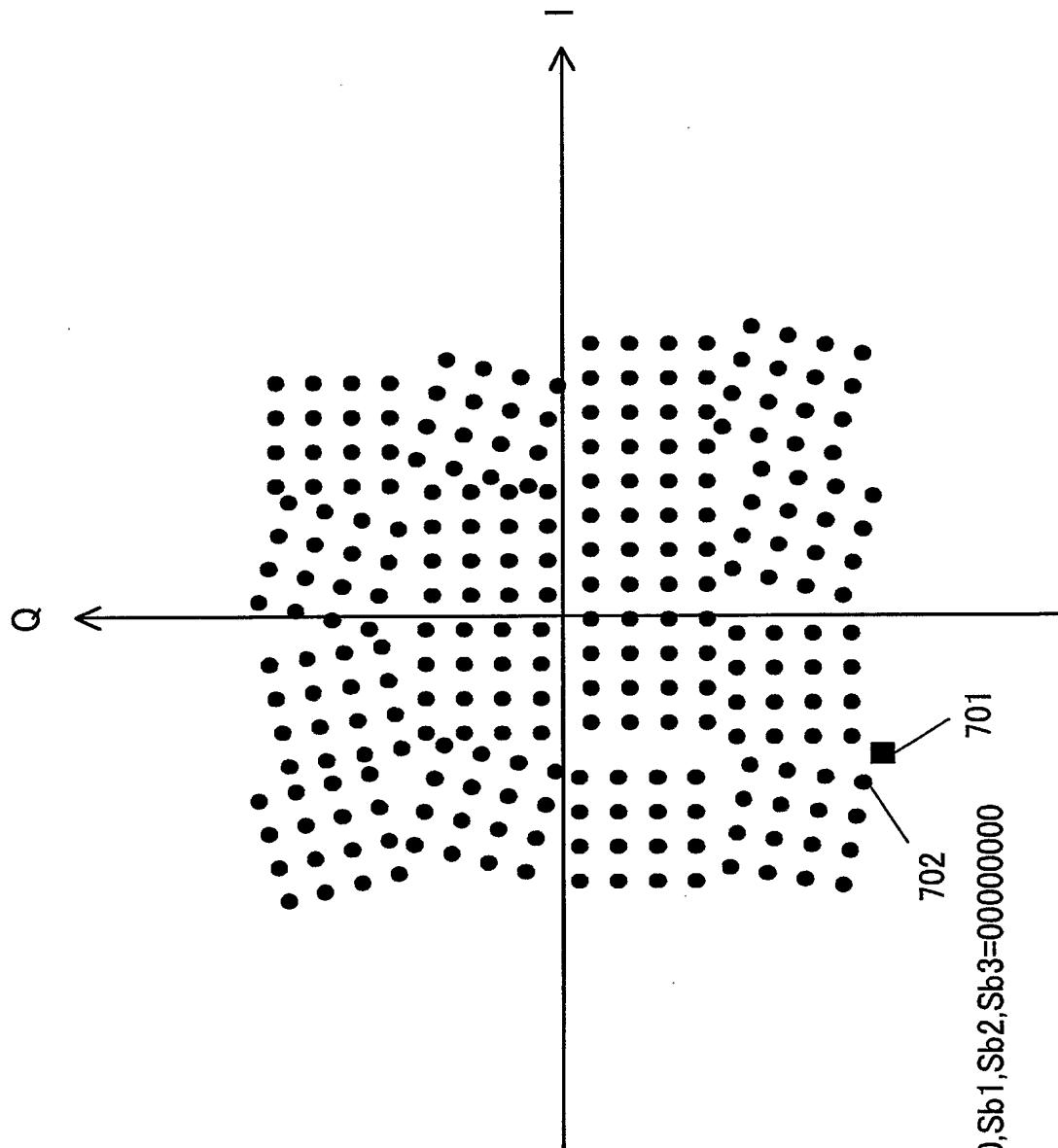
【図6A】



【図6B】



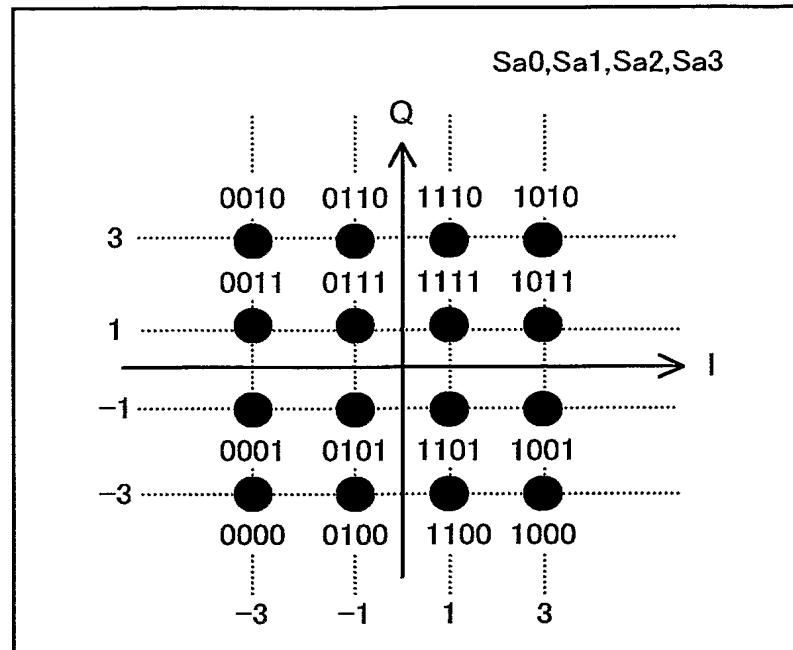
【図7】



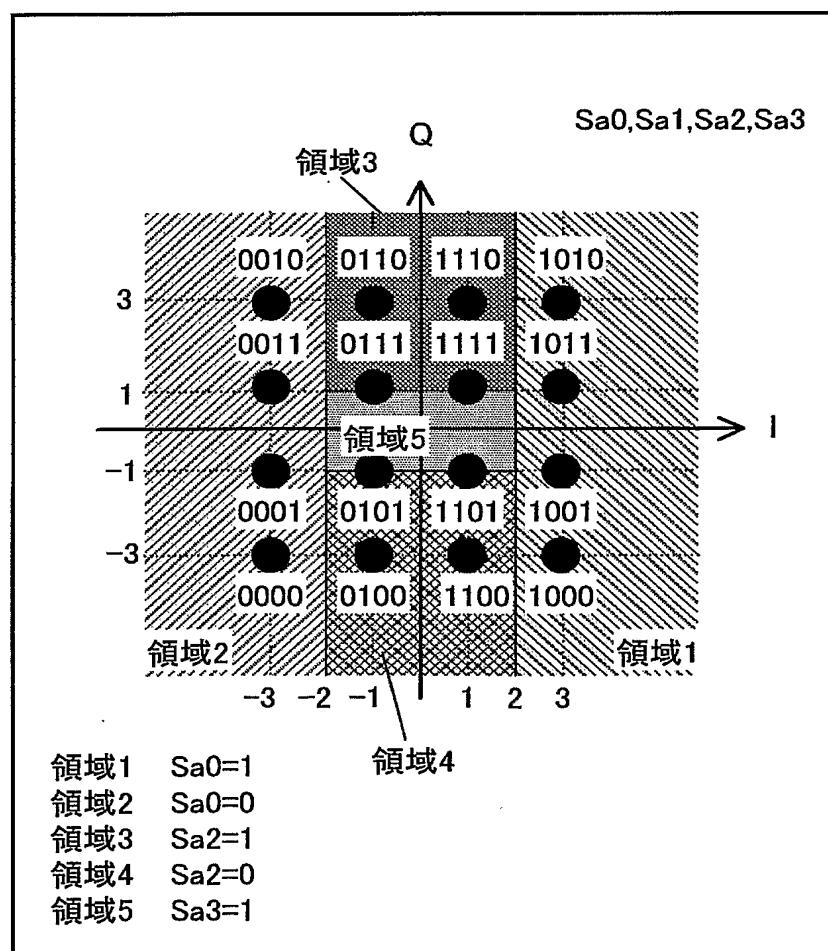
Sa0,Sa1,Sa2,Sa3,Sb0,Sb1,Sb2,Sb3=00000000

702 701

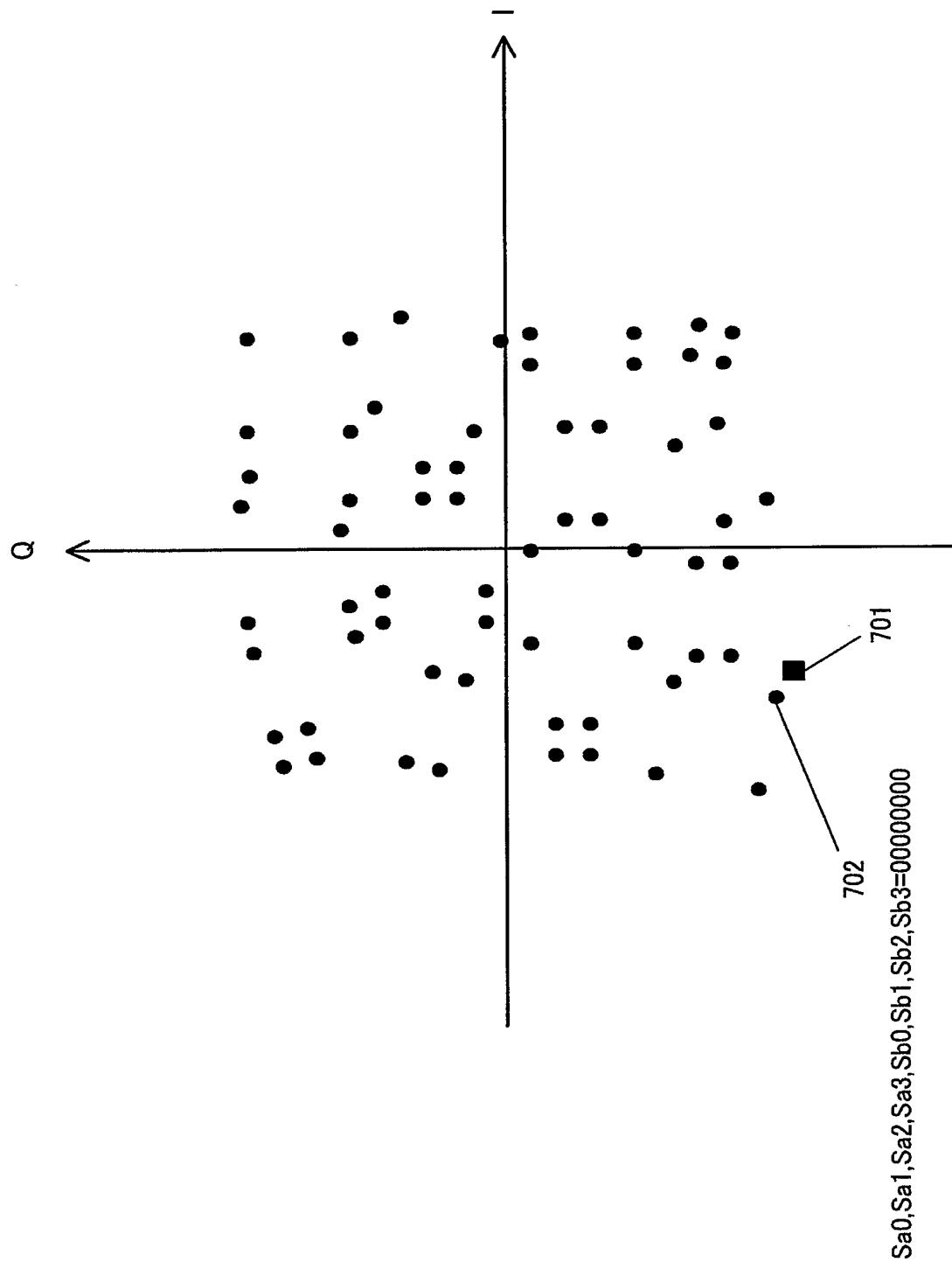
【図8A】



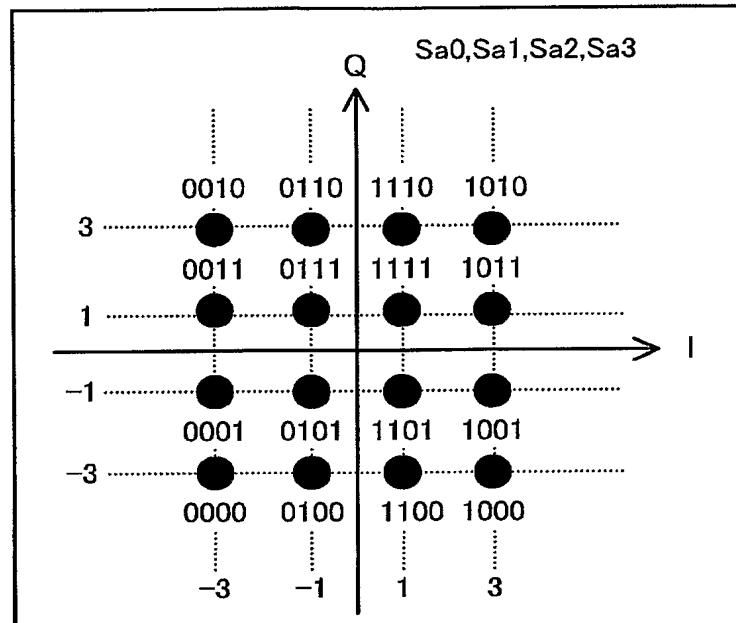
【図8B】



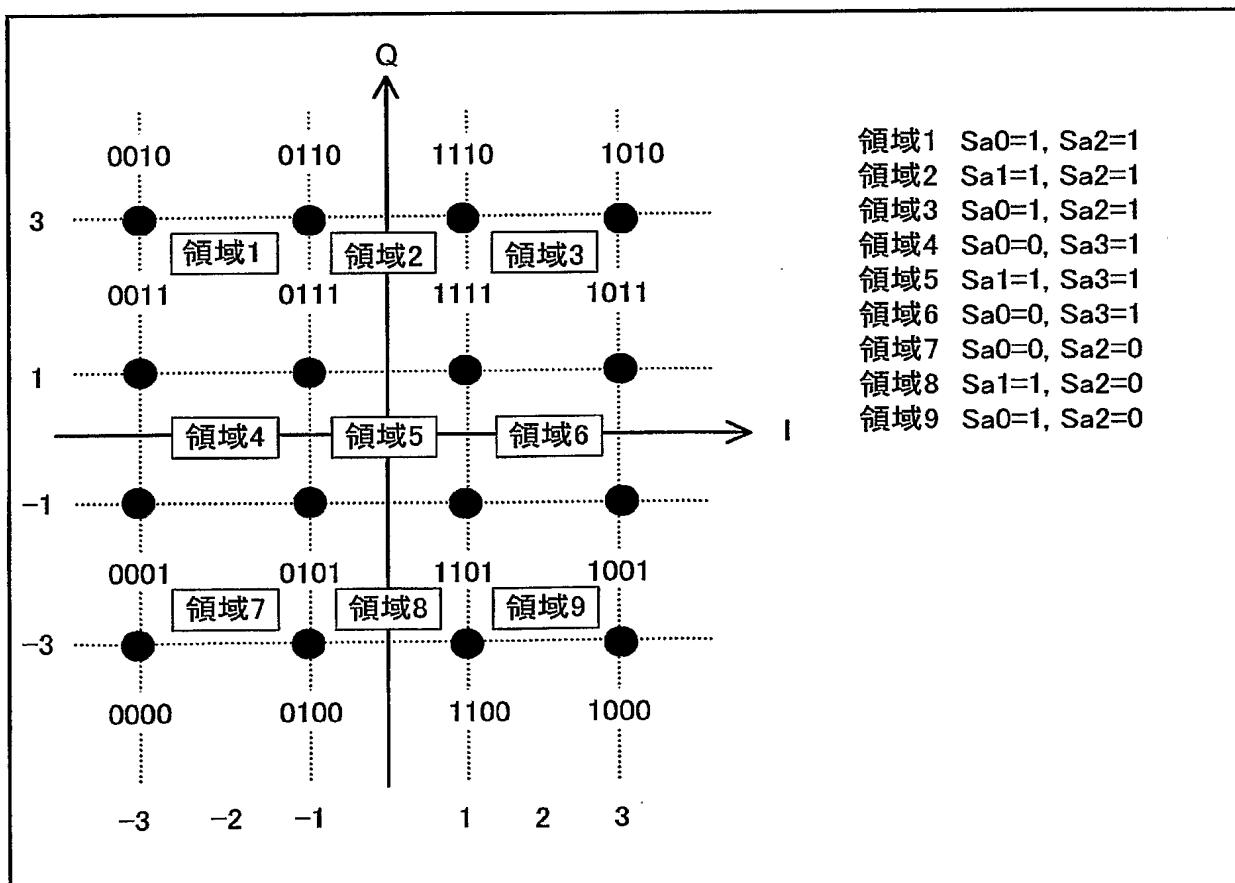
【図 9】



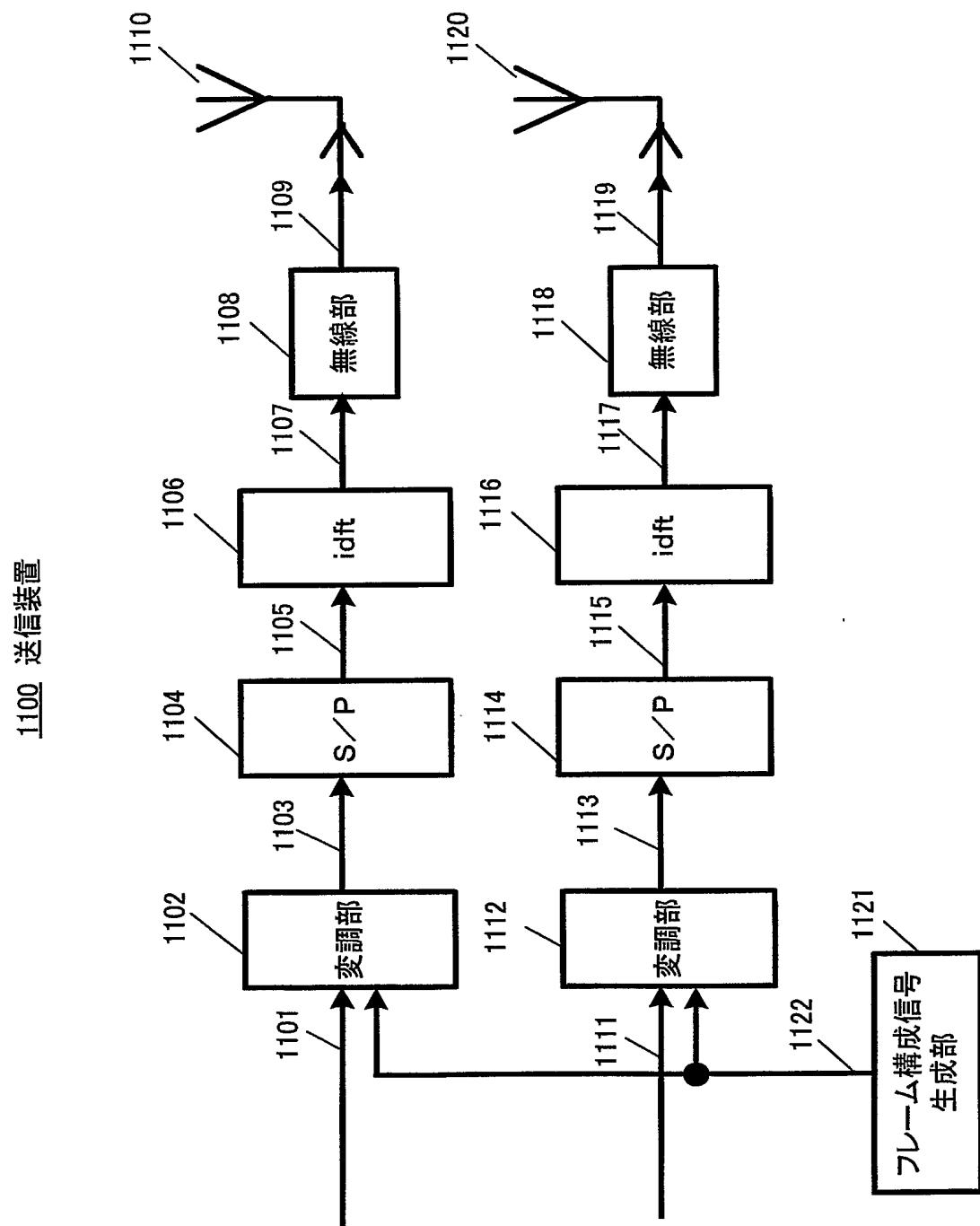
【図 10 A】



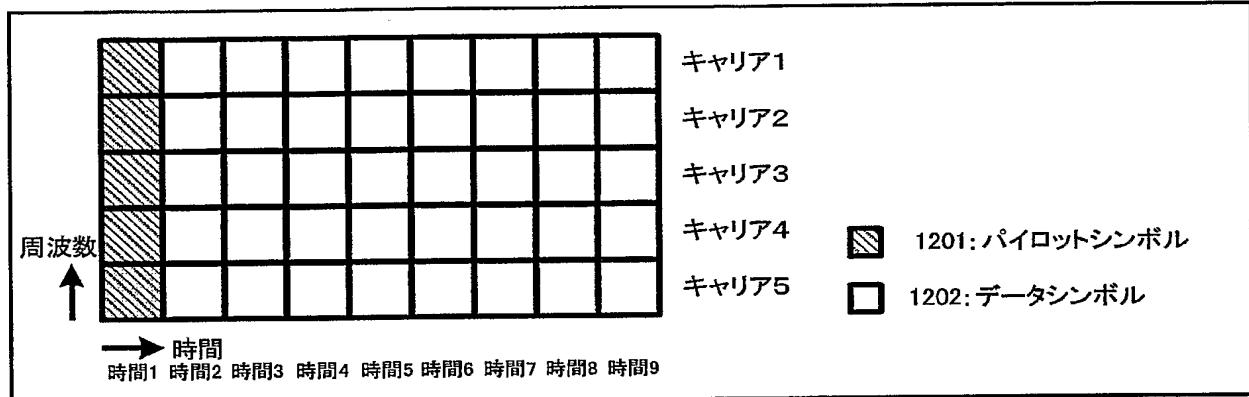
【図 10 B】



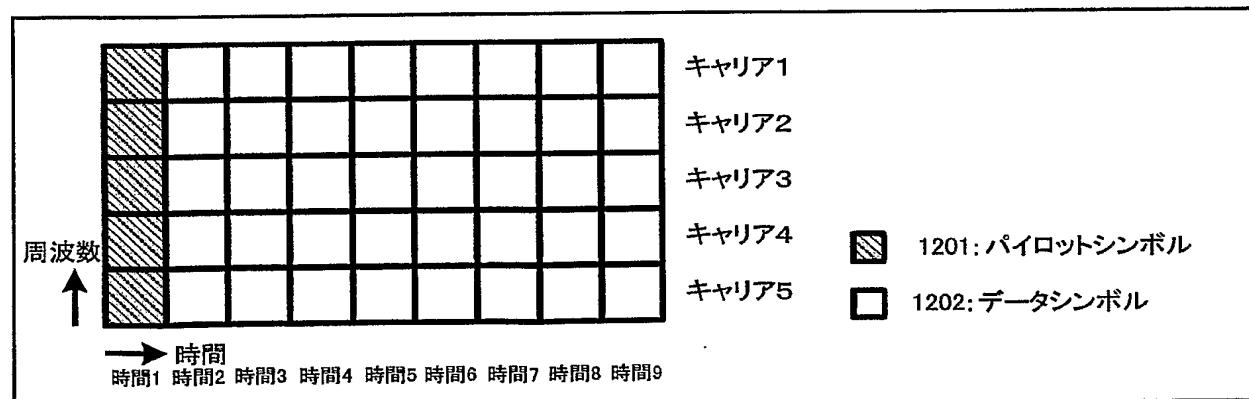
【図 11】



【図12A】

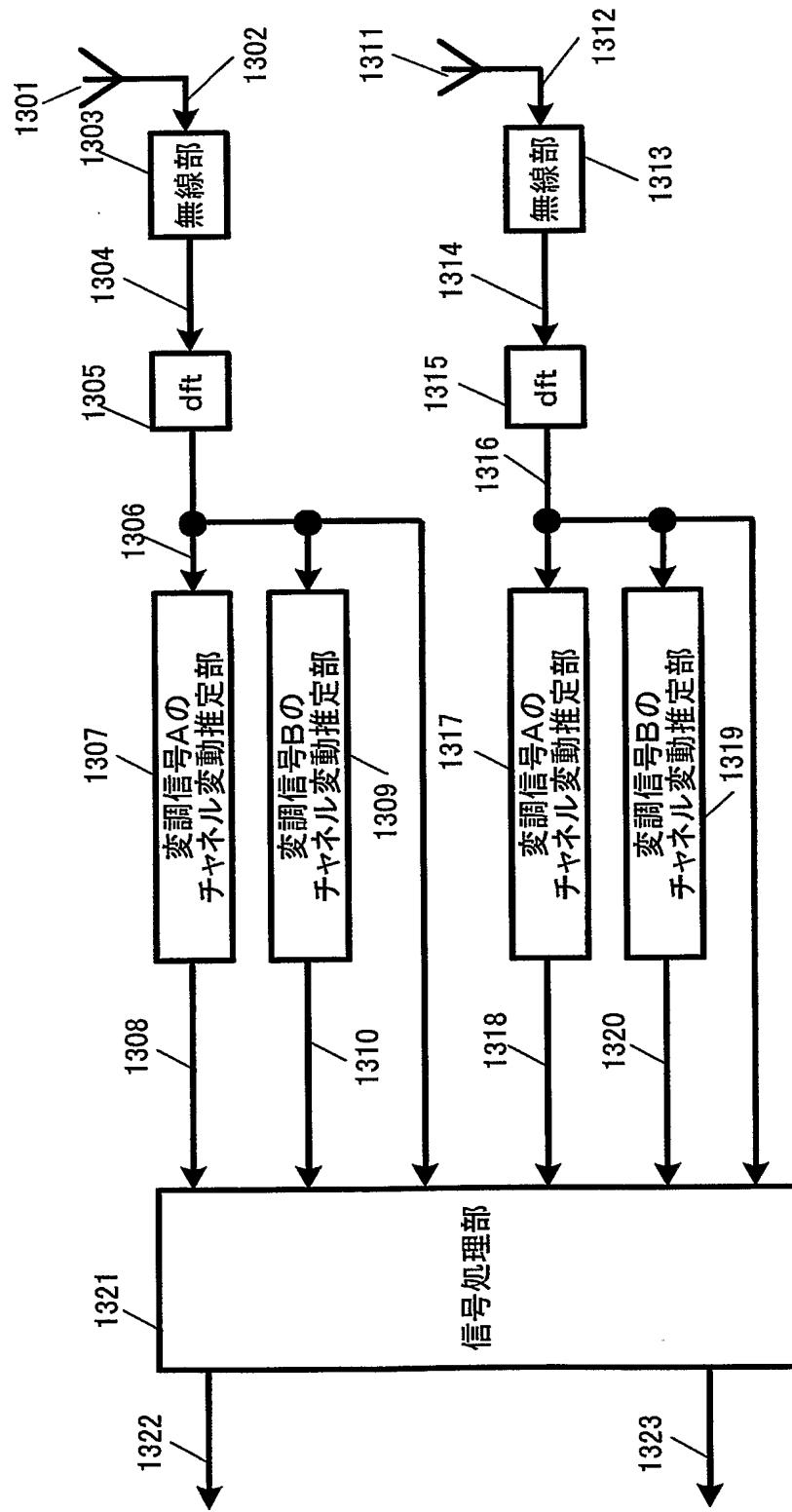


【図12B】

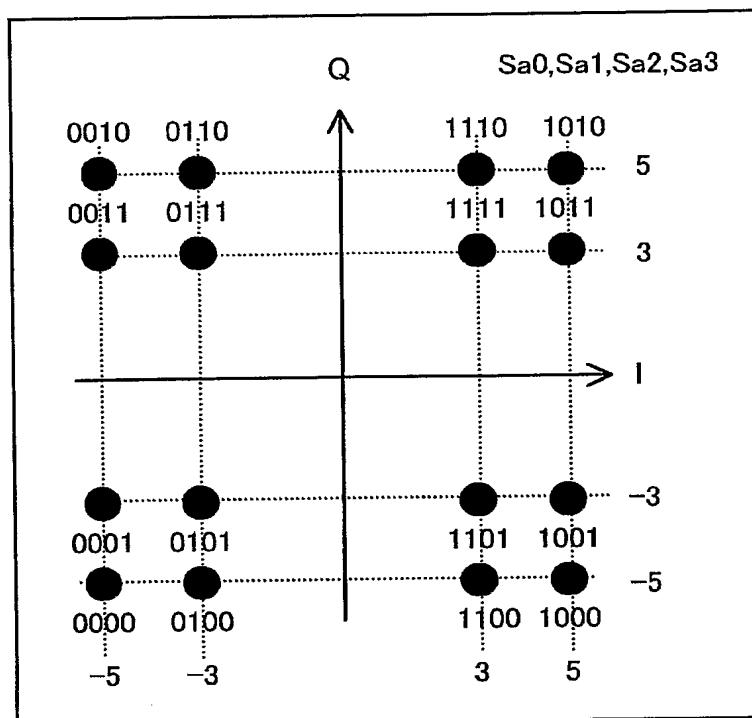


【図13】

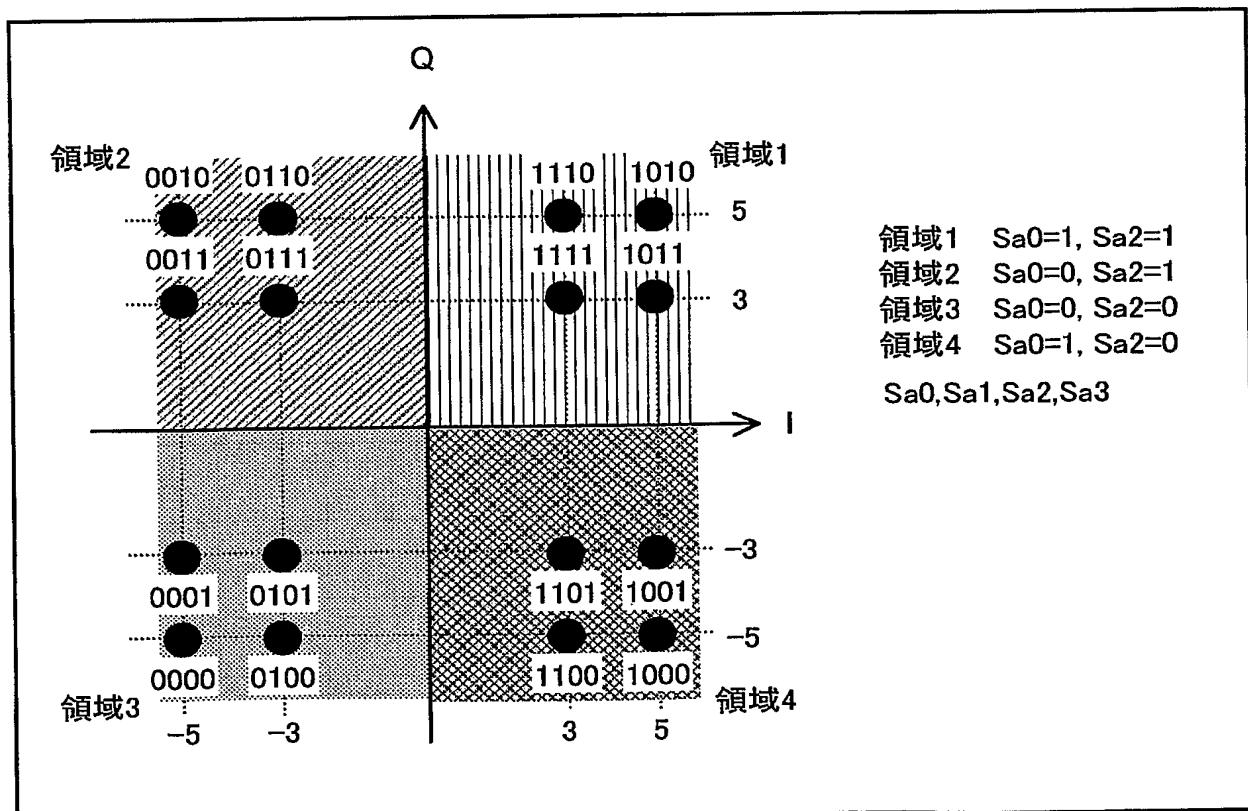
1300 受信装置



【図 14 A】

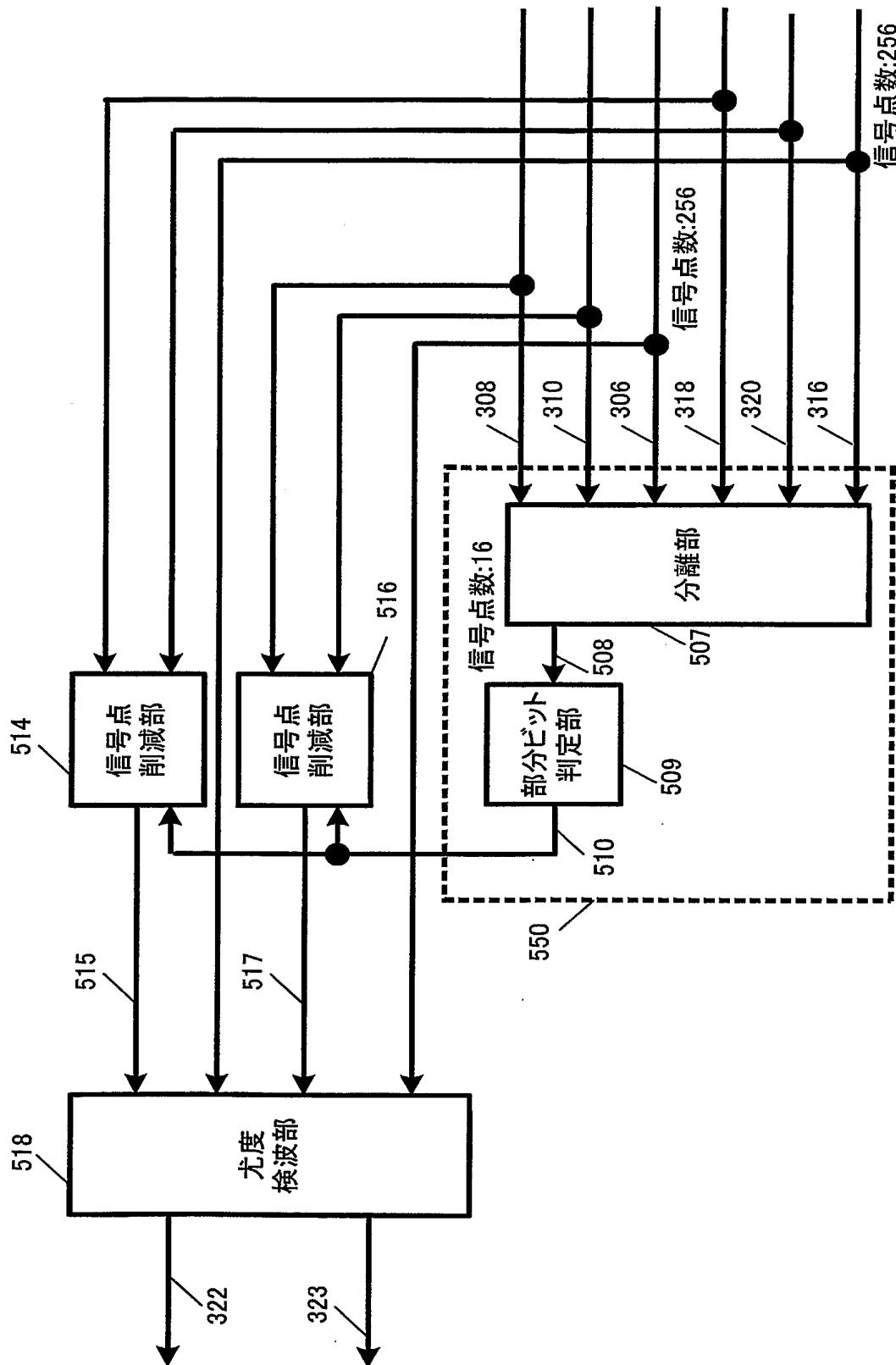


【図 14 B】

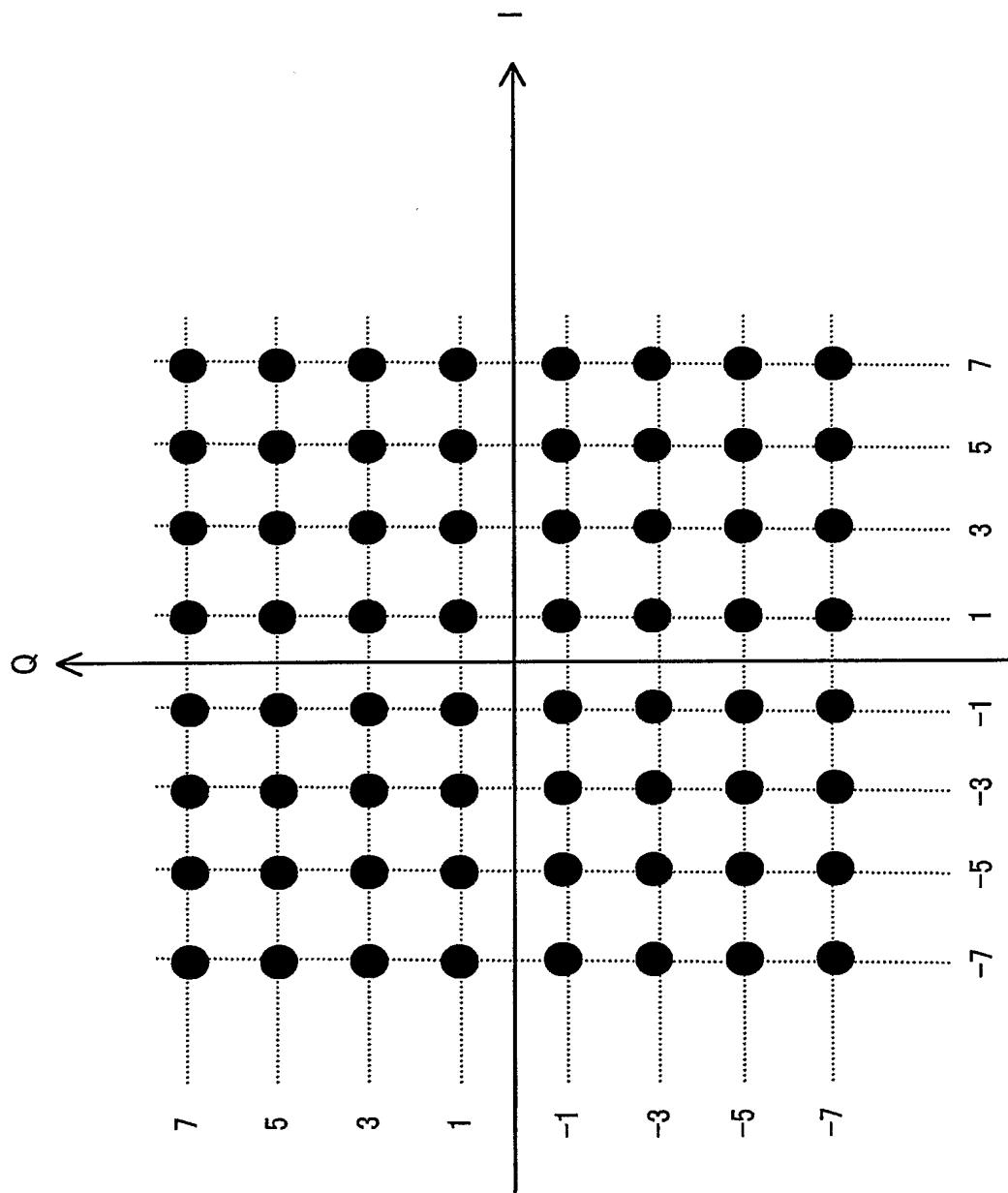


【図15】

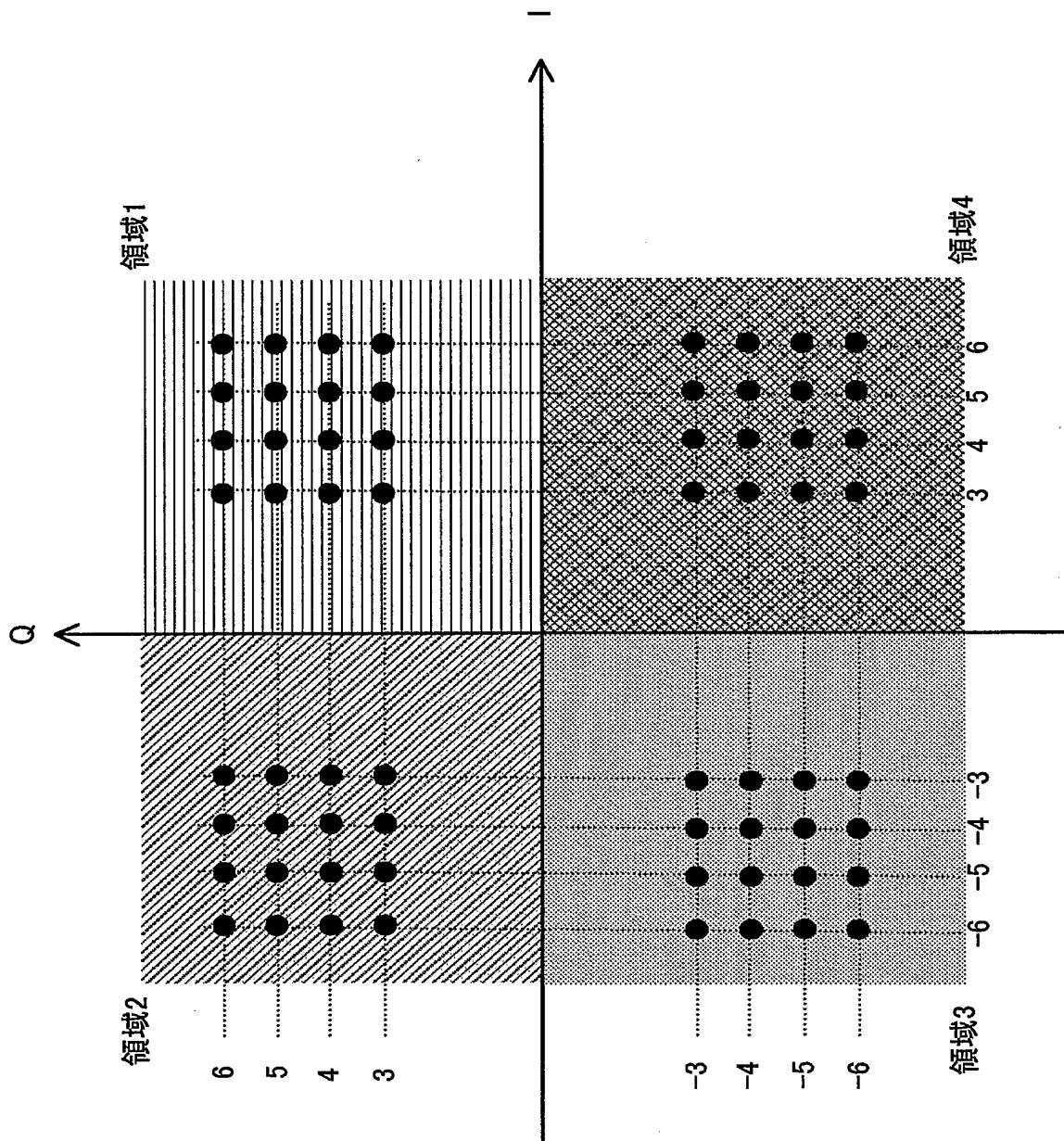
321 信号処理部



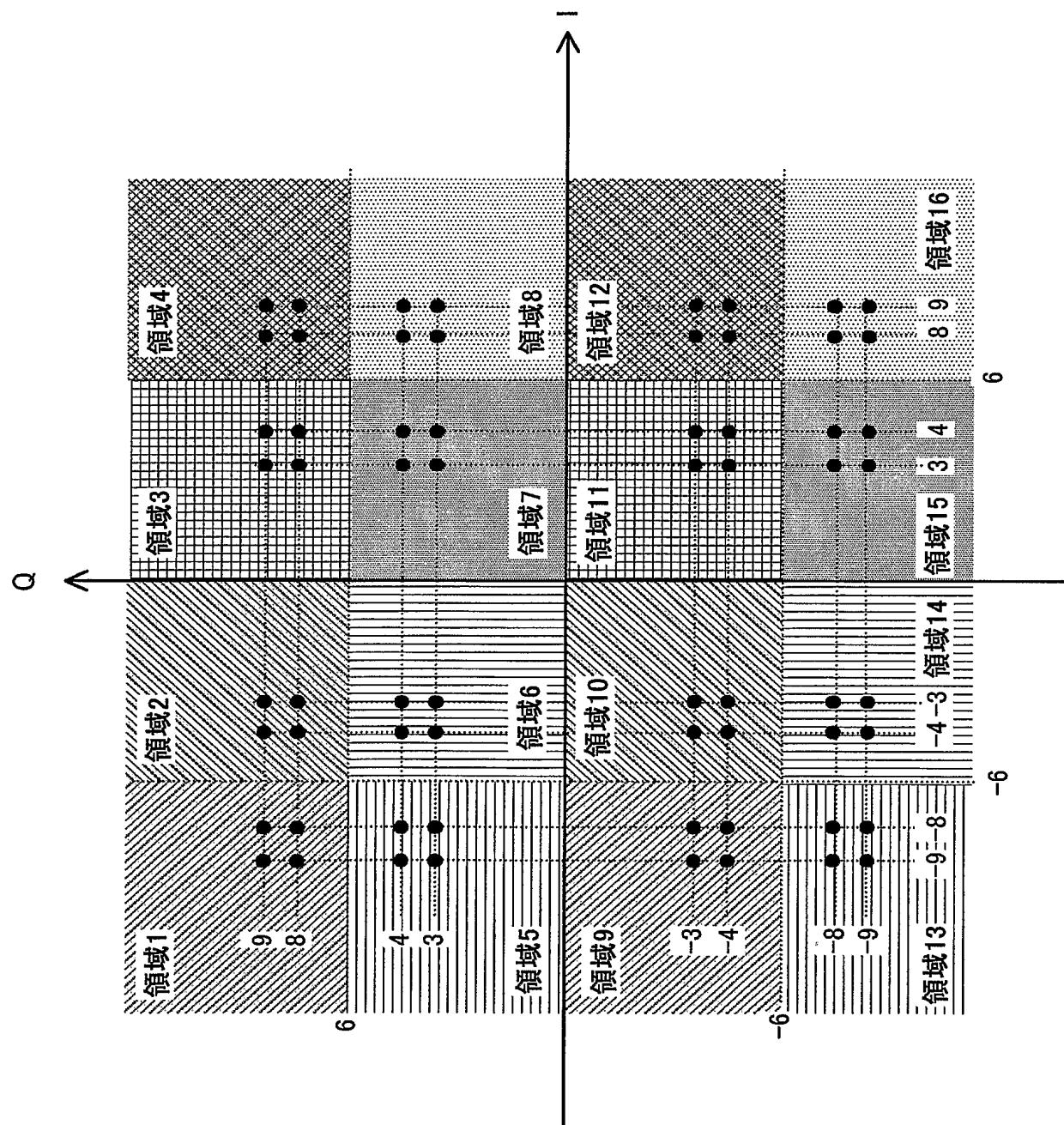
【図16】



【図17】

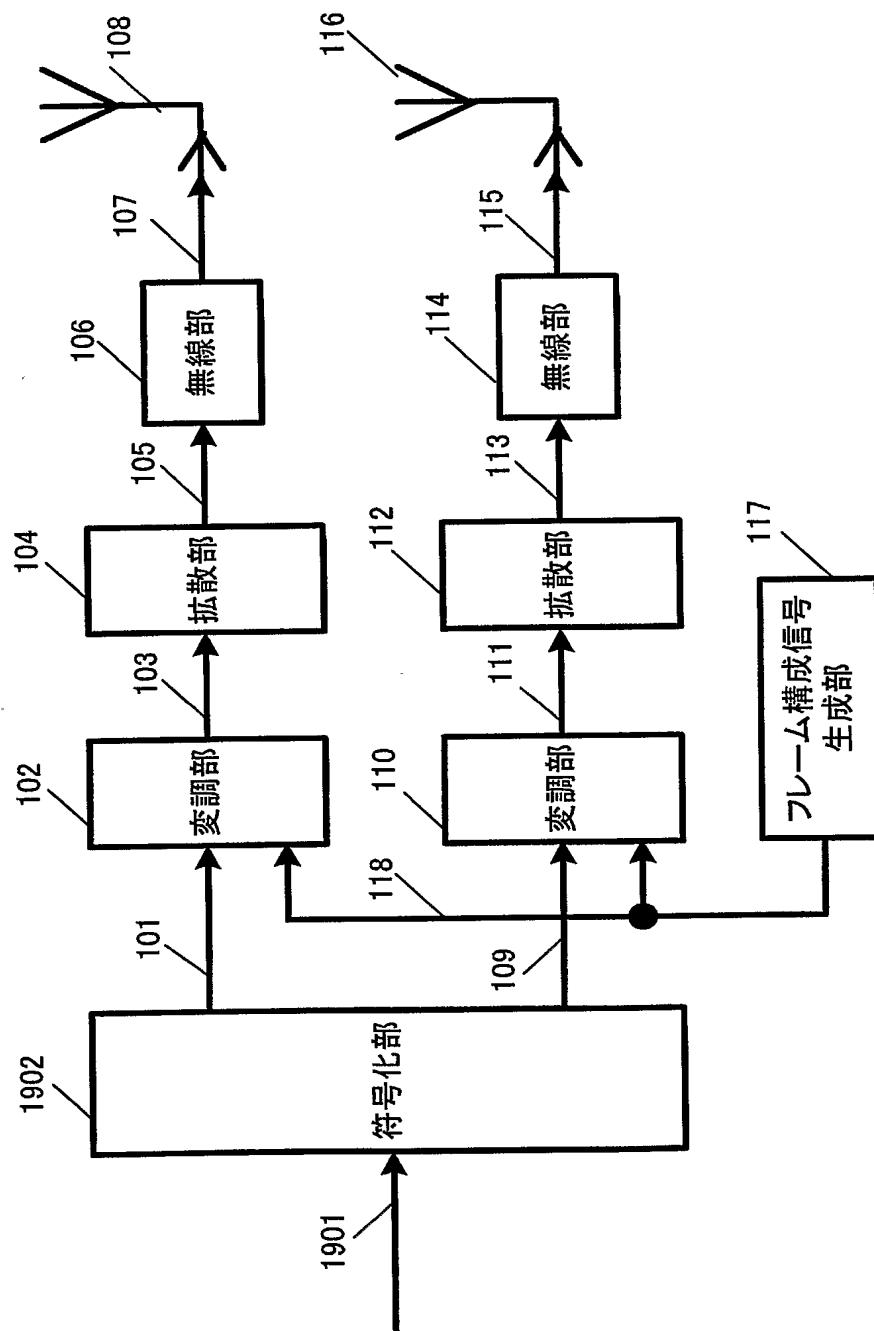


【図 18】

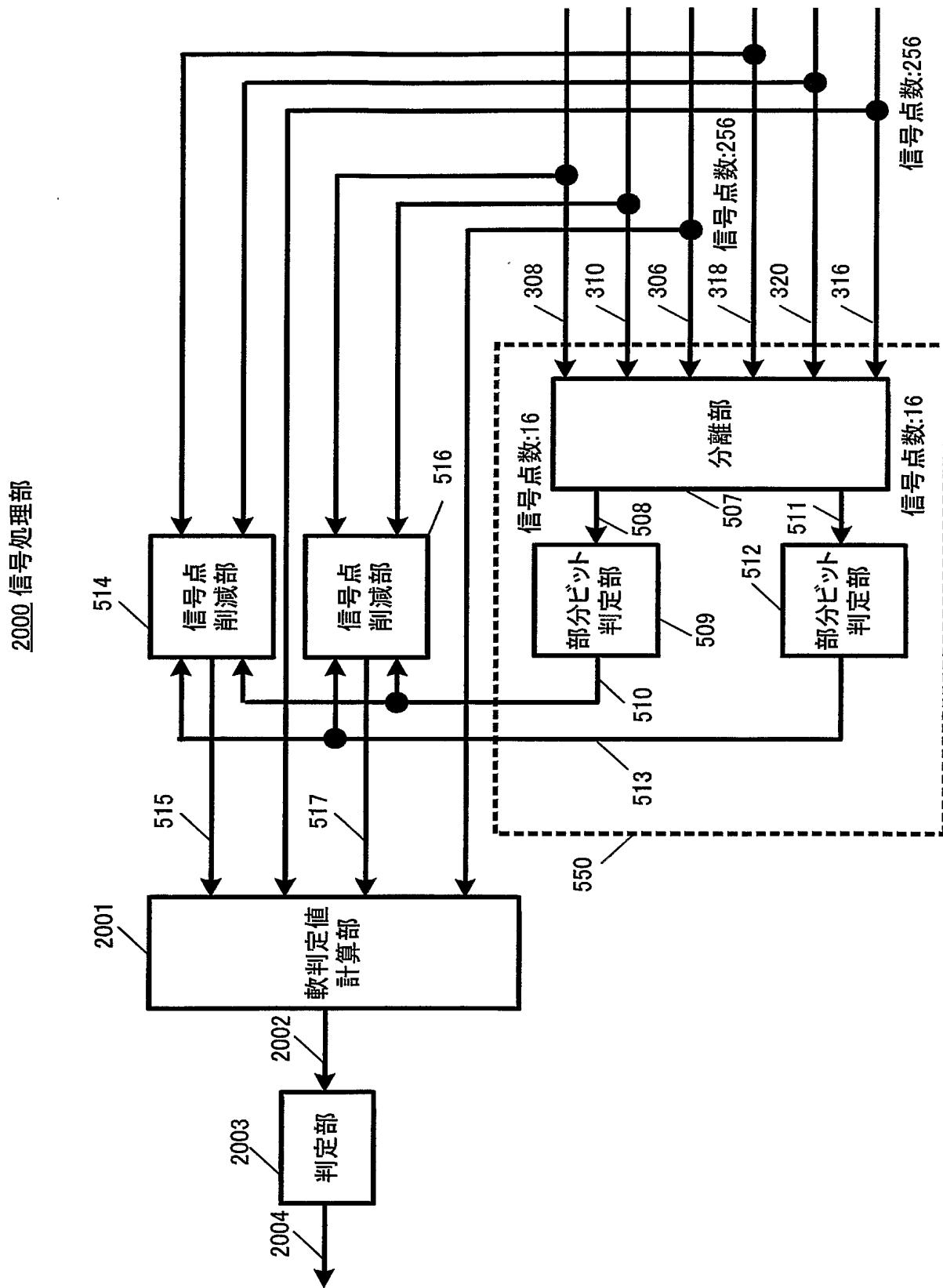


【図19】

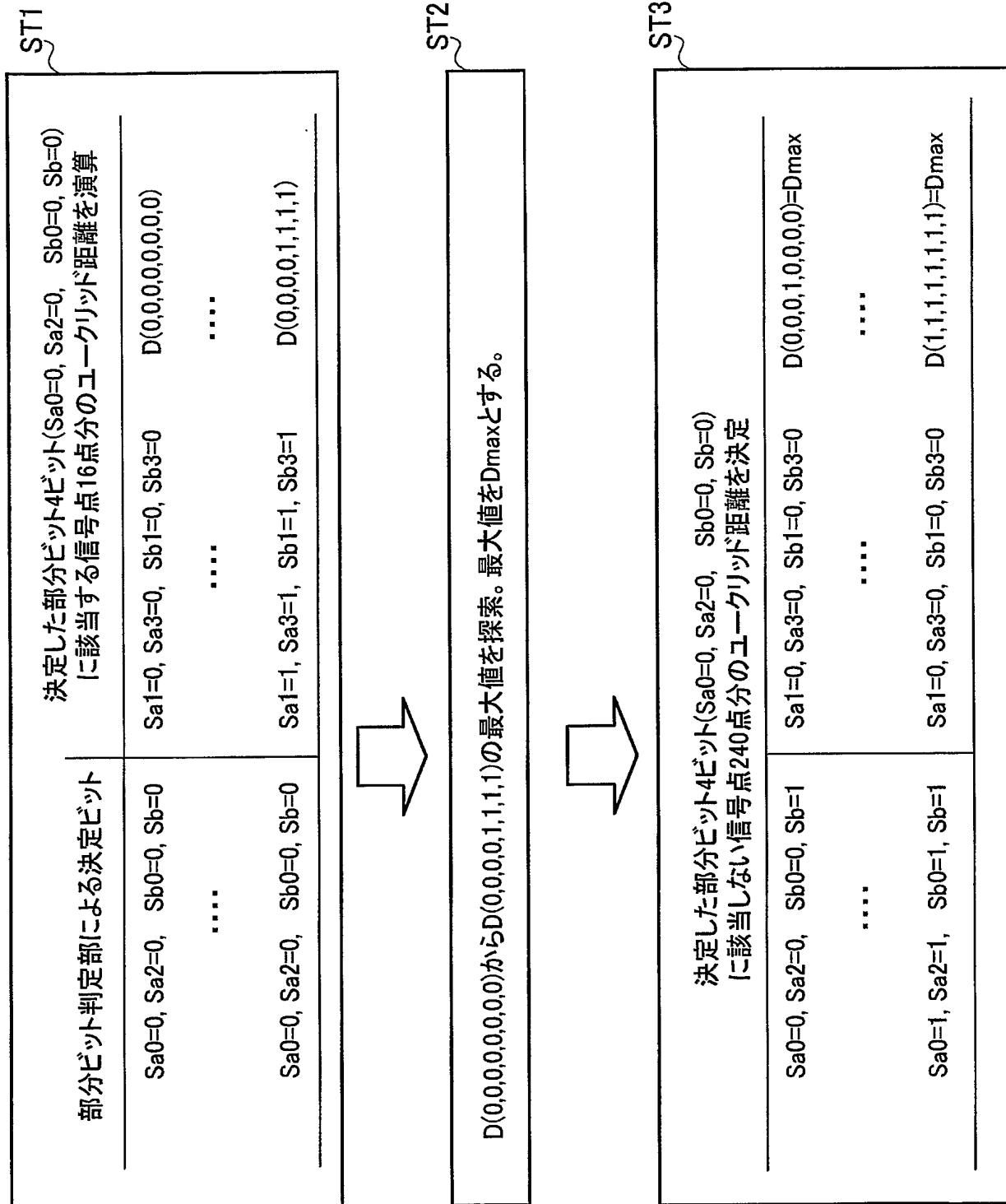
1900 送信装置



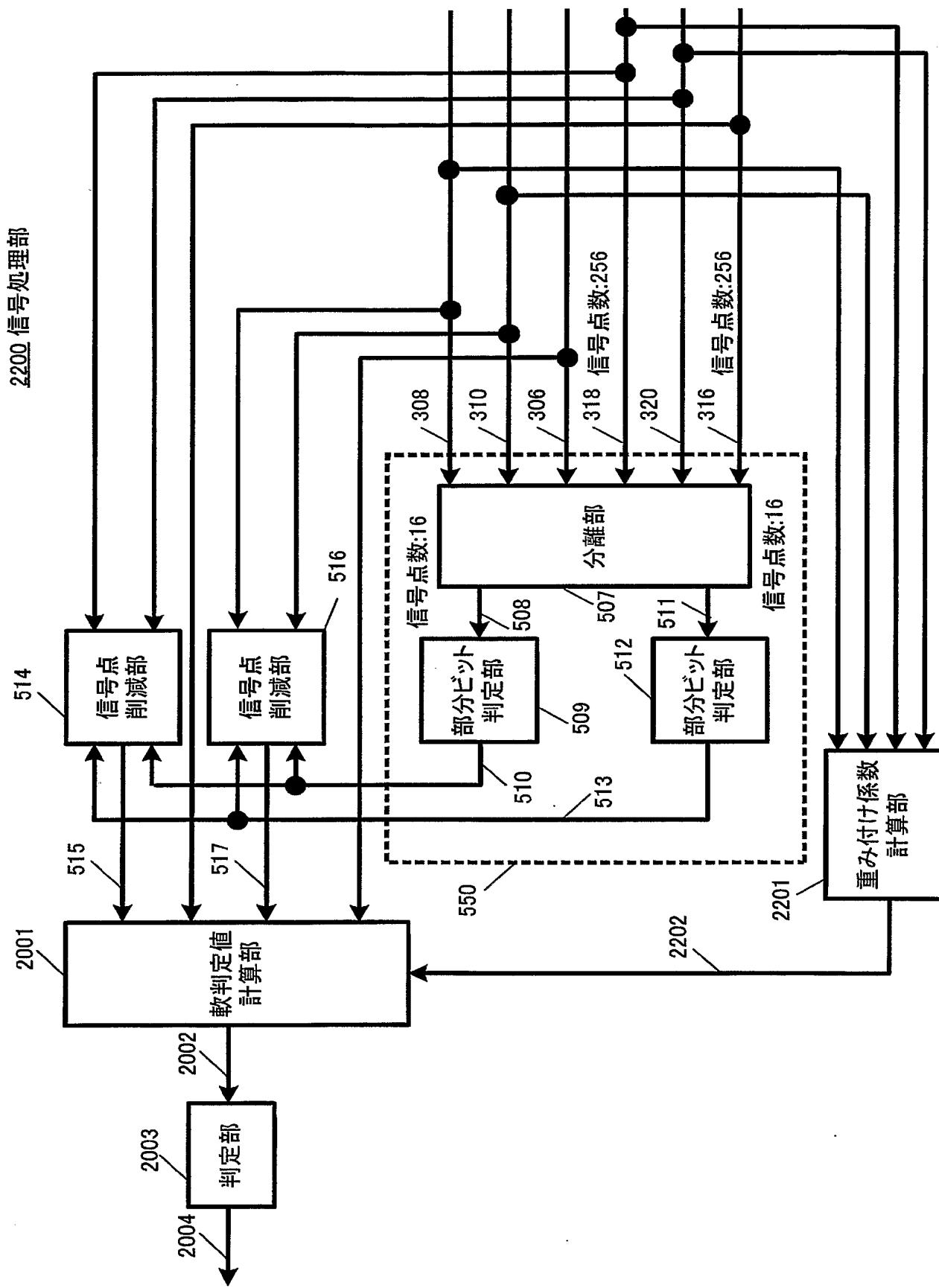
【図20】



【図 21】

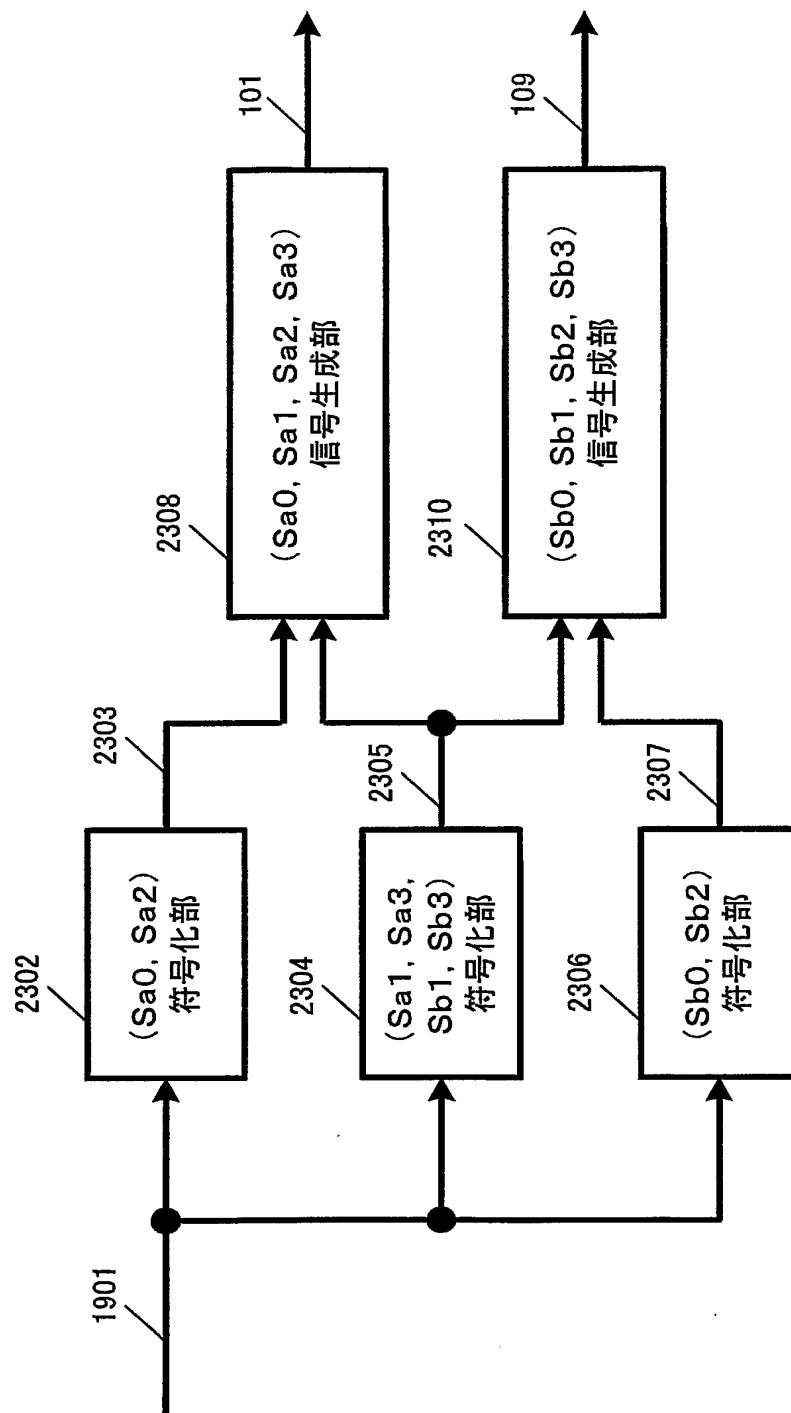


【図22】

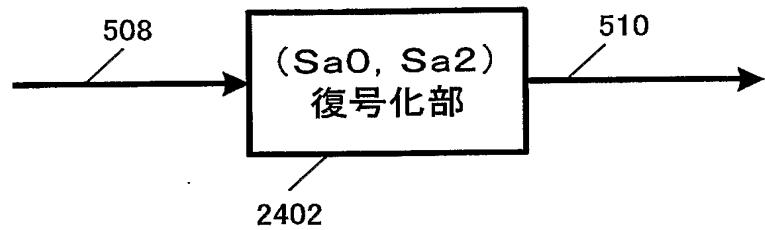


【図23】

2300 符号化部



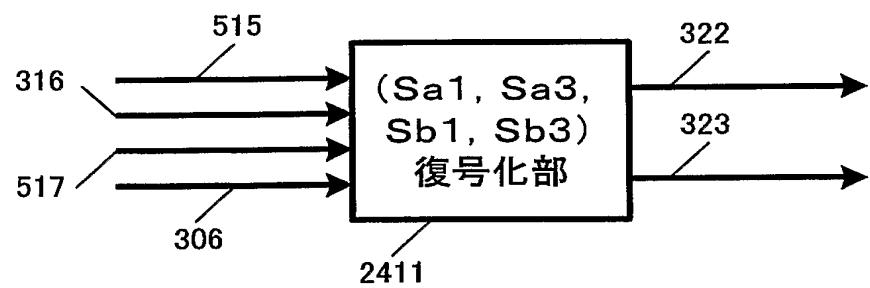
【図24A】



【図24B】

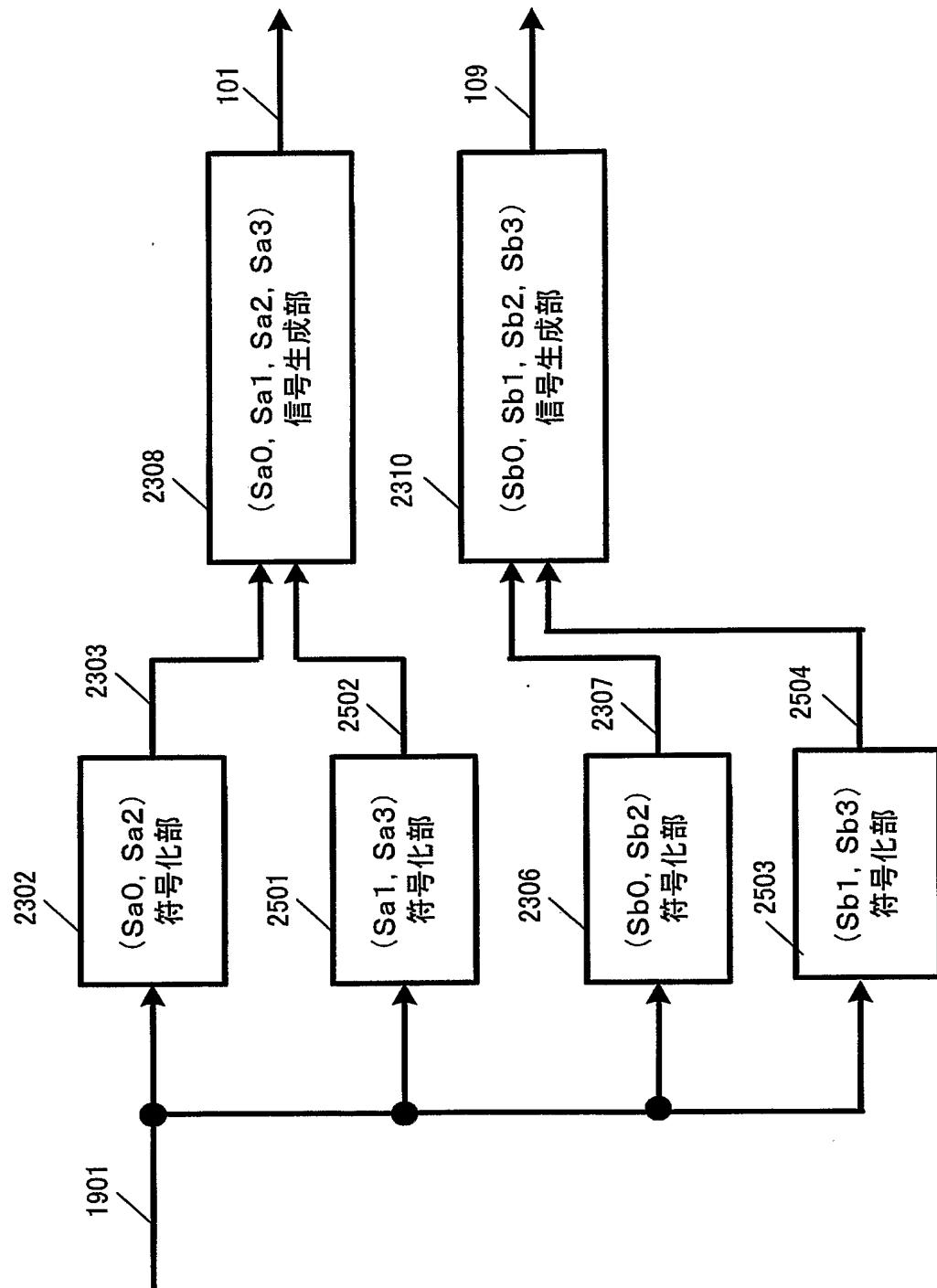


【図24C】

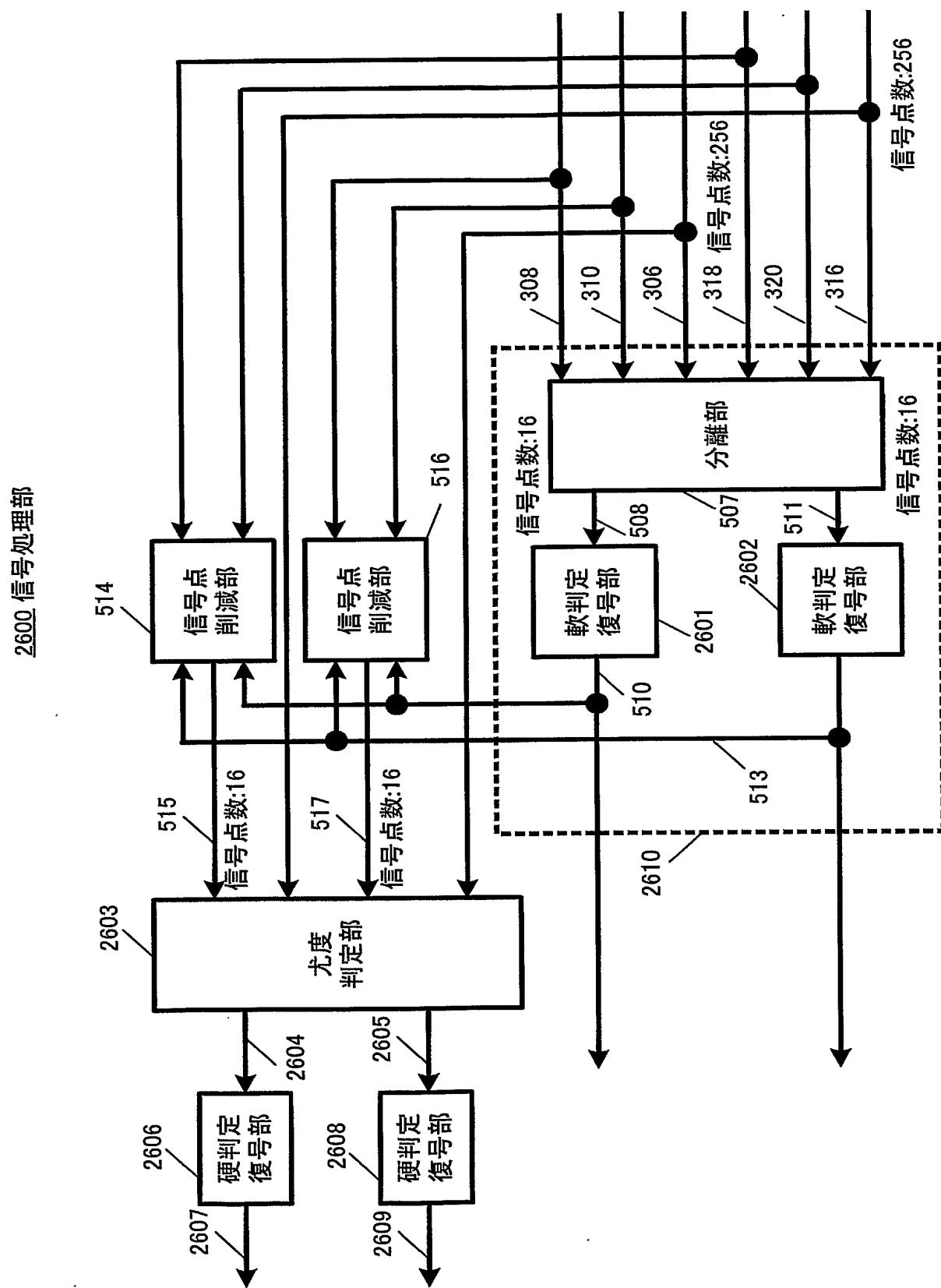


【図 25】

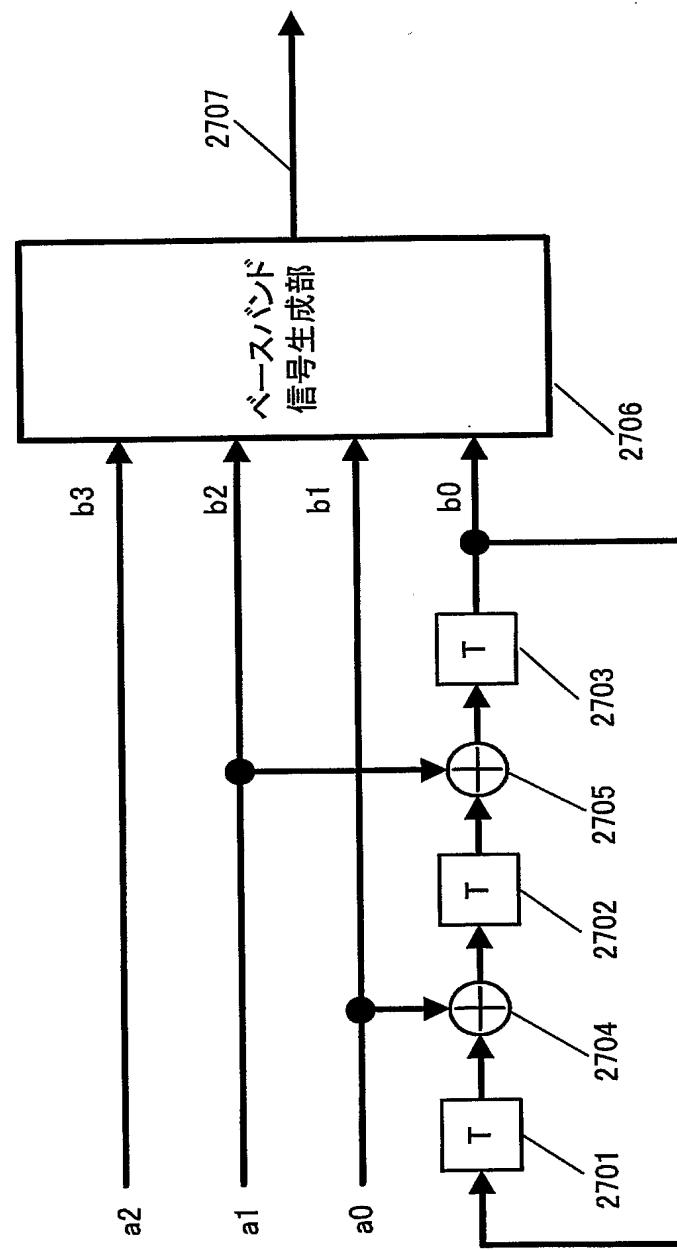
2500 符号化部



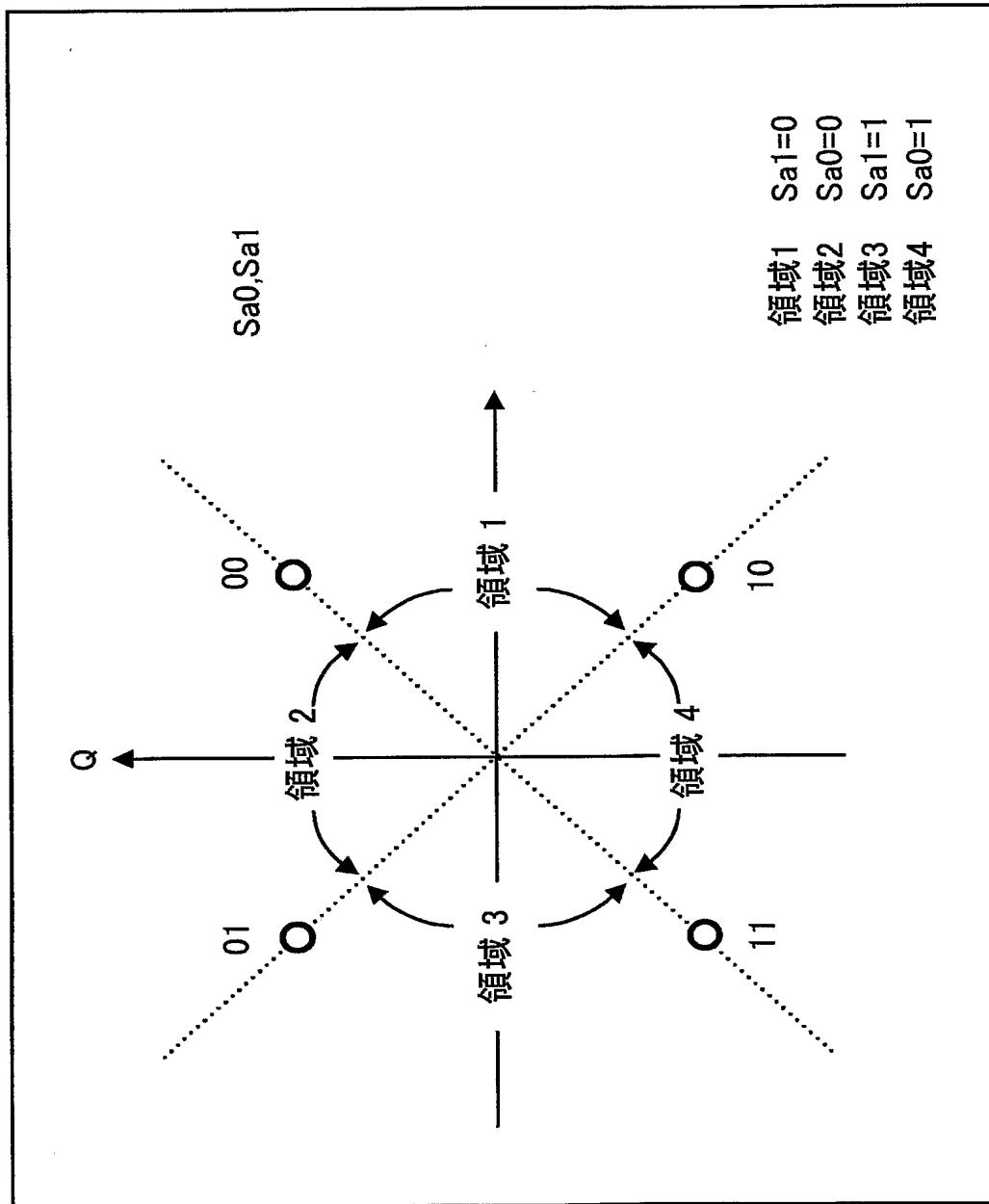
【図26】



【図27】

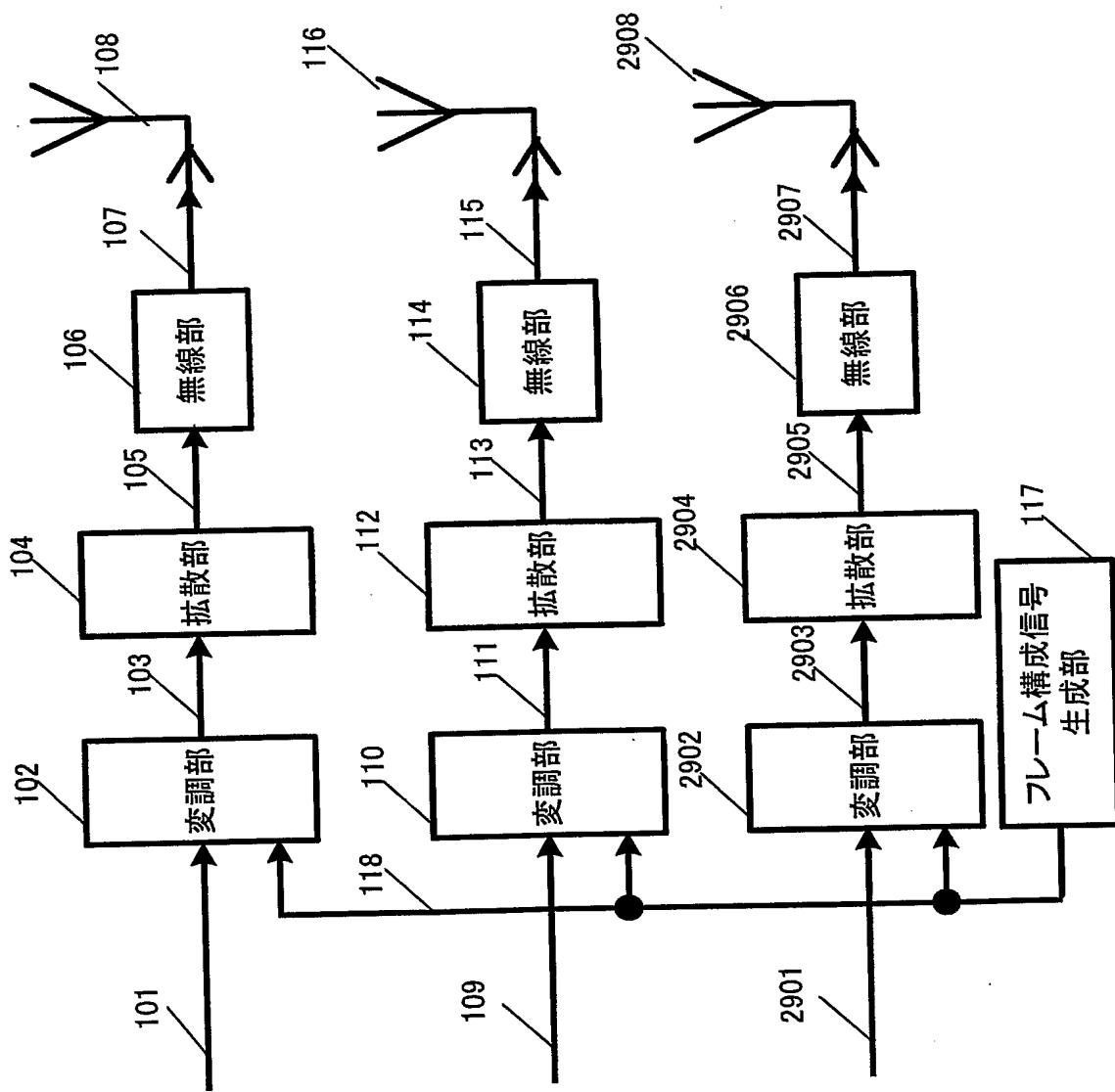


【図28】

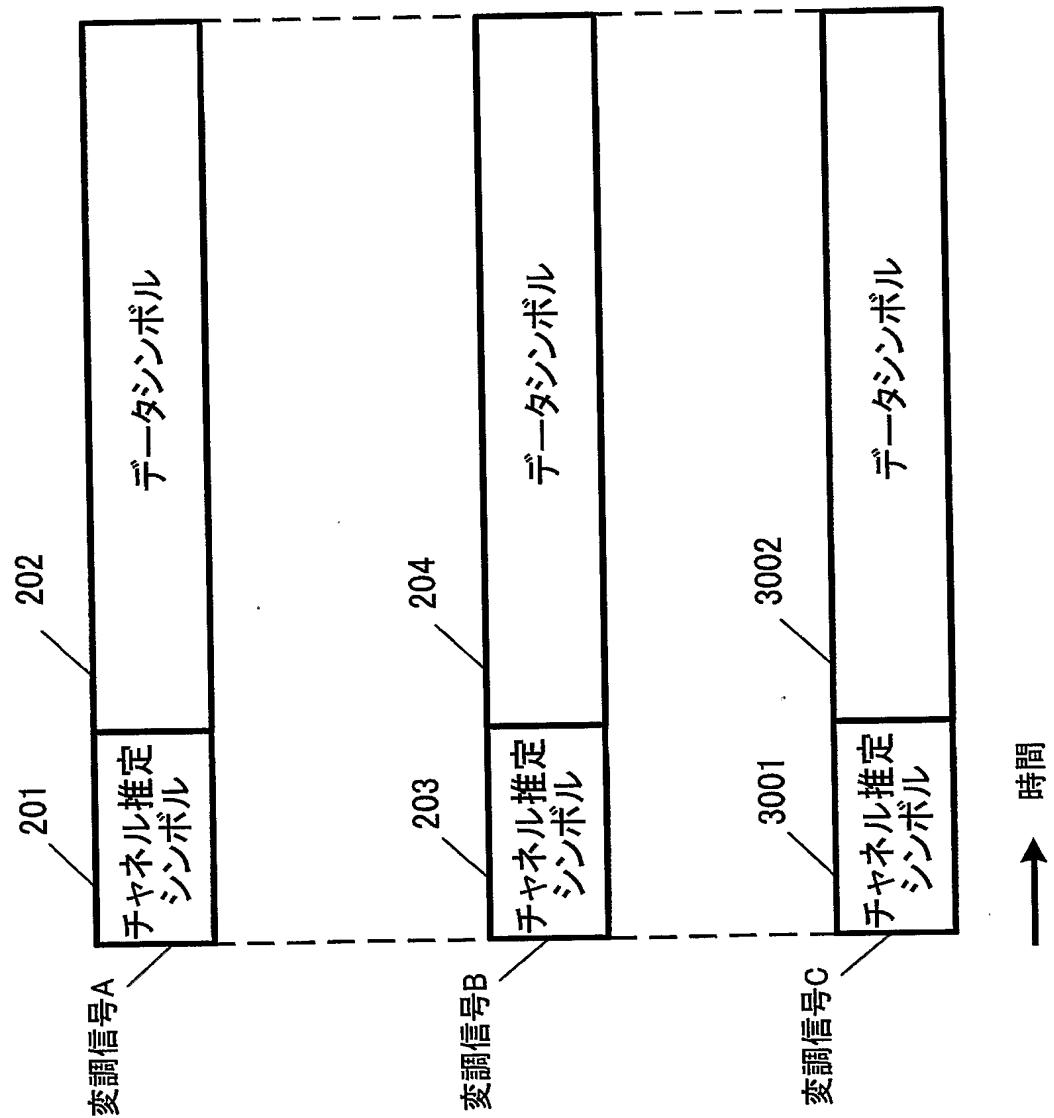


【図 29】

2900 送信装置

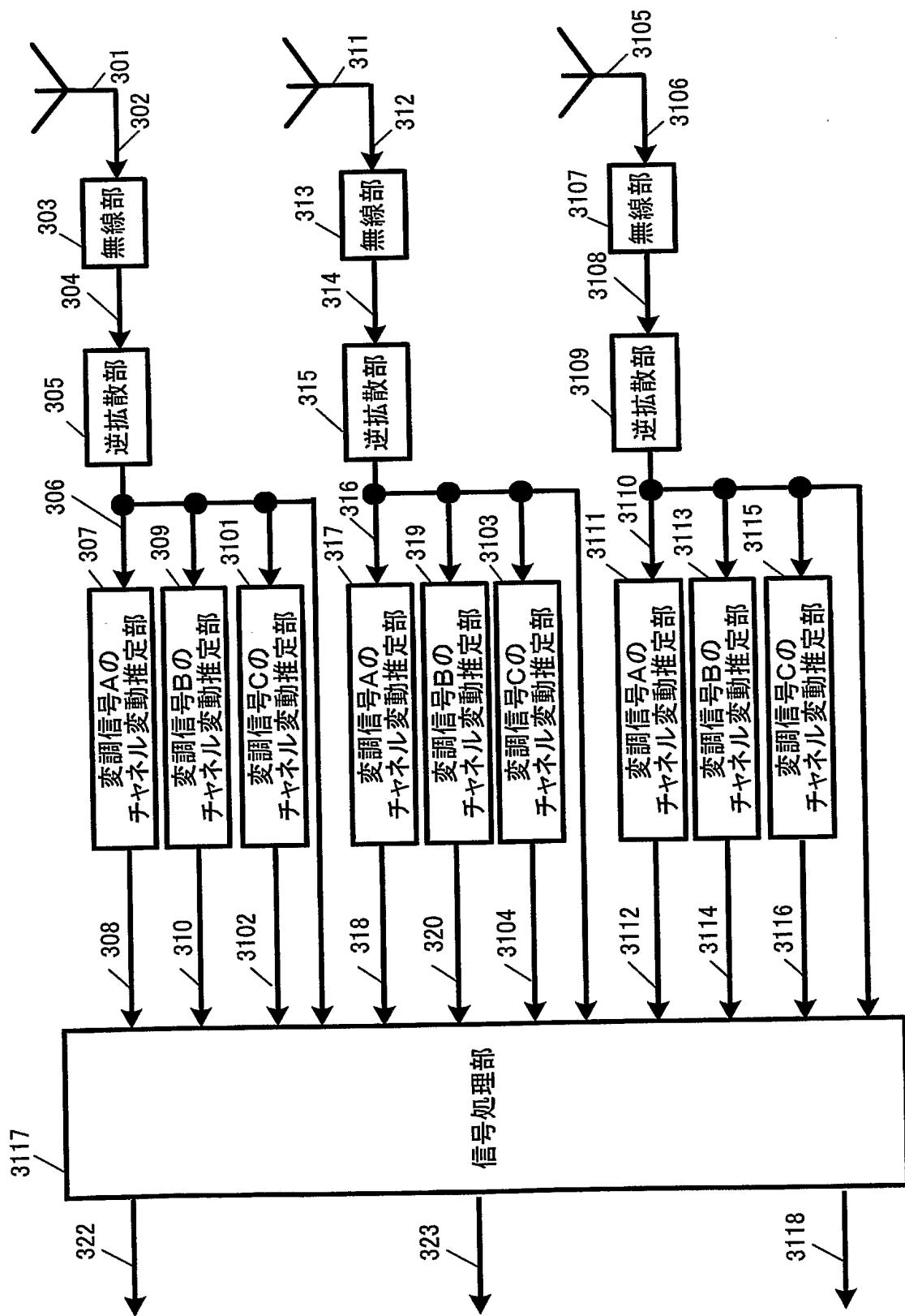


【図30】



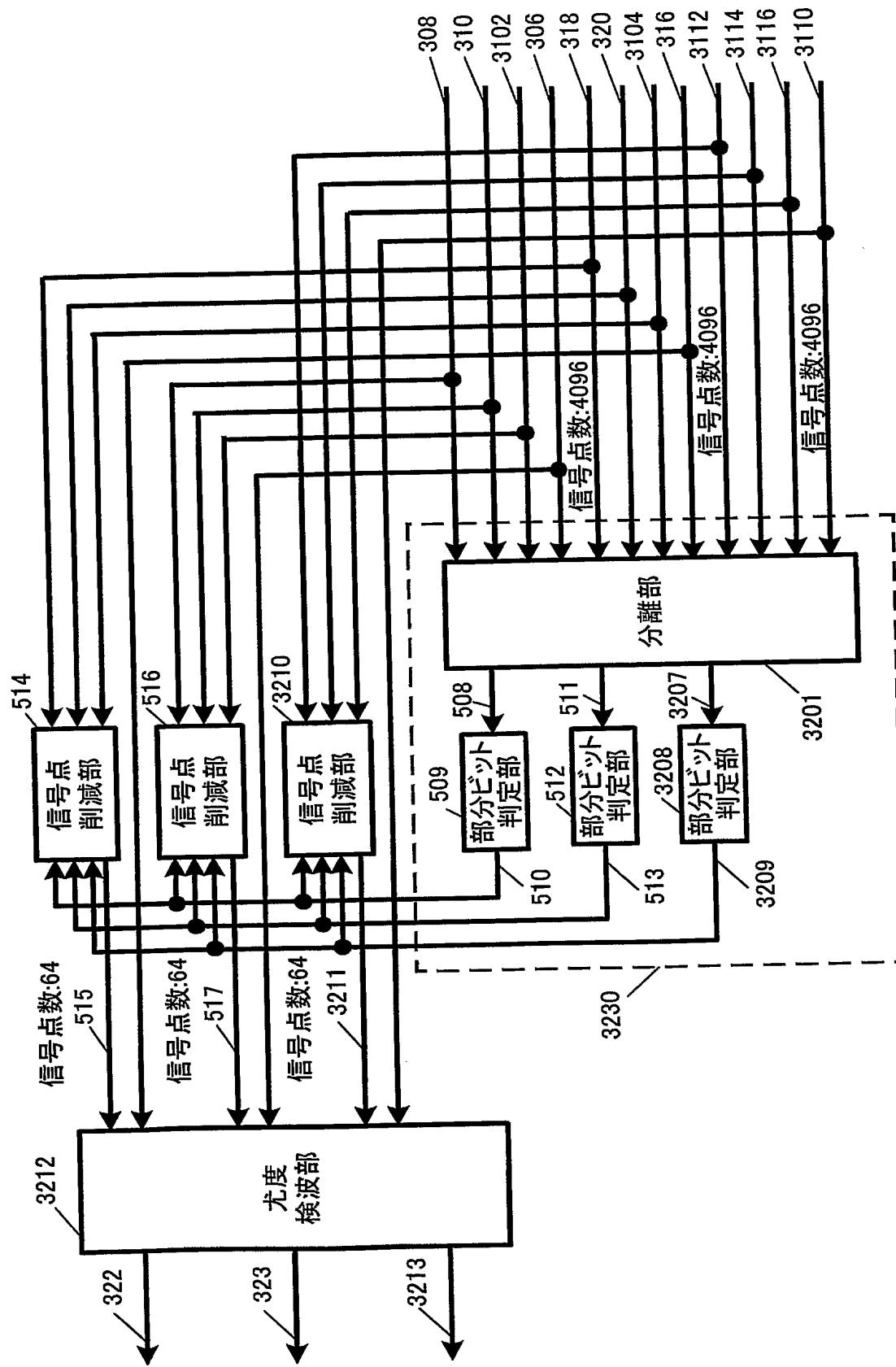
【図31】

3100 受信装置

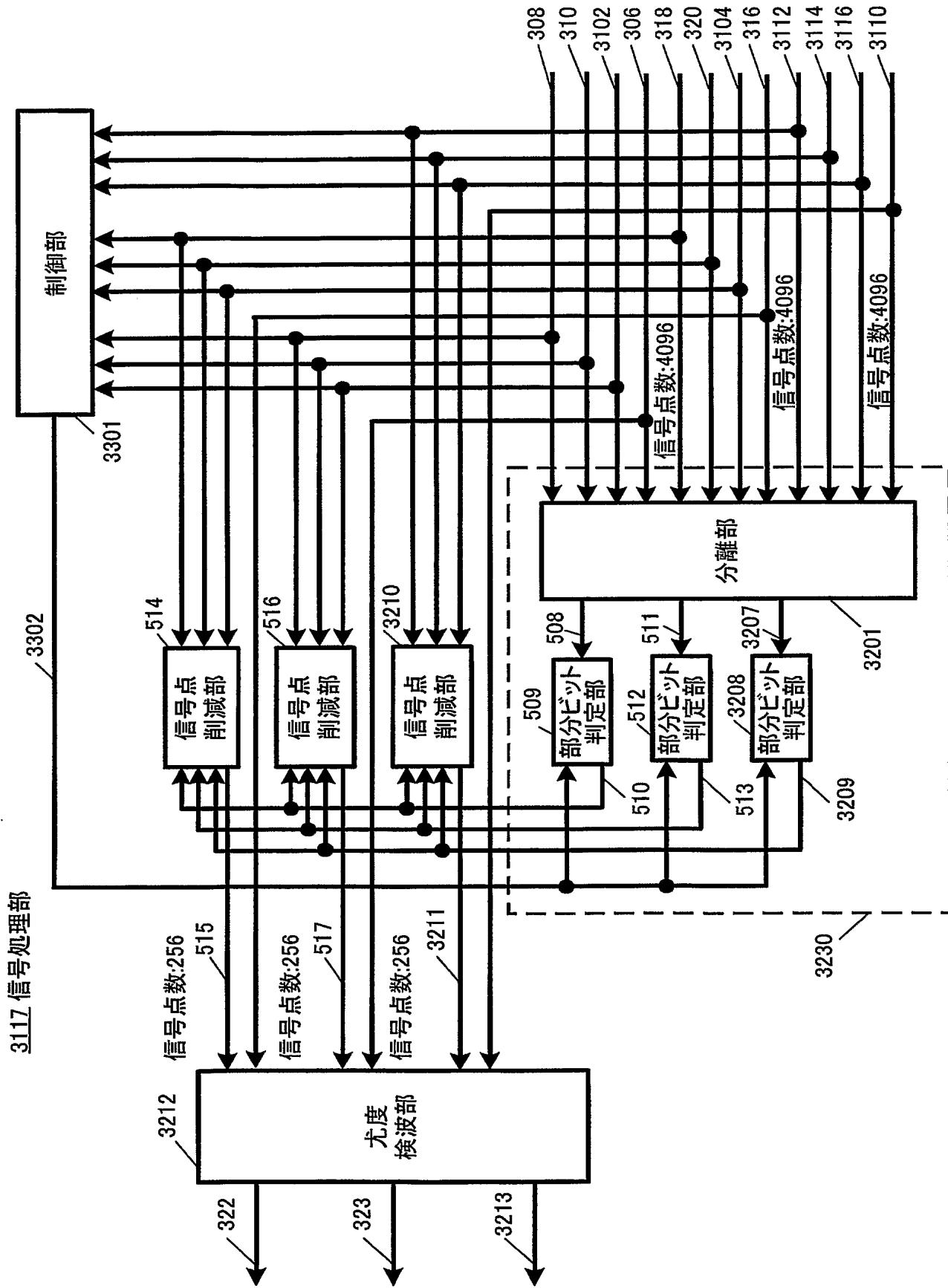


【図 32】

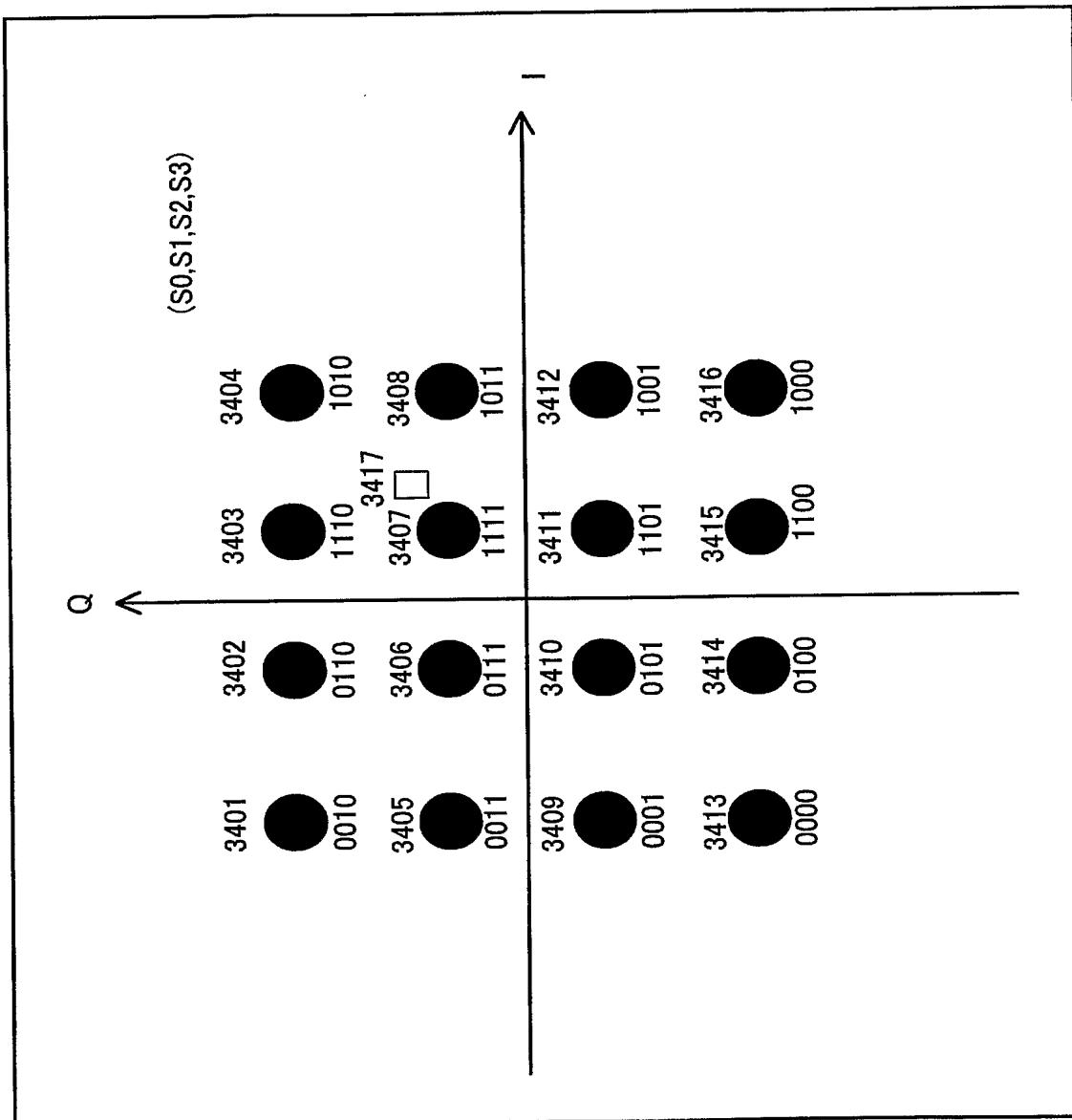
3117 信号処理部



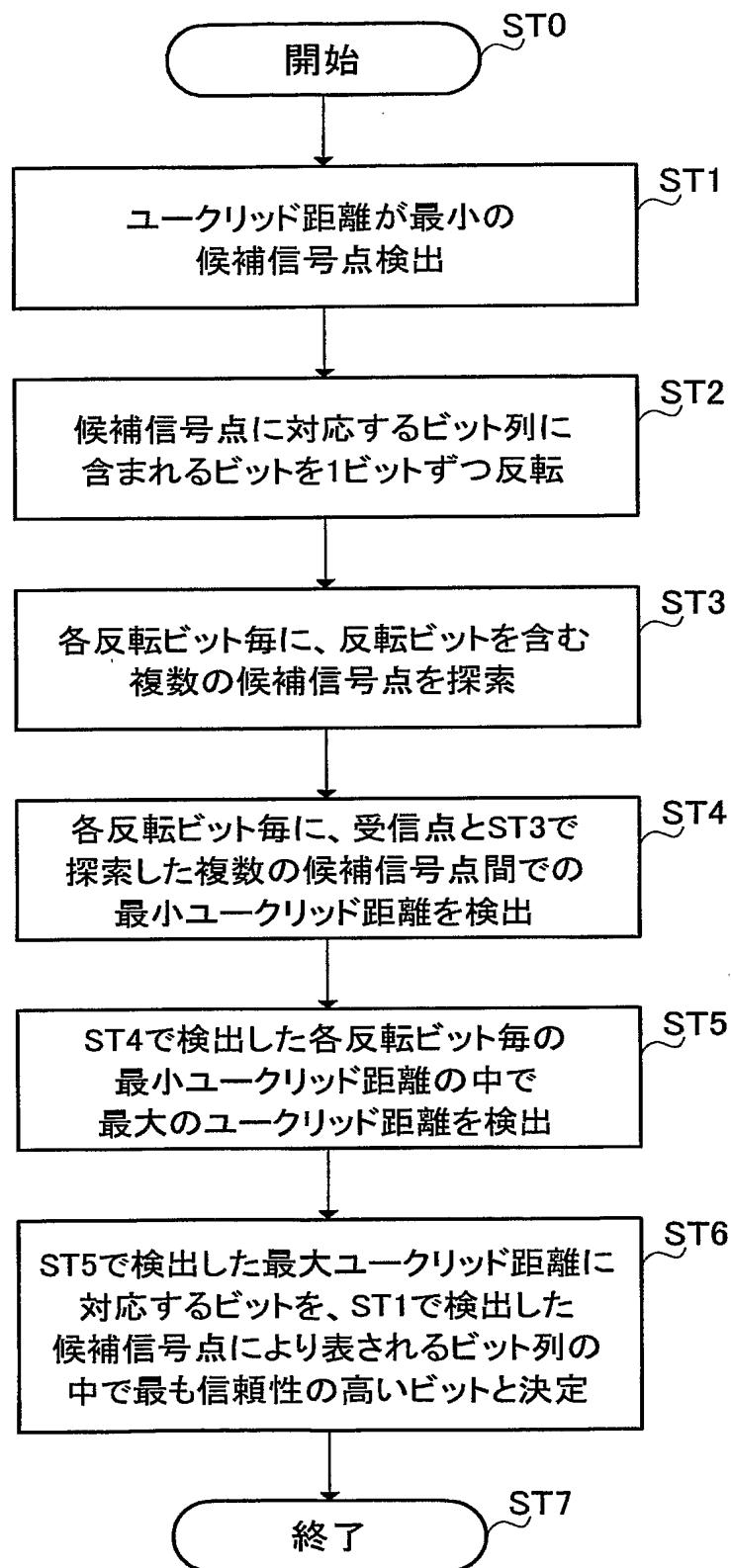
【図33】



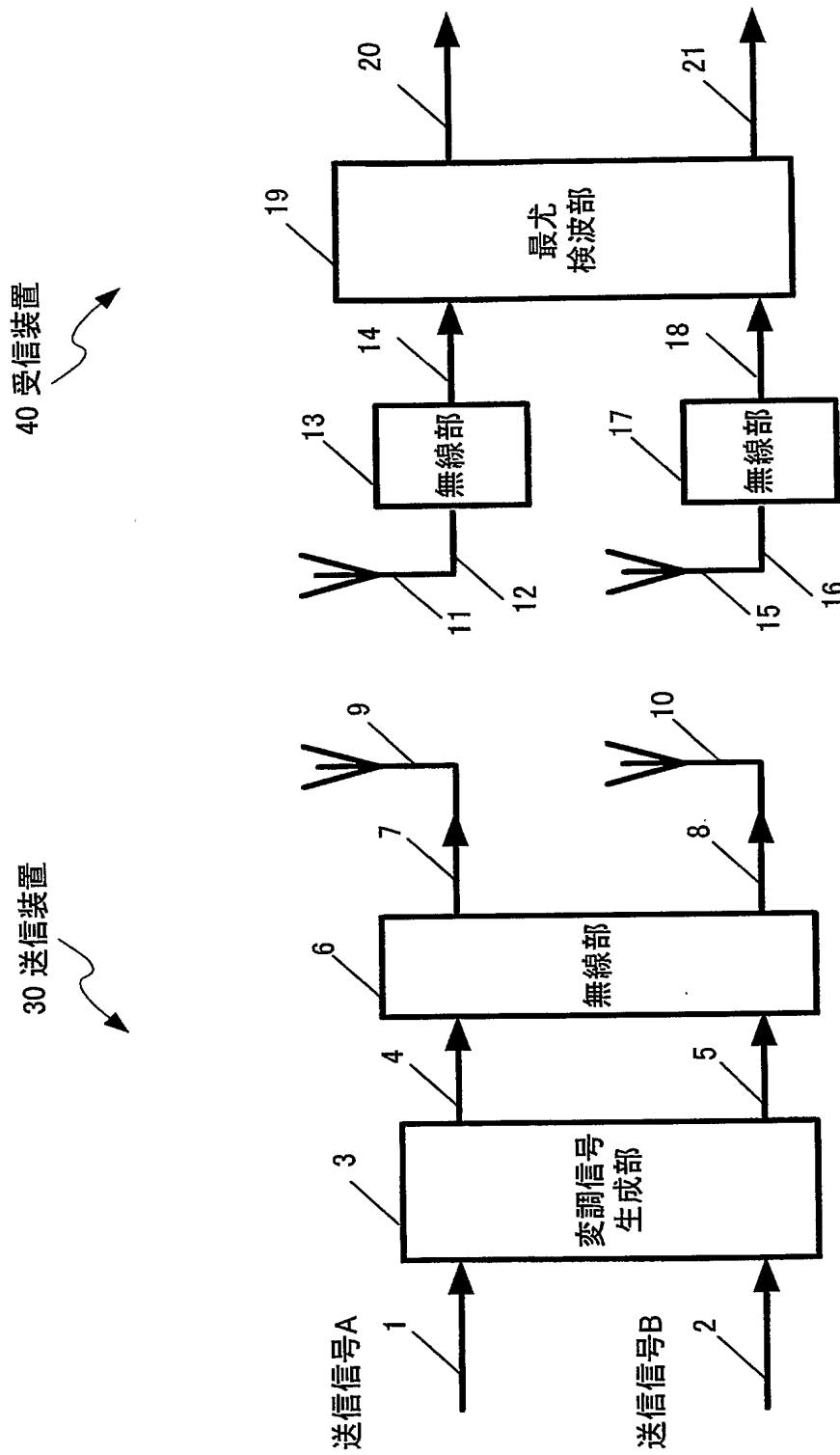
【図 34】



【図35】



【図 36】



【書類名】要約書

【要約】

【課題】 複数のアンテナから送信された複数の変調信号を、比較的小さな回路規模で誤り率特性良く復調できるようにすること。

【解決手段】 尤度検波とは異なる検波方法を用いて各変調信号の1シンボルを構成する複数ビットのうちの部分ビットを復調する部分ビット復調部550と、復調された部分ビットを用いて候補信号点を削減する信号点削減部514、516と、削減された候補信号点と受信点とのユークリッド距離に基づいて最尤検波を行うことで受信デジタル信号322、323を得る尤度検波部518とを設ける。これにより、誤りにくい一部のビットのみを部分ビット復調部550で求め、他のビットを尤度検波部518で求めることができるようになるので、比較的小さな回路規模で誤り率特性を効果的に向上できるようになる。

【選択図】

図4



特願 2004-290441

出願人履歴情報

識別番号 [000005821]

1. 変更年月日 1990年 8月28日

[変更理由] 新規登録

住所 大阪府門真市大字門真1006番地
氏名 松下電器産業株式会社